

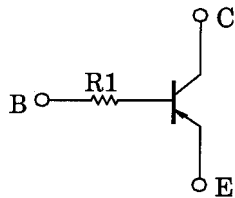
東芝トランジスタ シリコン PNP エピタキシャル形 (PCT 方式) (バイアス抵抗内蔵)

RN2210,RN2211

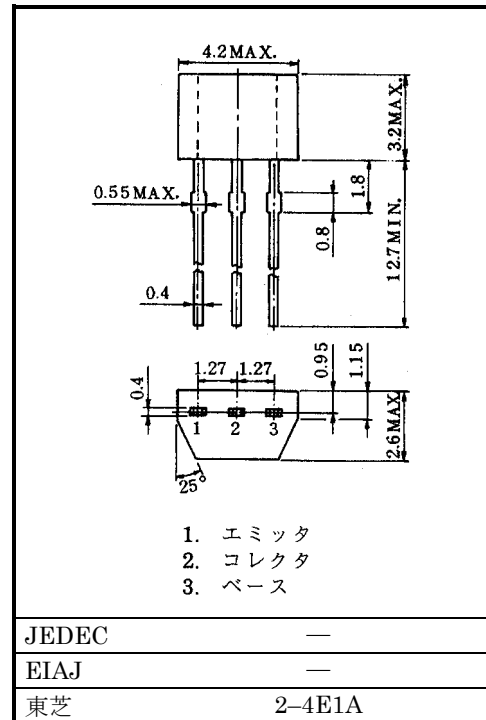
- スイッチング用
- インバータ回路用
- インタフェース回路用
- ドライバ回路用

- バイアス抵抗がトランジスタに内蔵されているため、部品点数の削減による機器の小型化，組立ての省力化が可能です。
- 多様な回路設計に適するように種々の抵抗値をそろえています。
- RN1210, RN1211 とコンプリメンタリになります。

等価回路



単位: mm

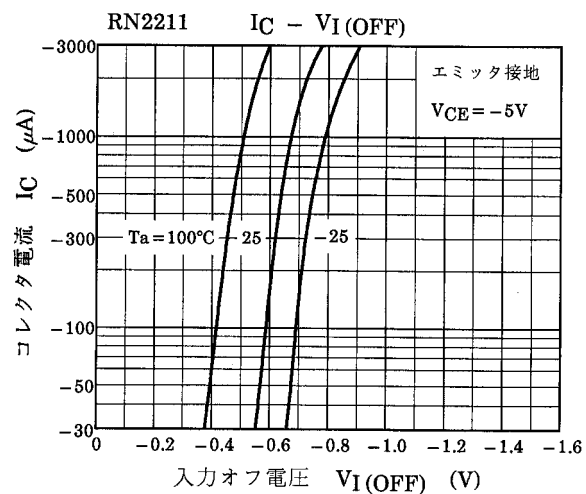
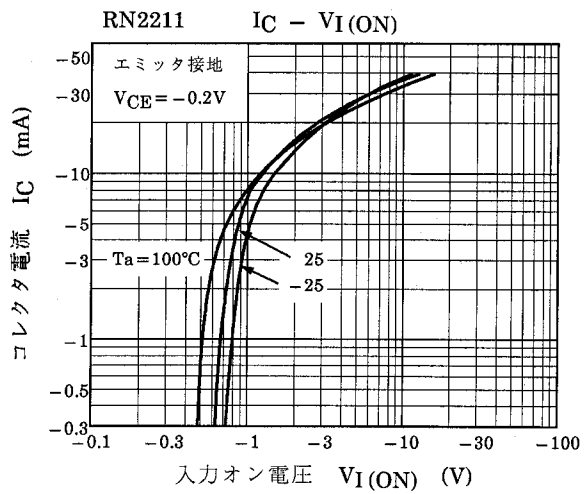
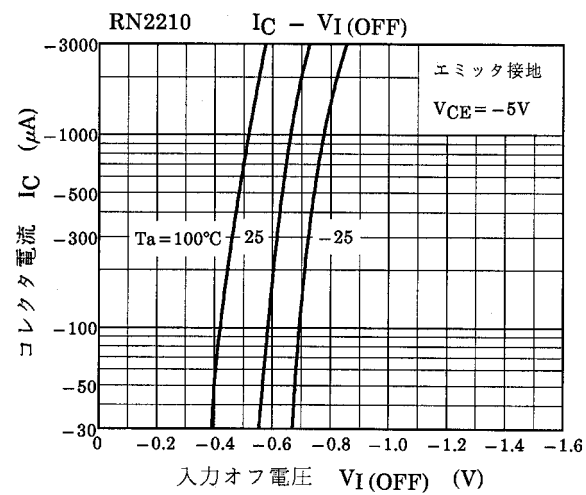
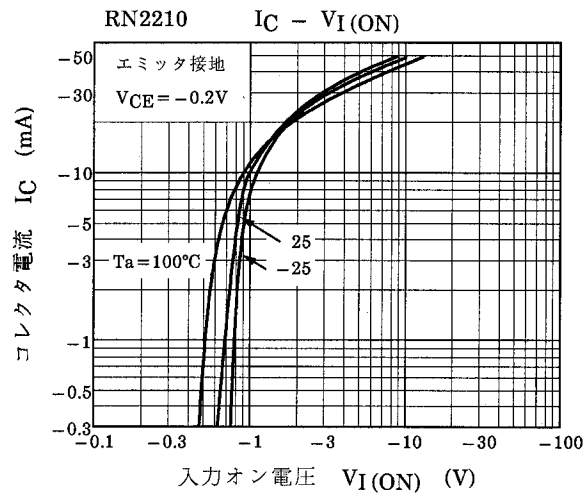


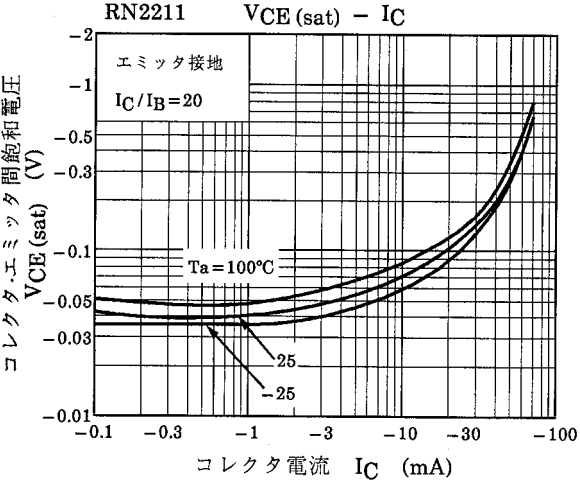
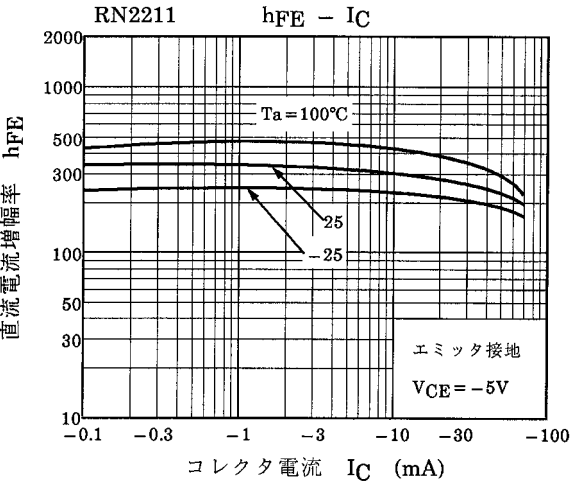
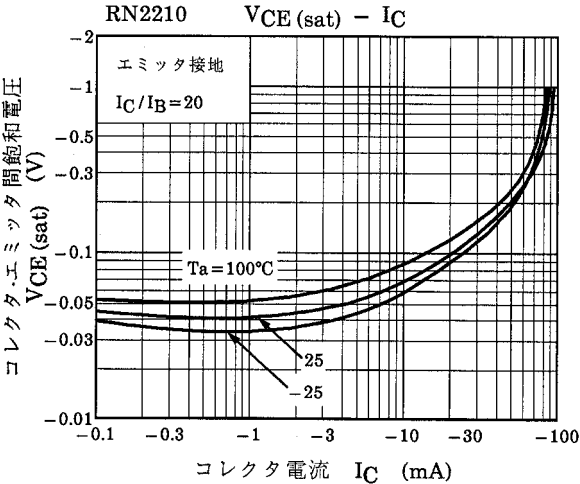
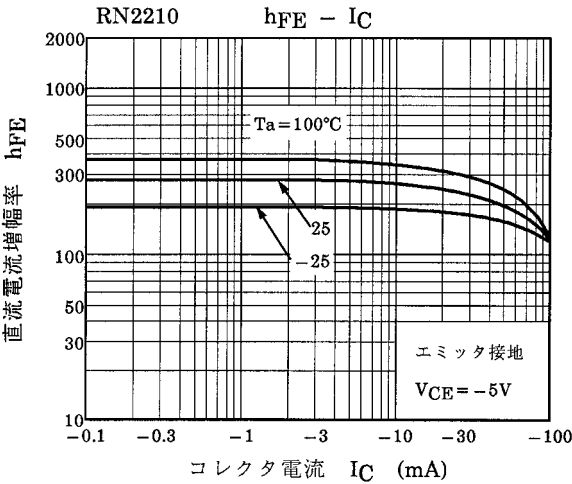
最大定格 (Ta = 25°C)

項目	記号	定格	単位
コレクタ・ベース間電圧	V_{CBO}	-50	V
コレクタ・エミッタ間電圧	V_{CEO}	-50	V
エミッタ・ベース間電圧	V_{EBO}	-5	V
コレクタ電流	I_C	-100	mA
コレクタ損失	P_C	300	mW
接合温度	T_j	150	°C
保存温度	T_{stg}	-55~150	°C

電氣的特性 (Ta = 25°C)

項目		記号	測定条件	最小	標準	最大	単位
コレクタしゃ断電流		I_{CBO}	$V_{CB} = -50V, I_E = 0$	—	—	-100	nA
エミッタしゃ断電流		I_{EBO}	$V_{EB} = -5V, I_C = 0$	—	—	-100	nA
直流電流増幅率		h_{FE}	$V_{CE} = -5V, I_C = -1mA$	120	—	400	
コレクタ・エミッタ間飽和電圧		$V_{CE(sat)}$	$I_C = -5mA, I_B = -0.25mA$	—	-0.1	-0.3	V
トランジション周波数		f_T	$V_{CE} = -10V, I_C = -5mA$	—	200	—	MHz
コレクタ出力容量		C_{ob}	$V_{CB} = -10V, I_E = 0, f = 1MHz$	—	3	6	pF
入力抵抗	RN2210	R1	—	3.29	4.7	6.11	kΩ
	RN2211			7	10	13	





当社半導体製品取り扱い上のお願い

000629TAA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などご確認ください。
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。