

盛群知识产权政策

专利权

盛群半导体公司在全球各地区已核准和申请中之专利权至少有 160 件以上，享有绝对之合法权益。与盛群公司 MCU 或其它产品有关的专利权并未被同意授权使用，任何经由不当手段侵害盛群公司专利权之公司、组织或个人，盛群将采取一切可能的法律行动，遏止侵权者不当的侵权行为，并追讨盛群公司因侵权行为所受之损失、或侵权者所得之不法利益。

商标权

盛群之名称和标识、Holtek 标识、HT-IDE、HT-ICE、Marvel Speech、Music Micro、Adlib Micro、Magic Voice、Green Dialer、PagerPro、Q-Voice、Turbo Voice、EasyVoice 和 HandyWriter 都是盛群半导体公司在台湾地区和其它国家的注册商标。

著作权

Copyright © 2007 by HOLTEK SEMICONDUCTOR INC.

规格书中所出现的信息在出版当时相信是正确的，然而盛群对于规格内容的使用不负责任。文中提到的应用其目的仅仅是用来做说明，盛群不保证或不表示这些应用没有更深入的修改就能适用，也不推荐它的产品使用在会由于故障或其它原因可能会对人身造成危害的地方。盛群产品不授权使用于救生、维生器件或系统中做为关键器件。盛群拥有不事先通知而修改产品的权利，对于最新的信息，请参考我们的网址 <http://www.holtek.com.tw>; <http://www.holtek.com.cn>

技术相关信息

- [工具信息](#)
- [FAQs](#)
- [应用范例](#)

特性

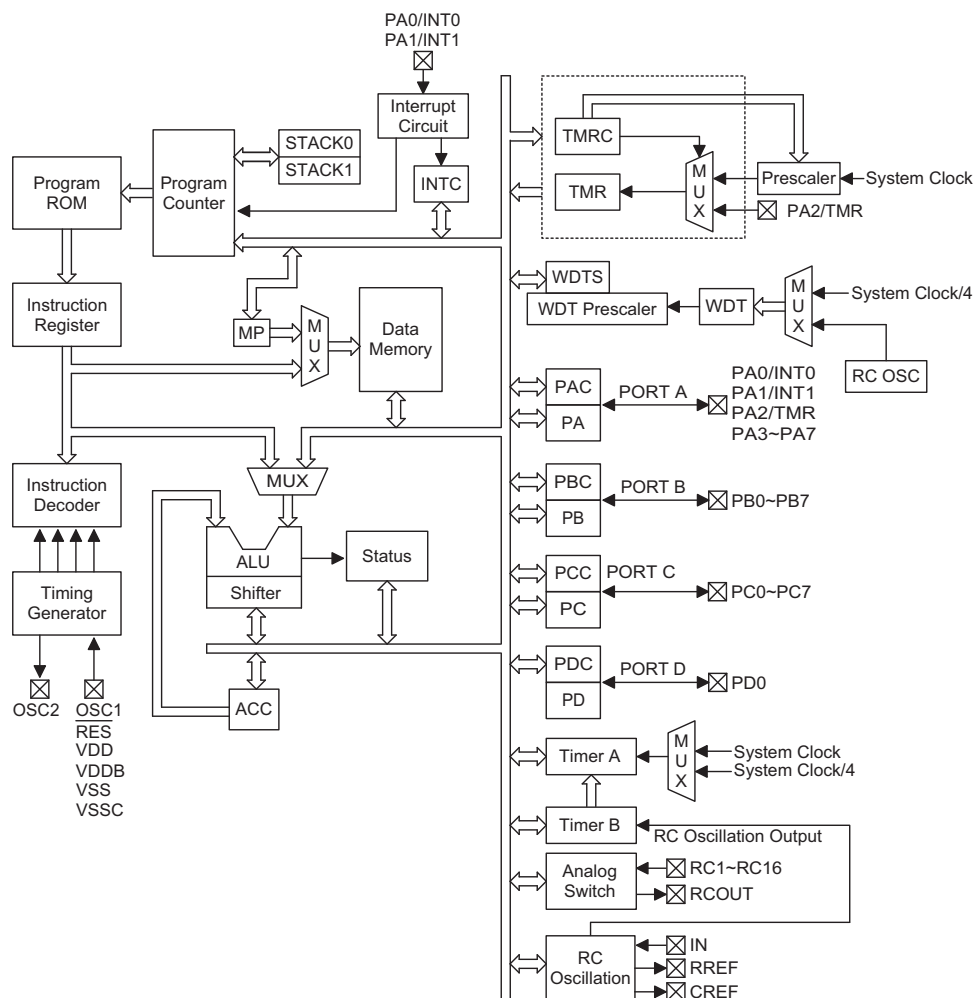
- 工作电压：
f_{sys}=4MHz: 2.2V~5.5V
f_{sys}=8MHz: 3.3V~5.5V
- 25 个双向输入/输出口
- 2 个与输入/输出口共用引脚的外部中断输入
- 8 位可编程定时/计数器，具有溢出中断和 7 级预分频器
- 外部 RC 振荡转换电路
- 内置晶体和 RC 振荡电路
- 看门狗定时器
- 16 通道电容/电阻型传感器输入
- 2048×14 程序存储器 ROM
- 120×8 数据存储器 RAM
- HALT 和唤醒功能可降低功耗
- 在 V_{DD}=5V，系统频率为 8MHz 时，指令周期为 0.5μs
- 指令执行时间为 1 或 2 个指令周期
- 查表指令，表格内容字长 14 位
- 4 层硬件堆栈
- 位操作指令
- 63 条指令
- 低电压复位功能
- 44/52-pin QFP 封装

概述

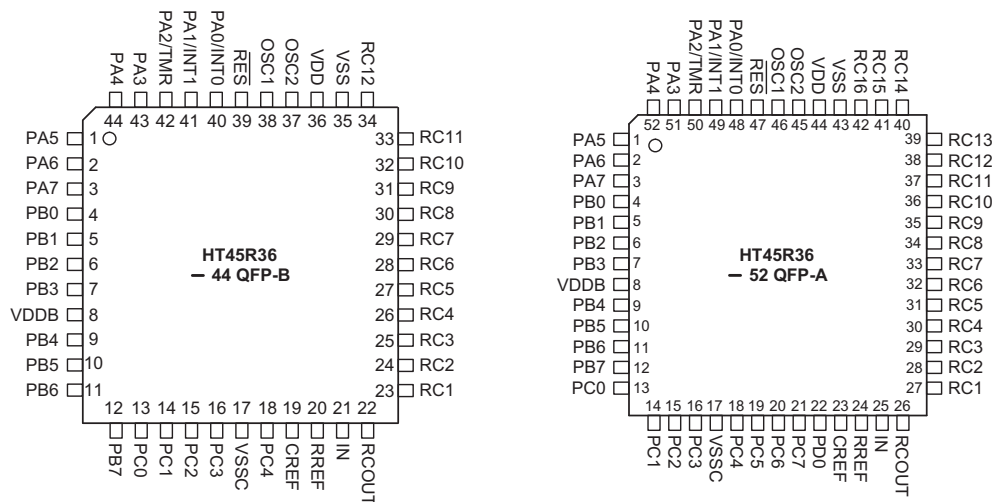
HT45R36 是 8 位高性能精简指令集单片机，专门为经济型多输入输出控制的产品而设计。

低功耗、灵活的 I/O 功能、计数器、振荡类型选择、暂停和唤醒功能、以及看门狗定时器功能，使此款多功能芯片可以广泛地应用于工业控制、消费类产品、子系统控制器等。

方框图



引脚图



引脚说明

引脚名称	输入/输出	掩膜选项	说明
PA0/INT0 PA1/INT1 PA2/TMR PA3~PA7	输入/输出	上拉电阻 唤醒功能	8 位双向输入/输出口。每一位可由掩膜选项设置为唤醒输入。可由软件设置为 CMOS 输出、带或不带上拉电阻（由上拉电阻选项决定：位选择）的斯密特触发输入。 INT0 和 INT1 分别与 PA0 和 PA1 引脚共用。掩膜选项决定中断是否使能，中断是上升沿还是下降沿触发。TMR 与 PA2 引脚共用。
PB0~PB7	输入/输出	上拉电阻	8 位双向输入/输出口。可由软件设置为 CMOS 输出、带或不带上拉电阻（由上拉电阻选项决定：端口选择）的斯密特触发输入。
PC0~PC7	输入/输出	上拉电阻	8 位双向输入/输出口。可由软件设置为 CMOS 输出、带或不带上拉电阻（由上拉电阻选项决定：端口选择）的斯密特触发输入。
PD0	输入/输出	上拉电阻	1 位双向输入/输出口。可由软件设置为 CMOS 输出、带或不带上拉电阻的斯密特触发输入。
RC1~RC16	输入	—	电容或电阻连接引脚。
RCOUT	输入	—	电容或电阻连接引脚到 RC OSC。
IN	输入	—	振荡器输入引脚。
RREF	输出	—	参考电阻连接引脚。
CREF	输出	—	参考电容连接引脚。
RES	输入	—	斯密特触发复位输入，低电平有效。
VSS	—	—	负电源，接地。
VSSC	—	—	PC 端口负电源，接地。
VDD	—	—	正电源。
ADDB	—	—	PB 端口正电源。
OSC1 OSC2	输入 输出	晶体或 RC	OSC1、OSC2 连接 RC 或晶体(由掩膜选项确定)以产生内部系统时钟。在 RC 振荡方式下，OSC2 是系统时钟四分频的输出口。

注意：所有上拉电阻均由掩膜选项控制。

极限参数

电源供应电压..... $V_{SS}-0.3V \sim V_{SS}+6.0V$

储存温度..... $-50^{\circ}C \sim 125^{\circ}C$

端口输入电压..... $V_{SS}-0.3V \sim V_{DD}+0.3V$

工作温度..... $-40^{\circ}C \sim 85^{\circ}C$

I_{OL} 总电流.....300mA

I_{OH} 总电流..... -200mA

总消耗电流.....500mW

注：这里只强调额定功率，超过极限参数所规定的范围将对芯片造成损害，无法预期芯片在上述标示范围外的工作状态，而且若长期在标示范围外的条件下工作，可能影响芯片的可靠性。

直流电气特性
Ta=25℃

符号	参数	测试条件		最小	典型	最大	单位
		V _{DD}	条件				
V _{DD}	工作电压	—	f _{SYS} =4MHz	2.2	—	5.5	V
		—	f _{SYS} =8MHz	3.3	—	5.5	V
I _{DD1}	工作电流 (晶体振荡、RC 振荡)	3V	无负载, f _{SYS} =4MHz	—	1	2	mA
		5V		—	3	5	mA
I _{DD2}	工作电流 (晶体振荡、RC 振荡)	5V	无负载, f _{SYS} =8MHz	—	2.5	4	mA
I _{STB1}	静态电流 (看门狗打开)	3V	无负载, 系统 HALT	—	—	5	μA
		5V		—	—	10	μA
I _{STB2}	静态电流 (看门狗关闭)	3V	无负载, 系统 HALT	—	—	1	μA
		5V		—	—	2	μA
V _{IL1}	输入/输出口、TMR、 INT0 和 INT1 的低电平 输入电压	—	—	0	—	0.3 V _{DD}	V
V _{IH1}	输入/输出口、TMR、 INT0 和 INT1 的高电平 输入电压	—	—	0.7V _{DD}	—	V _{DD}	V
V _{IL2}	低电平输入电压(RES)	—	—	0	—	0.4 V _{DD}	V
V _{IH2}	高电平输入电压(RES)	—	—	0.9 V _{DD}	—	V _{DD}	V
V _{LVR}	低电压复位	—	LVR 使能	2.7	3.0	3.3	V
I _{OL1}	PA、PB、PD0、RREF 和 CREF 灌电流	3V	V _{OL} =0.1V _{DD}	4	8	—	mA
		5V		10	20	—	mA
I _{OH1}	PA、PB、PD0、RREF 和 CREF 源电流	3V	V _{OH} =0.9V _{DD}	-2	-4	—	mA
		5V		-5	-10	—	mA
I _{OL2}	PC 灌电流	3V	V _{OL} =0.1V _{DD}	8	16	—	mA
		5V		20	40	—	mA
I _{OH2}	PB 源电流	3V	V _{OH} =0.9V _{DD}	-4	-8	—	mA
		5V		-10	-20	—	mA
R _{PH}	上拉电阻	3V	—	20	60	100	kΩ
		5V	—	10	30	50	kΩ

交流电气特性

Ta=25℃

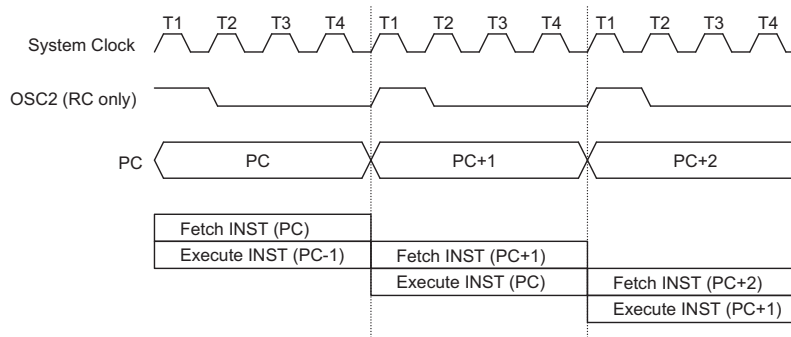
符号	参数	测试条件		最小	典型	最大	单位
		V _{DD}	条件				
f _{sys}	系统时钟 (晶体振荡、RC 振荡)	—	2.2V~5.5V	400	—	4000	kHz
		—	3.3V~5.5V	400	—	8000	kHz
f _{TIMER}	定时器输入频率	—	2.2V~5.5V	0	—	4000	kHz
		—	3.3V~5.5V	0	—	8000	kHz
t _{WDTOSC}	看门狗振荡器	3V	—	45	90	180	μs
		5V	—	32	65	130	μs
t _{WDT1}	看门狗溢出周期 (WDT RC 振荡器)	3V	WDT 分频前	11	23	46	ms
		5V		8	17	33	ms
t _{WDT2}	看门狗溢出周期 (系统时钟四分频)	—	WDT 分频前	—	1024	—	t _{sys}
t _{RES}	外部复位低电平脉宽	—	—	1	—	—	μs
t _{SST}	系统启动延迟时间	—	从 HALT 状态唤醒	—	1024	—	t _{sys}
t _{INT}	中断脉冲宽度	—	—	1	—	—	μs
t _{LVR}	低电压复时间	—	—	0.25	1	2	ms

系统功能说明

指令执行时序

单片机的系统时钟由晶体振荡器或 RC 振荡器产生。该时钟在芯片内部被分成四个互不重叠的时钟周期。一个指令周期包括四个系统时钟周期。

指令的读取和执行是以流水线方式进行的，这种方式在一个指令周期进行读取指令操作，而在下一个指令周期进行解码与执行该指令。因此，流水线方式使多数指令能在一个周期内执行完成。但如果涉及到的指令要改变程序计数器的值，就需要花两个指令周期来完成这一条指令。



指令执行时序

程序计数器 — PC

程序计数器(PC)控制程序存储器 ROM 中指令执行的顺序，它可寻址整个 ROM 的范围。

取得指令码以后，程序计数器会自动加一，指向下一个指令码的地址。但如果执行跳转、条件跳跃、向 PCL 赋值、子程序调用、初始化复位、内部中断、外部中断、子程序返回等操作时，PC 会载入与指令相关的地址而非下一条指令地址。

当遇到条件跳跃指令且符合条件时，当前指令执行过程中读取的下一条指令会被丢弃，取而代之的是一个空指令周期，随后才能取得正确的指令。反之，就会顺序执行下一条指令。

程序计数器的低字节（PCL）是一个可读写的寄存器（06H）。对 PCL 赋值将产生一个短跳转动作，跳转的范围为当前页 256 个地址。

当遇到控制转移指令时，系统也会插入一个空指令周期。

模式	程序计数器										
	*10	*9	*8	*7	*6	*5	*4	*3	*2	*1	*0
初始化复位	0	0	0	0	0	0	0	0	0	0	0
外部中断 0	0	0	0	0	0	0	0	0	1	0	0
外部中断 1	0	0	0	0	0	0	0	1	0	0	0
定时/计数器溢出	0	0	0	0	0	0	0	1	1	0	0
外部 RC 振荡中断	0	0	0	0	0	0	1	0	0	0	0
条件跳跃	PC+2										
装载 PCL	*10	*9	*8	@7	@6	@5	@4	@3	@2	@1	@0
跳转，子程序调用	#10	#9	#8	#7	#6	#5	#4	#3	#2	#1	#0
从子程序返回	S10	S9	S8	S7	S6	S5	S4	S3	S2	S1	S0

程序计数器

注： *10 ~ *0：程序计数器位
#10 ~ #0：指令代码位

S10 ~ S0：堆栈寄存器位
@7 ~ @0：PCL 位

程序存储器 — ROM

程序存储器用来存放要执行的指令代码，以及一些数据、表格和中断入口。程序存储器有 2048×14 位，程序存储器空间可以用程序计数器或表格指针进行寻址。

以下列出的程序存储器地址是系统专为特殊用途而保留的：

- 地址 000H

该地址为程序初始化保留。系统复位后，程序总是从 000H 开始执行。

- 地址 004H

该地址为外部中断 0 服务程序保留。当 INT0 引脚有触发信号输入，如果中断允许且堆栈未满，则程序会跳转到 004H 地址开始执行。

- 地址 008H

该地址为外部中断 1 服务程序保留。当 INT1 引脚有触发信号输入，如果中断允许且堆栈未满，则程序会跳转到 008H 地址开始执行。

- 地址 00CH

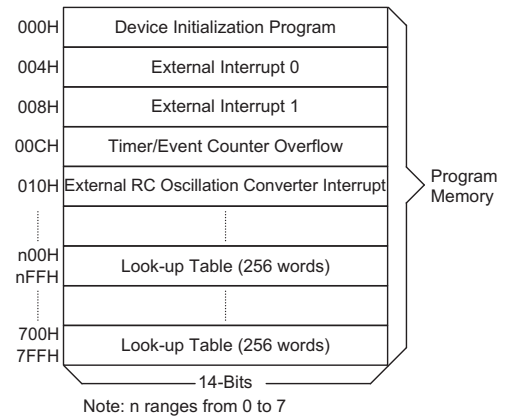
该地址为定时/计数器中断服务程序保留。当定时/计数器溢出，如果中断允许且堆栈未满，则程序会跳转到 00CH 地址开始执行。

- 地址 010H

该地址为 RC 振荡中断服务程序保留。当外部 RC 振荡产生中断，如果中断允许且堆栈未满，则程序会跳转到 010H 地址开始执行。

- 表格区

ROM 空间的任何地址都可做为查表使用。查表指令“TABRDC [m]” (查当前页表格，1 页=256 个字) 和“TABRDL [m]” (查最后页表格)，会把表格内容低字节传送给[m]，而表格内容高字节传送到 TBLH 寄存器(08H)。只有表格内容的低字节被传送到目标地址中，而高字节被传送到表格内容高字节寄存器 TBLH，并且 TBLH 的高 2 位始终为“0”。表格内容高字节寄存器 TBLH 是只读寄存器。表格指针(TBLP)是可读/写寄存器(07H)，用来指明表格地址。在查表之前，要先将表格地址写入 TBLP 中。如果主程序和中断服务程序(ISR)都用到查表指令，主程序中 TBLH 的值可能会因为 ISR 中执行的查表指令而发生变化，产生错误。也就是说，要避免在主程序和中断服务程序中都使用查表指令。但如果必须这样做的话，我们可以在查表指令前先将中断禁止，在保存了 TBLH 的值后再开放中断以避免发生错误。所有与表格有关的指令都需要两个指令周期的执行时间。这里提到的表格区都可以做为正常的程序存储器来使用。



程序存储器

指令	表格区										
	*10	*9	*8	*7	*6	*5	*4	*3	*2	*1	*0
TABRDC[m]	P10	P9	P8	@7	@6	@5	@4	@3	@2	@1	@0
TABRDL[m]	1	1	1	@7	@6	@5	@4	@3	@2	@1	@0

表格区

注：*10~*0：表格地址字节

P10~P8：当前程序指针字节

@7~@0：表格指针字节

堆栈寄存器 — STACK

堆栈寄存器是特殊的存储器空间，用来保存 PC 的值。HT45x36 有 4 层堆栈，堆栈寄存器既不是数据存储器的一部分，也不是程序存储器的一部分，而且它既不能读出，也不能写入。堆栈的使用是通过堆栈指针 (SP) 来实现的，堆栈指针也不能读出或写入。当发生子程序调用或中断响应时，程序计数器 (PC) 的值会被压入堆栈；在子程序调用结束或中断响应结束时 (执行指令 RET 或 RETI)，堆栈将原先压入堆栈的内容弹出，重新装入程序计数器中。在系统复位后，堆栈指针会指向堆栈顶部。

如果堆栈已满，并且发生了不可屏蔽的中断，那么只有中断请求标志会被记录下来，而中断响应会被抑制，直到堆栈指针 (执行 RET 或 RETI 指令) 发生递减，中断才会被响应。这个功能可以防止堆栈溢出，使得程序员易于使用这种结构。同样，如果堆栈已满，并且发生了子程序调用，那么堆栈会发生溢出，首先进入堆栈的内容将会丢失，只有最后的 4 个返回地址会被保留。

数据存储 — RAM

数据存储由 150×8 位组成，分为两个功能区间：特殊功能寄存器和通用数据存储器（ 120×8 ），数据存储器单元大多数是可读/写的，但有些只读的。通用数据寄存器地址从 28H 到 7FH(Bank0) 和 40H 到 5FH(Bank1)，用来存储数据和控制信息。

所有的数据存储器单元都能直接执行算术、逻辑、递增、递减和循环操作。除了一些特殊位外，数据存储器的每一位都可通过“SET[m].i”置位或由“CLR[m].i”复位。Bank0 内数据可以通过间接寻址指针 MP0(01H)或 MP1(02H)进行间接访问。

Bank1 内数据必须通过间接寻址指针 MP1 和间接寻址寄存器 IAR1 间接访问。任何直接寻址或通过 MP0 和 IAR0 间接寻址将直接访问 Bank0 内数据。

间接寻址寄存器

间接寻址的方式允许使用间接指针操作数据，以取代通常的直接存储器寻址方式。在间接寻址寄存器上的任何操作，将对间接寻址指针所指定的存储器地址产生读/写操作。此型号单片机提供了两个间接寻址寄存器(IAR0 和 IAR1)和两个间接寻址指针(MP0 和 MP1)。要注意的是，这些间接寻址寄存器并不是实际存在的，间接读取 IAR 寄存器将返回“00H”的结果，而间接写入此寄存器则不做任何操作。

此型号单片机提供两个间接寻址指针，即 MP0 和 MP1。由于这些指针寄存器能像普通的寄存器一样进行读写操作，因此提供了一个寻址有效方法。当对间接寻址寄存器进行任何操作时，实际地址是由间接寻址指针所指向的地址。

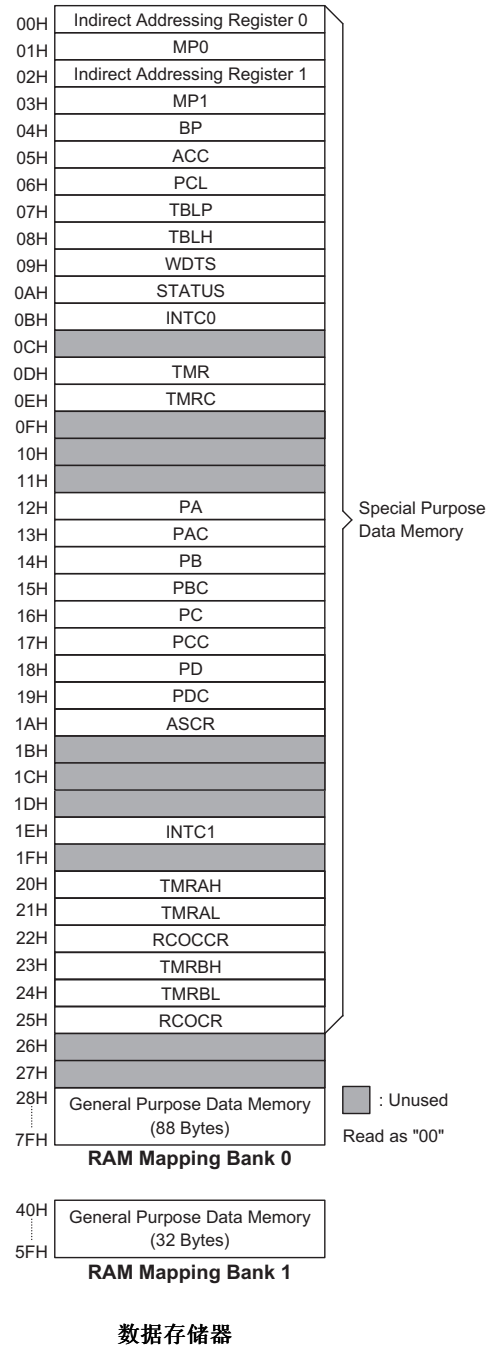
间接寻址指针的最高位未定义，必须注意读取该位得到的结果是“1”。

Bank 指针——BP

通用数据存储器被分为两个 Bank，即 Bank0 和 Bank1。如果要访问 Bank0 或 Bank1 的通用数据存储器，必须设置存储区指针 BP 值为“00H”或“01H”，来选择正确的数据存储区。但必须注意 Bank1 内数据必须通过间接寻址指针 MP1 和间接寻址寄存器 IAR1 来访问。

任何直接寻址或通过 MP0 和 IAR0 间接寻址将访问 Bank0 内数据。复位后，存储区指针 BP 指向 Bank0，但在 HALT 模式下的 WDT 溢出复位，不会改变存储区指针 BP 的值。

需要注意的是，特殊功能寄存器不受存储区指针 BP 的影响，也就是说，不论是在 Bank0 还是 Bank1 内，都能对特殊功能寄存器进行读写操作。



累加器

累加器（ACC）与算术逻辑单元（ALU）有密切关系。它对应于 RAM 地址 05H，做为运算的立即数据。存储器之间的数据传送必须经过累加器。

算术逻辑单元 — ALU

算术逻辑单元（ALU）是执行 8 位算术、逻辑运算的电路，它提供有以下功能：

- 算术运算（ADD, ADC, SUB, SBC, DAA）
- 逻辑运算（AND, OR, XOR, CPL）
- 移位运算（RL, RR, RLC, RRC）
- 递增和递减（INC, DEC）
- 分支判断（SZ, SNZ, SIZ, SDZ...）

ALU 不仅可以储存数据运算的结果，还会改变状态寄存器的值。

状态寄存器 — STATUS

8 位的状态寄存器（0AH），由零标志位（Z）、进位标志位（C）、辅助进位标志位（AC）、溢出标志位（OV）、暂停标志位（PDF）和看门狗定时器溢出标志位（TO）组成。该寄存器不仅记录状态信息，而且还控制操作顺序。

除了 PDF 和 TO 标志外，状态寄存器的其它位都可以用指令改变。任何对状态寄存器的写操作都不会改变 PDF 和 TO 的值。对状态寄存器的操作可能会导致与预期不一样的结果。TO 标志只受系统上电、看门狗溢出、“CLR WDT” 指令或 “HALT” 指令的影响。PDF 标志只受系统上电、“CLR WDT” 指令或 “HALT” 指令的影响。

符号	位	功能
C	0	如果在加法运算中结果产生了进位或在减法运算中结果不产生借位，则 C 被置位；反之，C 被清除。它也可被循环移位指令影响。
AC	1	如果在加法运算中低 4 位产生了进位或减法运算中低 4 位不产生借位，则 AC 被置位；反之，AC 被清除。
Z	2	如果算术或逻辑运算的结果为零，则 Z 被置位；反之，Z 被清除。
OV	3	如果运算结果向最高位进位，但最高位并不产生进位输出，则 OV 被置位；反之，OV 被清除。
PDF	4	系统上电或执行 “CLR WDT” 指令，PDF 被清除；执行 “HALT” 指令，PDF 被置位。
TO	5	系统上电、执行 “CLR WDT” 或 “HALT” 指令，TO 被清除；WDT 定时溢出，TO 被置位。
—	6	未用，读出为 “0”
—	7	未用，读出为 “0”

STATUS(0AH) 寄存器

标志位 Z、OV、AC 和 C 反映的是最近一次操作的状态。

在进入中断程序或子程序调用时，状态寄存器不会被自动压入堆栈。如果状态寄存器的内容是重要的，而且子程序会影响状态寄存器的内容，那么程序员必须事先将 STATUS 的值保存好。

中断

此型号单片机提供两个外部中断、一个内部 8 位定时/计数器中断、一个外部 RC 振荡中断。中断控制寄存器 0 (INTC0; 0BH) 和中断控制寄存器 1 (INTC1; 1EH) 包含了中断控制位和中断请求标志，中断控制位用来设置中断允许/禁止。

位	符号	功能
0	EMI	总中断控制位 (1=允许; 0=禁止)
1	EEI0	外部中断 0 控制位 (1=允许; 0=禁止)
2	EEI1	外部中断 1 控制位 (1=允许; 0=禁止)
3	ETI	定时/计数器中断控制位 (1=允许; 0=禁止)
4	EIF0	外部中断 0 请求标志 (1=有; 0=无)
5	EIF1	外部中断 1 请求标志 (1=有; 0=无)
6	TF	定时/计数器中断请求标志 (1=有; 0=无)
7	—	未用, 读出的“0”

INTC0(0BH) 寄存器

位	符号	功能
0	ERCOCI	外部 RC 振荡中断控制位 (1=允许; 0=禁止)
1~3 5~7	—	未用, 读出的“0”
4	RCOCF	外部 RC 振荡中断请求标志 (1=有; 0=无)

INTC1(1EH) 寄存器

只要有中断子程序被服务，其余的中断全部都被自动禁止（通过清除 EMI 位），这种做法的目的在于防止中断嵌套。这时如果有其它中断发生，只有中断请求标志会被记录下来。如果在中断服务程序中有另一个中断需要响应，程序员可以置位 EMI、INTC0 和 INTC1 所对应的位，以便进行中断嵌套。如果堆栈已满，则中断并不会被响应，一直到堆栈指针 (SP) 发生递减后才会响应。如果需要中断立即得到响应，应避免堆栈饱和。

所有的中断都具有唤醒能力。当有中断被服务，系统会将程序计数器值压入堆栈，然后再跳转至中断服务程序的入口。但这时只有程序计数器的内容被压入堆栈，如果其它寄存器和状态寄存器的内容会被中断程序改变，从而会破坏主程序的控制流程的话，程序员应该事先将这些数据保存起来。

外部中断是由 $\overline{\text{INT0}}$ 和 $\overline{\text{INT1}}$ 引脚边沿信号触发的，掩膜选项决定其上升沿触发还是下降沿触发，其中中断请求标志位 (EIF0; INTC0 的第 4 位, EIF1; INTC0 的第 5 位) 会被置位。如果中断允许，且堆栈未满，当发生外部中断时，会产生地址 04H 或 08H 的子程序调用；而中断请求标志 EIF0 或 EIF1 和总中断控制位 EMI 会被清除，以禁止其它中断响应。

内部定时/计数器中断是由定时/计数器溢出触发的，其中中断请求标志 (TF; INTC0 的第 6 位) 会被置位。如果中断允许，且堆栈未满，当发生定时/计数器中断时，会产生地址 0CH 的子程序调用；而中断请求标志 TF 和总中断控制位 EMI 会被清除，以禁止其它中断响应。

外部 RC 振荡中断是由定时器 A 或定时器 B 溢出触发的，其中中断请求标志 (RCOCF; INTC1 的第 4 位) 会被置位。如果中断允许，且堆栈未满，当定时器中断时，会产生地址 10H 的子程序调用；而中断请求标志 RCOCF 和总中断控制位 EMI 会被清除，以禁止其它中断响应。

在执行中断子程序期间，其它的中断请求会被屏蔽，直到执行 RETI 指令或 EMI 和相关中断控制位被置位（当然，此时堆栈未满）。如果要从中断子程序返回，只要执行 RET 或 RETI 指令即可。其中，RETI 指令会自动置位 EMI，以允许中断服务，而 RET 则不会。

如果中断在两个连续的 T2 脉冲的上升沿之间发生，且中断响应允许，那么在下两个 T2 脉冲之间，该中断会被服务。如果同时发生中断请求，其优先级如下表示；也可以通过设定各中断相关的控制位来改变优先级。

No.	中断源	优先级	中断向量
a	外部中断 0	1	04H
b	外部中断 1	2	08H
c	定时/计数器中断	3	0CH
d	外部 RC 振荡中断	4	10H

中断优先级

中断控制寄存器 0 (INTC0)，由定时/计数器中断请求标志 (TF)、外部中断 1 请求标志 (EIF1)、外部中断 0 请求标志 (EIF0)、定时/计数器中断允许 (ETI)、外部中断 1 允许 (EEI1)、外部中断 0 允许 (EEI0) 和总中断允许 (EMI) 组成，其对应于数据存储器地址 0BH。中断控制寄存器 1 (INTC1)，由外部 RC 中断请求标志 (RCOCF) 和外部 RC 中断允许 (ERCOC1) 组成，其对应于数据存储器地址 1EH。EMI、EEI0、EEI1、ETI 和 ERCOC1 用来控制中断的允许/禁止状态的。这些控制位可以用来屏蔽正在进行中断服务程序时发生的其它中断请求。一旦中断请求标志 (TF、RCOCF、EIF1、EIF0) 被置位，会一直保留在 INTC0 和 INTC1 寄存器中，直到中断被响应或用软件指令清除为止。

建议不要在中断服务程序中使用“CALL”指令来调用子程序。因为中断随时都可能发生，而且需要立刻给予响应。如果只剩下一层堆栈，而中断不能被很好地控制，原先的控制序列很可能因为在中断子程序中执行“CALL”指令而使堆栈溢出，从而发生混乱。

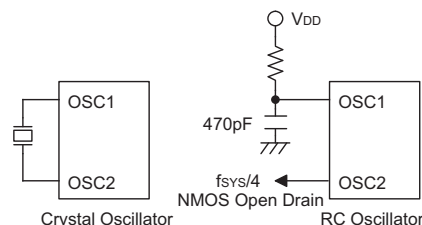
振荡电路

HT45x36 有两种振荡方式，外部 RC 振荡和外部晶体振荡，可以通过掩膜选项设定，不管选用哪一种振荡方式，其信号都可以做为系统时钟。HALT 模式会停止系统振荡器，并忽视任何外部信号以降低功耗。

如果选用外部 RC 振荡方式，在 OSC1 与 VDD 之间需要接一个外部电阻，其阻值为 24kΩ 到 1MΩ；而 OSC2 上会输出带上拉的系统频率的 4 分频信号，可用于同步外部逻辑。RC 振荡方式是一种低成本的方案，但是，RC 振荡频率会随着 VDD、温度和芯片自身参数的漂移而产生误差。因此，在需要精确振荡频率做为计时操作的场合，并不适合使用 RC 振荡方式。

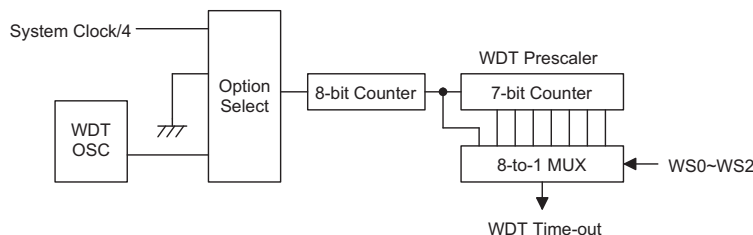
如果选用晶体振荡方式，在 OSC1 和 OSC2 之间需要连接一个晶体，用来提供晶体振荡器所需的反馈和相移，除此之外，不再需要其它外部元件。另外，在 OSC1 和 OSC2 之间也可使用谐振器来取代晶体振荡器，但是在 OSC1 和 OSC2 需要多连接两个电容（如果振荡频率小于 1MHz）。

WDT 振荡器是一个内部 RC 振荡器，并不需要连接任何外部元件。当系统进入暂停模式时，系统时钟会停止，但 WDT 振荡器会继续工作，其振荡周期大约为 65μs/5V。如果要降低功耗，可在掩膜选项中关闭 WDT 振荡器。



看门狗定时器 — WDT

看门狗定时器的时钟来源有两种：看门狗振荡器或指令时钟（系统时钟 4 分频），由掩膜选项设置。看门狗定时器主要用来防止程序运行故障和程序跳入一死循环而导致不可预测的结果。看门狗定时器可由掩膜选项设置为打开或关闭，如果在关闭状态，所有与 WDT 有关的指令操作都是没有作用的。



看门狗定时器

看门狗时钟源先经过 256 分频。若设置内部 RC 振荡器作为看门狗时钟来源，其溢出周期为 17ms@5V。溢出周期会因为温度、VDD 以及芯片参数的漂移而变化。通过 WDT 的预分频器，可以得到更长的溢出周期。改变寄存器 WDTS 的 WS2、WS1 和 WS0 位，可以得到不同的溢出周期。若 WS2、WS1 和 WS0 位都为 1，此时 WDT 的分频级数为 1: 128，其最大的溢出周期为 2.1s@5V。若内部 WDT 振荡器被禁止，其时钟仍可由指令时钟提供，其运作方式与使用 WDT 振荡器相同。若 WDT 时钟来自指令时钟，在 HALT 模式下，WDT 会停止计数而失去保护功能；此时只能靠外部逻辑复位来重新启动系统。寄存器 WDTS 的高 5 位保留给用户定义标志位使用。

若系统工作在强干扰环境中，建议选用内部 WDT 振荡器，因为 HALT 模式会使系统时钟停止，使看门狗失去保护功能。

WS2	WS1	WS0	分频系数
0	0	0	1: 1
0	0	1	1: 2
0	1	0	1: 4
0	1	1	1: 8
1	0	0	1: 16
1	0	1	1: 32
1	1	0	1: 64
1	1	1	1: 128

WDTS (09H) 寄存器

在正常运行时，WDT 溢出会使系统复位并置位 TO 标志；但在 HALT 模式下，WDT 溢出只产生“热复位”，只有程序计数器 PC 和堆栈指针 SP 被复位。要清除 WDT 的值可以有三种方法：外部复位(低电平输入到 $\overline{\text{RES}}$ 端)、清除看门狗指令或 HALT 指令。清除看门狗指令有“CLR WDT”和“CLR WDT1”、“CLR WDT2”二组指令。这两组指令中，只能选择其中一组，由掩膜选项决定。如果选择“CLR WDT”，那么只要执行“CLR WDT”指令就会清除 WDT。如果选择“CLR WDT1”和“CLR WDT2”，那么二条指令要交替使用才会清除 WDT，否则，WDT 会由于溢出而使系统复位。

暂停模式 — HALT

暂停模式是由 HALT 指令来实现的，暂停模式时系统状态如下：

- 系统振荡器停振，但 WDT 振荡器会继续振荡（如果选择 WDT 振荡器）。
- RAM 和寄存器内容保持不变。
- WDT 被清除并重新开始计数（如果 WDT 时钟来源为 WDT 振荡器）。
- 所有输入/输出口都保持其原有状态。
- 置位 PDF 标志，清除 TO 标志。

以下操作可以使系统离开暂停模式：外部复位、中断、PA 口下降沿信号或看门狗定时器溢出。其中，外部复位会使系统初始化，WDT 溢出则会发生“热复位”。通过检测 TO 和 PDF 标志，即可了解系统复位的原因。PDF 标志可由系统上电或执行“CLR WDT”指令清除，由 HALT 指令置位。TO 标志由 WDT 溢出置位，同时产生唤醒，但只有程序计数器 PC 和堆栈指针 SP 被复位，其它都保持其原有的状态。

PA 口唤醒和中断唤醒可做为正常运行的继续。PA 口的每一位都可以由掩膜选项设置为唤醒功能。如果是由输入/输出口唤醒，程序会从下一条指令开始运行。如果是由中断唤醒，可能会发生两种情况：如果中断禁止或中断允许但堆栈已满，程序将会从下一条指令开始运行；如果中断允许且堆栈未满，则会产生一般的中断响应。如果在进入 HALT 模式之前，中断请求标志位已被置“1”，则中断唤醒功能被禁止。

当发生唤醒，系统需要额外花费 $1024t_{SYS}$ (系统时钟周期) 的时间，才能重新正常运行，也就是说，唤醒之后会插入一个等待周期。如果唤醒是由中断产生的话，则实际中断子程序的执行会延迟一个以上的周期。如果唤醒导致下一条指令执行，那么在等待周期执行完成之后，会立即执行该指令。

为减小功耗，在进入暂停模式之前，应小心处理所有的输入/输出口状态。

总共有三种方法会产生初始复位:

- 正常运行时由 $\overline{\text{RES}}$ 引脚发生复位。
- 在暂停模式由 $\overline{\text{RES}}$ 引脚发生复位。
- 正常运行时由看门狗定时器溢出发生复位。

复位电路

复位电路

注：“*”连线应该尽量靠近RES
引脚，以减小干扰影响

TO	PDF	复位原因
0	0	上电时 RES 发生复位
u	u	正常运行时 RES 发生复位
0	1	暂停模式下 RES 发生复位
1	u	正常运行时 WDT 溢出
1	1	暂停模式下 WDT 溢出

注：“u”表示不变

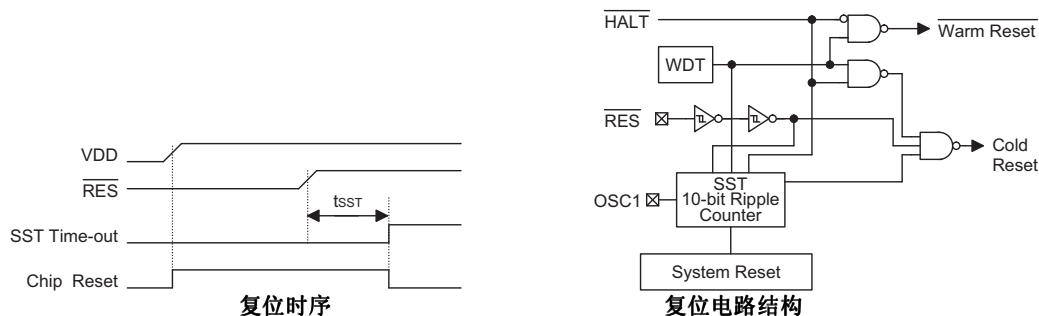
为了保证系统振荡器起振并稳定运行，系统复位（包括上电复位、WDT 溢出或由 $\overline{\text{RES}}$ 端复位）或由暂停状态唤醒时，系统启动定时器（SST）提供了一个额外的延迟时间，共 1024 个系统时钟周期。

系统复位时，SST 会被加在复位延时中；由暂停模式唤醒也会加入 SST 延迟。

系统复位（包括上电复位、正常运行时 **WDT** 溢出或由 **RES** 端复位）需要额外增加一个加载掩膜选项（Option）的时间。

系统复位时各功能单元的状态如下所示:

PC	000H
中断	禁止
WDT	清除，在主系统复位后，WDT 开始计数
定时/计数器	停止
输入/输出端口	输入模式
堆栈指针 SP	指向堆栈顶部



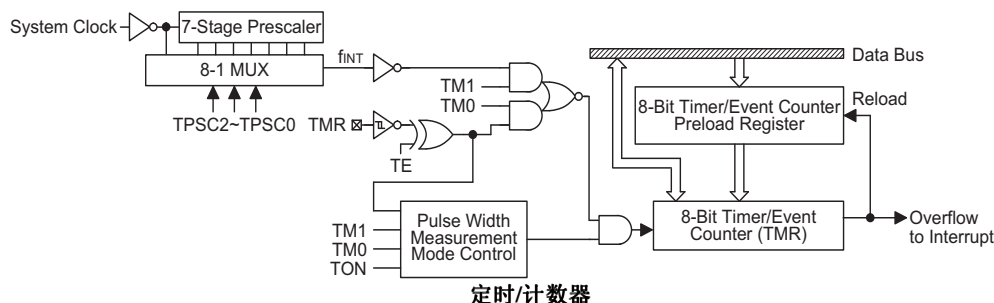
有关寄存器的状态如下

寄存器	复位 (上电复位)	WDT 溢出 (正常运行)	RES复位 (正常运行)	RES复位 (暂停模式)	WDT 溢出 (暂停模式)*
MP0	-xxx xxxx	-uuu uuuu	-uuu uuuu	-uuu uuuu	-uuu uuuu
MP1	-xxx xxxx	-uuu uuuu	-uuu uuuu	-uuu uuuu	-uuu uuuu
BP	---- --0	---- --0	---- --0	---- --0	---- --0
ACC	xxxx xxxx	uuuu uuuu	uuuu uuuu	uuuu uuuu	uuuu uuuu
Program Counter	000H	000H	000H	000H	000H
TBLP	xxxx xxxx	uuuu uuuu	uuuu uuuu	uuuu uuuu	uuuu uuuu
TBLH	--xx xxxx	--uu uuuu	--uu uuuu	--uu uuuu	--uu uuuu
WDTS	0000 0111	0000 0111	0000 0111	0000 0111	uuuu uuuu
STATUS	--00 xxxx	--1u xxxx	--uu uuuu	--01 uuuu	--11 uuuu
INTC0	-000 0000	-000 0000	-000 0000	-000 0000	-uuu uuuu
TMR	xxxx xxxx	xxxx xxxx	xxxx xxxx	xxxx xxxx	uuuu uuuu
TMRC	00-0 1000	00-0 1000	00-0 1000	00-0 1000	uu-u uuuu
PA	1111 1111	1111 1111	1111 1111	1111 1111	uuuu uuuu
PAC	1111 1111	1111 1111	1111 1111	1111 1111	uuuu uuuu
PB	1111 1111	1111 1111	1111 1111	1111 1111	uuuu uuuu
PBC	1111 1111	1111 1111	1111 1111	1111 1111	uuuu uuuu
PC	1111 1111	1111 1111	1111 1111	1111 1111	uuuu uuuu
PCC	1111 1111	1111 1111	1111 1111	1111 1111	uuuu uuuu
PD	---- --1	---- --1	---- --1	---- --1	---- --u
PDC	---- --1	---- --1	---- --1	---- --1	---- --u
ASCR	--1 1111	--1 1111	--1 1111	--1 1111	--u uuuu
INTC1	---0---0	---0---0	---0---0	---0---0	---u---u
TMRAH	xxxx xxxx	xxxx xxxx	xxxx xxxx	xxxx xxxx	uuuu uuuu
TMRAL	xxxx xxxx	xxxx xxxx	xxxx xxxx	xxxx xxxx	uuuu uuuu
RCOCCR	0000 1---	0000 1---	0000 1---	0000 1---	uuuu u---
TMRBH	xxxx xxxx	xxxx xxxx	xxxx xxxx	xxxx xxxx	uuuu uuuu
TMRBL	xxxx xxxx	xxxx xxxx	xxxx xxxx	xxxx xxxx	uuuu uuuu
RCOCR	1xxx --00	1xxx --00	1xxx --00	1xxx --00	uuuu --uu

注：“*”表示“热复位” “u”表示“不变” “x”表示“未知”

定时/计数器

HT45x36 提供一个 8 位可编程向上计数的定时/计数器。定时/计数器的时钟来源可以是外部信号输入或系统时钟。外部信号输入可以用来计数外部事件、测量时间间隔、测量脉冲宽度或产生一个精确的时基信号。



有两个与定时/计数器有关的寄存器，TMR (0DH) 和 TMRC (0EH)。TMR 寄存器有两个物理空间；写入 TMR 会将初始值装入到定时/计数器的预置寄存器中，而读 TMR 则会取得定时/计数器的内容。TMRC 是定时/计数器控制寄存器，用来定义定时/计数器一些选项。

TM0、TM1 用来定义定时/计数器的工作模式。外部事件计数模式是用来记录外部事件的，其时钟来源为外部 TMR 引脚输入。定时器模式是一个常用模式，其时钟来源为内部时钟 f_{INT}。脉宽测量模式可以测量 TMR 引脚高/低电平的脉冲宽度，其时钟来源为内部时钟 f_{INT}。

无论是定时模式还是外部事件计数模式，一旦开始计数，定时/计数器会从寄存器当前值向上计到 0FFH。一旦发生溢出，定时/计数器会从预置寄存器中重新加载初值，并开始计数；同时置位中断请求标志 (TF; INTC0 的第 5 位)。

在脉宽测量模式，当 TON 与 TE 是 1 时，只要 TMR 引脚有一个上升沿信号（如果 TE 是 0，则为下降沿信号），定时/计数器就会开始计数，直到 TMR 脚电平恢复，同时 TON 被清零。测量的结果会保存在寄存器中，直到有新的测量开始。换句话说，一次只能测量一个脉冲宽度。重新置位 TON 后，可以继续测量。注意，在该模式下，定时/计数器是跳变触发而不是电平触发。当计数器溢出时，定时/计数器会从预置寄存器中重新加载初值，并置位中断请求标志，这与其它两种模式一样。

位	符号(TMRC)	功能
0~2	TPSC0~TPSC2	定义预分频器级数, TPSC2, TPSC1, TPSC0= 000: $f_{INT}=f_{SYS}$ 001: $f_{INT}=f_{SYS}/2$ 010: $f_{INT}=f_{SYS}/4$ 011: $f_{INT}=f_{SYS}/8$ 100: $f_{INT}=f_{SYS}/16$ 101: $f_{INT}=f_{SYS}/32$ 110: $f_{INT}=f_{SYS}/64$ 111: $f_{INT}=f_{SYS}/128$
3	TE	定义定时/计数器 TMR 的触发方式 (0=上升沿触发, 1=下降沿触发)
4	TON	打开/关闭定时/计数器 (1=打开, 0=关闭)
5	—	未用, 读出为“0”
6 7	TM0 TM1	定义工作模式: 01=事件计数模式 (外部时钟) 10=定时模式 (内部时钟) 11=脉冲宽度测量模式 00=未用

TMRC(0EH) 寄存器

要启动计数器, 只要置位 TON (TMRC 的第 4 位)。在脉宽测量模式下, TON 在测量结束后会被自动清除; 但在另外两种模式中, TON 只能由指令来清除。定时/计数器溢出可以做为唤醒信号。不管是什么模式, 只要写 0 到 ETI 即可禁止定时/计数器中断服务。

在定时/计数器停止计数时, 写数据到定时/计数器的预置寄存器中, 同时会将该数据写入到定时/计数器。但如果在定时/计数器运行时这么做, 数据只能写入到预置寄存器中, 直到发生溢出时才会将数据从预置寄存器加载到定时/计数器寄存器。读取定时/计数器时, 计数会被停止, 以避免发生错误; 计数停止会导致计数错误, 程序员必须注意到这一点。TMRC 的第 0~2 位用来定义内部时钟预分频级数, 定义如上表所示。

外部 RC 振荡器

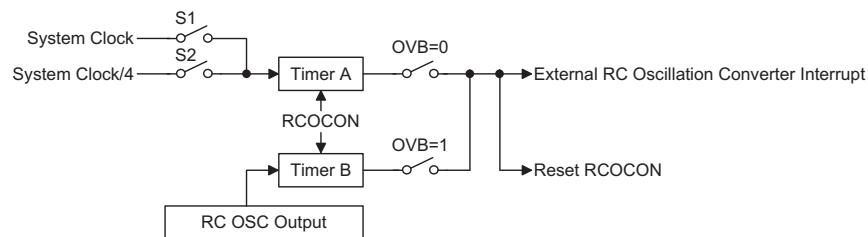
HT45x36 提供一个外部 RC 振荡的功能。外部 RC 振荡器包含有两个 16 位可编程向上计数器 Timer A(其时钟来源于系统时钟或系统时钟四分频)和 Timer B(其时钟来源于外部 RC 振荡器)。当 RCO (RCOCR 的第 1 位) 为 “1” 时, 有四个寄存器与 RC 振荡器相关, TMRAL、TMRAH、TMRBL 和 TMRBH。Timer B 的时钟可来自于外部 RC 振荡器; 而 Timer A 来自于系统时钟或系统时钟四分频, 由 RCOCCR 寄存器决定。

位	符号	功能
0~2	—	未用, 读出为 “0”
3	—	未定义位, 可读写
4	RCOCON	打开/关闭外部 RC 振荡器 (1=打开, 0=关闭)
5	RCOM0 RCOM1 RCOM2	定义 Timer A 时钟来源, RCOM2、RCOM1 和 RCOM0=
6		000=系统时钟
7		001=系统时钟四分频
		010=未定义
		011=未定义
		100=未定义
		101=未定义
		110=未定义
		111=未定义

RCOCCR(22H)寄存器

位	符号	功能
0	OVB	Timer A 或 Timer B 溢出控制位, 用于定义 Timer A 还是 Timer B 溢出产生定时/计数器中断 (0=Timer A 溢出; 1=Timer B 溢出)
1	RCO	定义 RC 振荡模式 (0=关闭 RC 振荡器; 1=打开 RC 振荡器)
2~3	—	未用, 读出为 “0”
4~7	RW	4 位可读写寄存器, 可作标志位

RCOCR(25H)寄存器



外部 RC 振荡器

有六个与外部 RC 振荡器相关的特殊功能寄存器, TMRAH、TMRAL、RCOCCR、TMRBH、TMRBL 和 RCOCR。定时器 TMRA 时钟来源于内部, 而定时器 TMRB 时钟来源于外部 RC 振荡器。当 Timer A 或 Timer B 溢出时, 中断请求标志位 RCOCF 置位并触发外部 RC 振荡中断。Timer A 还是 Timer B 溢出产生中断, 由 OVB(RCOCR 的第 0 位)决定。在外部 RC 振荡模式中, Timer A 或 Timer B 溢出时, RCOCON 被清零, 同时定时器将停止运行。Timer A/Timer B 初值只有在写 TMRAH/TMRBH 时才会被改变, 而读取 TMRAH/TMRBH 会得到 Timer A/Timer B 的值。写 TMRAL/TMRBL 只能将数据写到低字节缓冲器内。然而 TMRAH/TMRBH 会把指定的数据和低字节缓冲器的内容分别写到 Timer A/Timer B 预置寄存器中。Timer A/Timer B 的预置寄存器只有在写 TMRAH/TMRBH 时才会被改写, 而写 TMRAL/TMRBL 不会改变预置寄存器值。

读取 TMRAH/TMRBH 同时，会将 TMRAL/TMRBL 送至低字节缓冲器。读取 TMRAL/TMRBL 将返回低字节缓冲器内容。换言之，Timer A/Timer B 低字节寄存器无法直接读取，必须先读取 TMRAH/TMRBH，将其低字节内容送至低字节缓冲器。

Timer B 时钟来源于外部电阻和电容组成的振荡器。寄存器 RCOCCR 的 RCOM0、RCOM1 和 RCOM2 定义 Timer A 的时钟源。Timer A 时钟来源于系统时钟或指令时钟。

一旦 RCOCON(RCOCCR 的第 4 位)置位，Timer A/Timer B 开始计数直至 Timer A 或 Timer B 溢出，并且置中断请求标志位 RCOCF(INTC1 的第 4 位)。此时 Timer A/Timer B 停止计数，RCOCON 位自动清零。若 RCOCON 置位，TMRAH、TMRAL、TMRBH 和 TMRBL 将不可读写。

外部 RC 振荡模式范例程序——Timer A 溢出：

```

clr      RCOCCR
mov      a,00000010b      ;使能外部 RC 振荡器并设定其为 Timer A 溢出产生中断
mov      RCOCR,a
clr      intc1.4          ;清除外部 RC 振荡器中断请求标志
mov      a,low(65536-1000) ;赋 Timer A 初值
mov      tmrал,a          ;Timer A 计数 1000 次产生溢出
mov      a,high(65536-1000)
mov      tmrah,a
mov      a,00h            ;赋 Timer B 初值
mov      tmrbl,a
mov      a,00h
mov      tmrbh,a
mov      a,00110000b      ;设定 Timer A 时钟源为 fSYS/4，打开定时器
mov      RCOCCR,a

p10:
clr      wdt
snz      intc1.4          ;检测外部 RC 中断请求标志
jmp      p10
clr      intc1.4          ;清除外部 RC 中断请求标志
                                ;其他程序

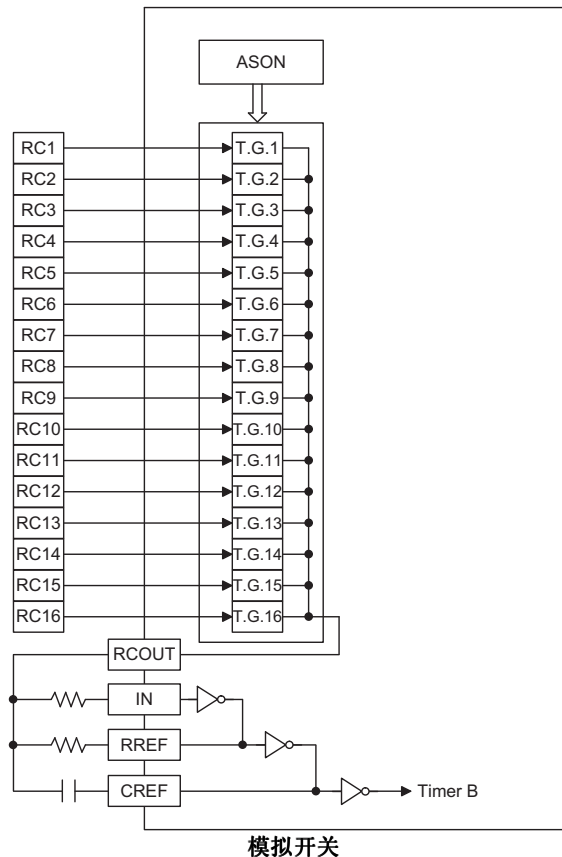
```

模拟开关

HT45x36 提供 16 通道的模拟开关 RC1~RC16，其相应的控制寄存器为 ASCR(1AH)。

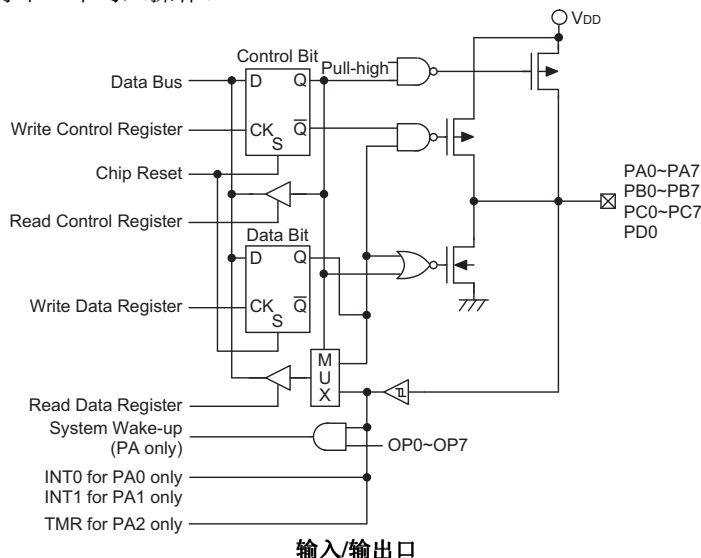
位	符号	功能
0~4	ASON	定义模拟开关的通道位，ASON= 00000b=通道 1 打开，其它关闭 00001b=通道 2 打开，其它关闭 00010b=通道 3 打开，其它关闭 00011b=通道 4 打开，其它关闭 00100b=通道 5 打开，其它关闭 00101b=通道 6 打开，其它关闭 00110b=通道 7 打开，其它关闭 00111b=通道 8 打开，其它关闭 01000b=通道 9 打开，其它关闭 01001b=通道 10 打开，其它关闭 01010b=通道 11 打开，其它关闭 01011b=通道 12 打开，其它关闭 01100b=通道 13 打开，其它关闭 01101b=通道 14 打开，其它关闭 01110b=通道 15 打开，其它关闭 01111b=通道 16 打开，其它关闭 1xxxxb=所有通道关闭，外部 RC 振荡器关闭
5~7	—	未用，读出为“0”

ASCR(1AH)寄存器



输入/输出

HT45x36 有 25 个双向输入/输出口，记为 PA、PB、PC 和 PD，其分别对应 RAM 地址[12H]、[14H]、[16H]和[18H]。所有端口都可以进行输入/输出操作。输入时，端口没有锁存功能，输入信号必须在 MOV A, [m] (m=12H、14H、16H 或 18H) 指令的 T2 上升沿到来前准备好；输出时，端口有锁存功能，端口上的数据会保持不变直到执行下一个写入操作。



每个输入/输出口都有一个控制寄存器（PAC，PBC，PCC，PDC），用来控制输入/输出状态。利用控制寄存器，可对 CMOS 输出、带或不带上拉电阻的斯密特触发输入通过软件动态地进行改变。做为输入时，对应的控制寄存器应设置为“1”。输入信号来源也取决于控制寄存器，如果控制寄存器的值为“1”，那么读取的是引脚状态；如控制寄存器的值为“0”，则读取的是内部锁存器的值。后者可能会在‘读-修改-写’指令中发生。

做为输出时，只能采用 CMOS 输出。控制寄存器对应 RAM 地址 13H、15H、17H、19H。

系统复位之后，这些输入/输出口会是高电平或浮空状态（由上拉电阻选项决定）。每一个输入/输出锁存位都能用“SET [m].i”或“CLR [m].i”指令置位或清除（m=12H、14H、16H 或 18H）。

有些指令会先输入数据，然后进行输出操作。例如：“SET [m].i”，“CLR [m].i”，“CPL [m]”，“CPLA[m]”这些指令会先将整个端口状态读入 CPU 中，接着执行所定义的运算（位操作），然后再将结果写入锁存器或累加器中。

PA 的每一个口都具有唤醒系统的能力。PD 的高 7 位没有实际的物理结构；读取这些位会返回“0”，而写入则是一个空操作。

所有的输入/输出口都有上拉电阻选项。一旦选择了上拉电阻选项，输入/输出口就加上了上拉电阻。如果不选择上拉电阻，必须注意在输入模式下，输入/输出口会产生浮空状态。

PA0、PA1 和 PA2 分别与 INTC0、INTC1 和 TMR 共用引脚。

建议用软件将未使用 and 没有外接的输入/输出口设置为输出模式，以防止这些端口在输入浮空时增加系统的功耗。

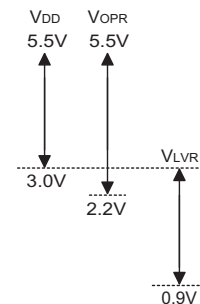
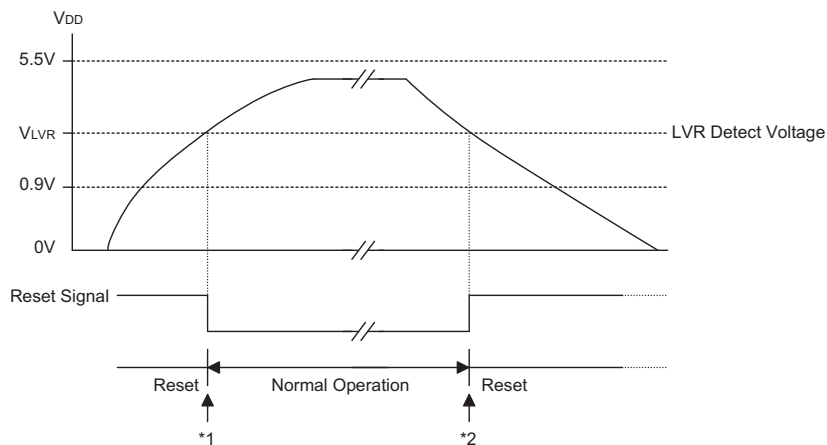
低电压复位—LVR

为了监控器件的工作电压，HT45x36 提供低电压复位功能。如果器件的工作电压在 $0.9V \sim V_{LVR}$ 之间，例如电池电压的变化，那么 LVR 会自动使器件产生内部复位。

LVR 功能说明如下：

- 低电压 ($0.9V \sim V_{LVR}$) 的状态必须持续 1ms 以上。如果低电压的状态没有持续 1ms 以上，那么 LVR 会忽视它而不去执行复位功能。
- LVR 通过与外部 RES 信号的“或”的功能来执行系统复位。

VDD 与 VLVR 之间的关系如下所示：



注：V_{OPR} 是在系统时钟为 4MHz 时，使得芯片正常运行的电压值

注：*1：要保证系统振荡器起振并稳定运行，在系统进入正常运行以前，SST 提供额外的 1024 个系统时钟周期的延迟。

*2：因为低电压状态必须保持 1ms 以上，因此进入复位模式就要有 1ms 的延迟。

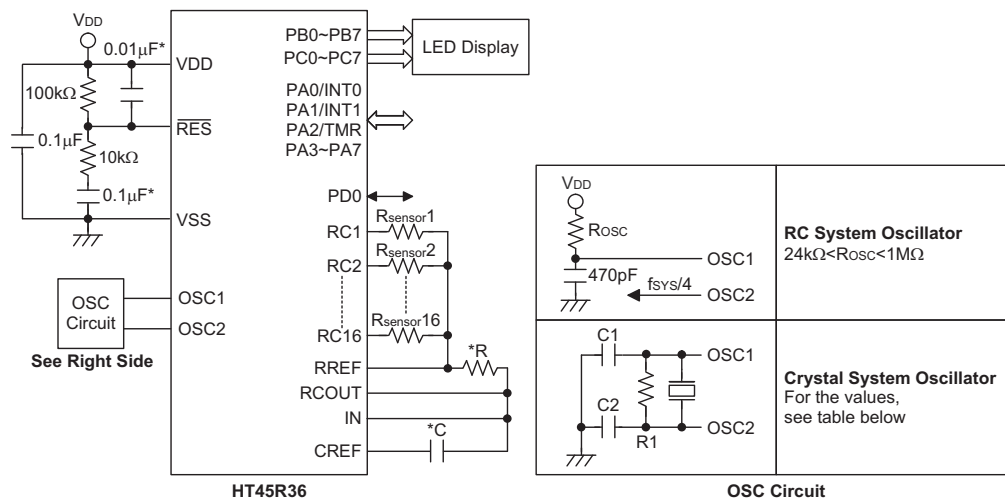
掩模选项

下表列出了所有掩膜选项。所有选项必须正确定义，以保证系统正常运行。

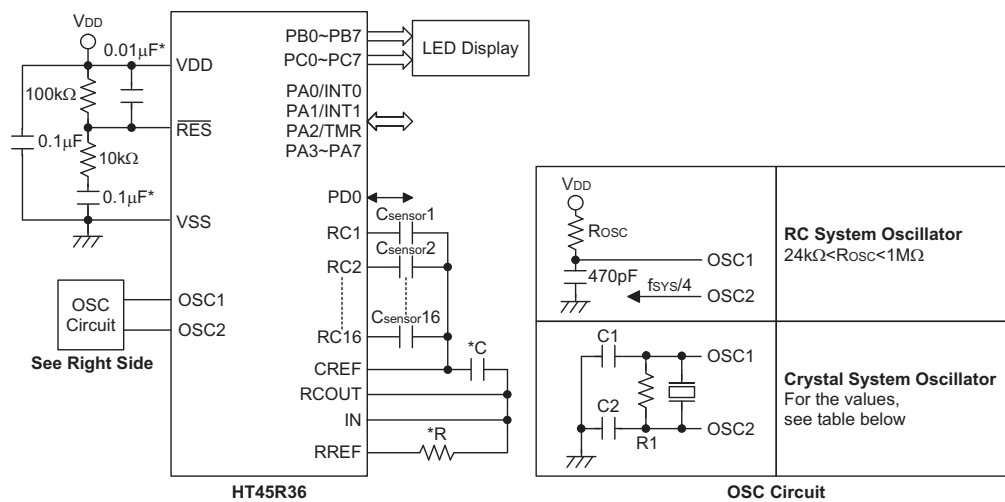
编号	功能	描述
1	PA0~PA7 唤醒功能(位选择)	带唤醒或不带唤醒
2	PA0~PA7 上拉电阻(端口选择)	带上拉电阻或不带上拉电阻
3	PB0~PB7 上拉电阻(端口选择)	带上拉电阻或不带上拉电阻
4	PC0~PC7 上拉电阻(端口选择)	带上拉电阻或不带上拉电阻
5	PD0 上拉电阻(端口选择)	带上拉电阻或不带上拉电阻
6	WDT 时钟源	WDTOSC 或 $f_{SYS}/4$
7	WDT	打开或者关闭
8	CLR WDT	1 或者 2 条指令
9	LVR	打开或者关闭
10	OSC: 晶体振荡器或者 RC 振荡器	晶体振荡器或者 RC 振荡器
11	INTC0 触发边沿	关闭、上升沿、下降沿或两者皆可触发
12	INTC1 触发边沿	关闭、上升沿、下降沿或两者皆可触发

应用电路

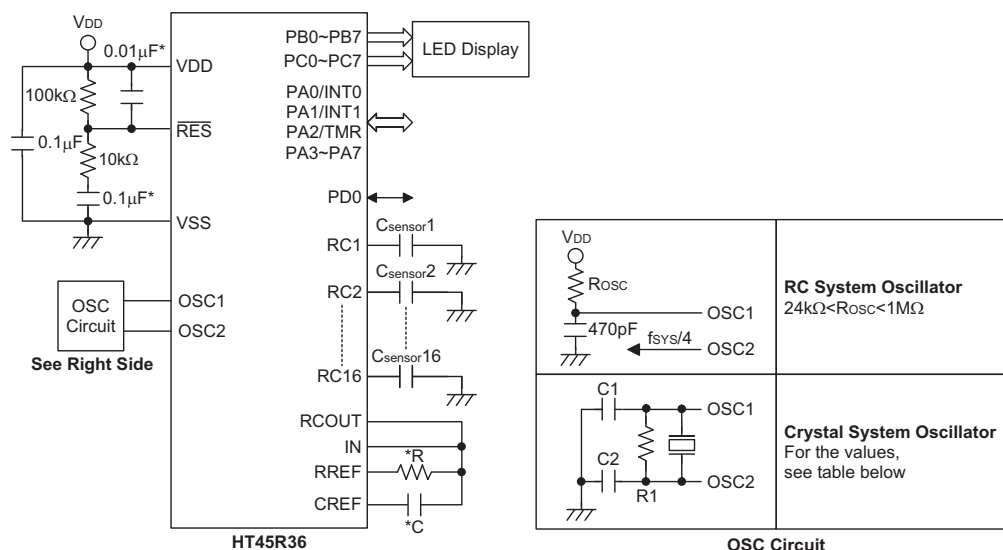
R-F 型应用电路



C-F 型应用电路 1



C-F 型应用电路 2



下表是不同晶体频率时，C1、C2 和 R1 的不同取值。

晶体或共振器	C1、C2	R1
4MHz 晶体	10pF	12kΩ
8MHz 晶体	10pF	4.3kΩ
4MHz 共振器	10pF	10kΩ
8MHz 共振器	10pF	4.7kΩ
3.58MHz 晶振	10pF	12kΩ
3.58MHz 共振器	25pF	10kΩ
2MHz 晶体	25pF	15kΩ
2MHz 共振器	35pF	15kΩ
1MHz 晶体	68pF	15kΩ
480kHz 共振器	300pF	12kΩ
455kHz 共振器	300pF	12kΩ
429kHz 共振器	300pF	12kΩ
400kHz 共振器	300pF	12kΩ

R1 的作用是在低电压的时候确保关闭振荡，此低电压值低于单片机的最低工作电压。需要注意的是如果 LVR 使能，可以不加 R1。

注：电阻和电容值选取的原则是使 VDD 保持稳定并在 RES 置为高以前把工作电压保持在允许的范围内。

“*” 为了避免噪声干扰，连接 RES 引脚的线请尽可能地短

电阻 “*R” 和电容 “*C” 需要注意 RC OSC 频率。

R_{sensor} 1~ R_{sensor} 16 为电阻传感器

C_{sensor} 1~ C_{sensor} 16 为电容传感器

指令集摘要

助记符	说明	指令周期	影响标志位
算术运算			
ADD A,[m]	ACC 与数据存储器相加, 结果放入 ACC	1	Z,C,AC,OV
ADDM A,[m]	ACC 与数据存储器相加, 结果放入数据存储器	1 ⁽¹⁾	Z,C,AC,OV
ADD A,x	ACC 与立即数相加, 结果放入 ACC	1	Z,C,AC,OV
ADC A,[m]	ACC 与数据存储器、进位标志相加, 结果放入 ACC	1	Z,C,AC,OV
ADCM A,[m]	ACC 与数据存储器、进位标志相加, 结果放入数据存储器	1 ⁽¹⁾	Z,C,AC,OV
SUB A,x	ACC 与立即数相减, 结果放入 ACC	1	Z,C,AC,OV
SUB A,[m]	ACC 与数据存储器相减, 结果放入 ACC	1	Z,C,AC,OV
SUBM A,[m]	ACC 与数据存储器相减, 结果放入数据存储器	1 ⁽¹⁾	Z,C,AC,OV
SBC A,[m]	ACC 与数据存储器、进位标志相减, 结果放入 ACC	1	Z,C,AC,OV
SBCM A,[m]	ACC 与数据存储器、进位标志相减, 结果放入数据存储器	1 ⁽¹⁾	Z,C,AC,OV
DAA [m]	将加法运算中放入 ACC 的值调整为十进制数, 并将结果放入数据存储器	1 ⁽¹⁾	C
逻辑运算			
AND A,[m]	ACC 与数据存储器做“与”运算, 结果放入 ACC	1	Z
OR A,[m]	ACC 与数据存储器做“或”运算, 结果放入 ACC	1	Z
XOR A,[m]	ACC 与数据存储器做“异或”运算, 结果放入 ACC	1	Z
ANDM A,[m]	ACC 与数据存储器做“与”运算, 结果放入数据存储器	1 ⁽¹⁾	Z
ORM A,[m]	ACC 与数据存储器做“或”运算, 结果放入数据存储器	1 ⁽¹⁾	Z
XORM A,[m]	ACC 与数据存储器做“异或”运算, 结果放入数据存储器	1 ⁽¹⁾	Z
AND A,x	ACC 与立即数做“与”运算, 结果放入 ACC	1	Z
OR A,x	ACC 与立即数做“或”运算, 结果放入 ACC	1	Z
XOR A,x	ACC 与立即数做“异或”运算, 结果放入 ACC	1	Z
CPL [m]	对数据存储器取反, 结果放入数据存储器	1 ⁽¹⁾	Z
CPLA [m]	对数据存储器取反, 结果放入 ACC	1	Z
递增和递减			
INCA [m]	递增数据存储器, 结果放入 ACC	1	Z
INC [m]	递增数据存储器, 结果放入数据存储器	1 ⁽¹⁾	Z
DECA [m]	递减数据存储器, 结果放入 ACC	1	Z
DEC [m]	递减数据存储器, 结果放入数据存储器	1 ⁽¹⁾	Z
移位			
RRA [m]	数据存储器右移一位, 结果放入 ACC	1	无
RR [m]	数据存储器右移一位, 结果放入数据存储器	1 ⁽¹⁾	无
RRCA [m]	带进位将数据存储器右移一位, 结果放入 ACC	1	C
RRC [m]	带进位将数据存储器右移一位, 结果放入数据存储器	1 ⁽¹⁾	C
RLA [m]	数据存储器左移一位, 结果放入 ACC	1	无
RL [m]	数据存储器左移一位, 结果放入数据存储器	1 ⁽¹⁾	无
RLCA [m]	带进位将数据存储器左移一位, 结果放入 ACC	1	C
RLC [m]	带进位将数据存储器左移一位, 结果放入数据存储器	1 ⁽¹⁾	C
数据传送			
MOV A,[m]	将数据存储器送至 ACC	1	无
MOV [m],A	将 ACC 送至数据存储器	1 ⁽¹⁾	无
MOV A,x	将立即数送至 ACC	1	无
位运算			
CLR [m].i	清除数据存储器的位	1 ⁽¹⁾	无
SET [m].i	置位数据存储器的位	1 ⁽¹⁾	无

助记符	说明	指令周期	影响标志位
转移			
JMP addr	无条件跳转	2	无
SZ [m]	如果数据存储器为零，则跳过下一条指令	1 ⁽²⁾	无
SZA [m]	数据存储器送至 ACC，如果内容为零，则跳过下一条指令	1 ⁽²⁾	无
SZ [m].i	如果数据存储器的第 i 位为零，则跳过下一条指令	1 ⁽²⁾	无
SNZ [m].i	如果数据存储器的第 i 位不为零，则跳过下一条指令	1 ⁽²⁾	无
SIZ [m]	递增数据存储器，如果结果为零，则跳过下一条指令	1 ⁽³⁾	无
SDZ [m]	递减数据存储器，如果结果为零，则跳过下一条指令	1 ⁽³⁾	无
SIZA [m]	递增数据存储器，将结果放入 ACC，如果结果为零，则跳过下一条指令	1 ⁽²⁾	无
SDZA [m]	递减数据存储器，将结果放入 ACC，如果结果为零，则跳过下一条指令	1 ⁽²⁾	无
CALL addr	子程序调用	2	无
RET	从子程序返回	2	无
RET A,x	从子程序返回，并将立即数放入 ACC	2	无
RETI	从中断返回	2	无
查表			
TABRDC [m]	读取当前页的 ROM 内容，并送至数据存储器 and TBLH	2 ⁽¹⁾	无
TABRDL [m]	读取最后页的 ROM 内容，并送至数据存储器 and TBLH	2 ⁽¹⁾	无
其它指令			
NOP	空指令	1	无
CLR [m]	清除数据存储器	1 ⁽¹⁾	无
SET [m]	置位数据存储器	1 ⁽¹⁾	无
CLR WDT	清除看门狗定时器	1	TO,PDF
CLR WDT1	预清除看门狗定时器	1	TO ⁽⁴⁾ ,PDF ⁽⁴⁾
CLR WDT2	预清除看门狗定时器	1	TO ⁽⁴⁾ ,PDF ⁽⁴⁾
SWAP [m]	交换数据存储器的高低字节，结果放入数据存储器	1 ⁽¹⁾	无
SWAPA [m]	交换数据存储器的高低字节，结果放入 ACC	1	无
HALT	进入暂停模式	1	TO,PDF

注： x: 立即数

m: 数据存储器地址

A: 累加器

i: 第 0~7 位

addr: 程序存储器地址

√: 影响标志位

—: 不影响标志位

⁽¹⁾: 如果数据是加载到 PCL 寄存器，则指令执行周期会被延长一个指令周期(四个系统时钟)。

⁽²⁾: 如果满足跳跃条件，则指令执行周期会被延长一个指令周期(四个系统时钟); 否则指令执行周期不会被延长。

⁽³⁾: ⁽¹⁾和⁽²⁾

⁽⁴⁾: 如果执行 CLR WDT1 或 CLR WDT2 指令后，看门狗定时器被清除，则会影响 TO 和 PDF 标志位; 否则不会影响 TO 和 PDF 标志位。

ADC A, [m] 累加器与数据存储器、进位标志相加，结果放入累加器
 说明： 本指令把累加器、数据存储器值以及进位标志相加，结果存放到累加器。
 运算过程： $ACC \leftarrow ACC + [m] + C$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

ADCM A, [m] 累加器与数据存储器、进位标志相加，结果放入数据存储器
 说明： 本指令把累加器、数据存储器值以及进位标志相加，结果存放到存储器。
 运算过程： $[m] \leftarrow ACC + [m] + C$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

ADD A, [m] 累加器与数据存储器相加，结果放入累加器
 说明： 本指令把累加器、数据存储器值相加，结果存放到累加器。
 运算过程： $ACC \leftarrow ACC + [m]$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

ADD A, x 累加器与立即数相加，结果放入累加器
 说明： 本指令把累加器值和立即数相加，结果存放到累加器。
 运算过程： $ACC \leftarrow ACC + x$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

ADDM A, [m] 累加器与数据存储器相加，结果放入数据存储器
 说明： 本指令把累加器、数据存储器值相加，结果存放到数据存储器。
 运算过程： $[m] \leftarrow ACC + [m]$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

AND A, [m] 累加器与数据存储器做“与”运算，结果放入累加器
 说明： 本指令把累加器值、数据存储器值做逻辑与，结果存放到累加器。
 运算过程： $ACC \leftarrow ACC \text{ “AND” } [m]$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

AND A, x 累加器与立即数做“与”运算，结果放入累加器
 说明： 本指令把累加器值、立即数做逻辑与，结果存放到累加器。
 运算过程： $ACC \leftarrow ACC \text{ “AND” } x$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

ANDM A, [m] 累加器与数据存储器做“与”运算，结果放入数据存储器
 说明： 本指令把累加器值、数据存储器值做逻辑与，结果存放到数据存储器。
 运算过程： $[m] \leftarrow ACC \text{ “AND” } [m]$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

CALL addr 子程序调用
 说明： 本指令直接调用地址所在处的子程序，此时程序计数器加一，将此程序计数器值存到堆栈寄存器中，再将子程序所在处的地址存放到程序计数器中。
 运算过程： $Stack \leftarrow PC+1$
 $PC \leftarrow addr$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

CLR [m] 清除数据存储器
 说明： 本指令将数据存储器内的数值清零。
 运算过程： $[m] \leftarrow 00H$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

CLR [m]. i 将数据存储器的第 i 位清“0”
 说明： 本指令将数据存储器内第 i 位值清零。
 运算过程： $[m].i \leftarrow 0$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

CLR WDT 清除看门狗定时器
 说明： 本指令清除 WDT 计数器(从 0 开始重新计数), 暂停标志位(PDF)和看门狗溢出标志位(TO)也被清零。
 运算过程： $WDT \leftarrow 00H$
 $PDF \& TO \leftarrow 0$
 影响标志位

TO	PDF	OV	Z	AC	C
0	0	—	—	—	—

CLR WDT1 预清除看门狗定时器

说明: 必须搭配 CLR WDT2 一起使用, 才可清除 WDT 计时器(从 0 开始重新计数)。当程序只执行过该指令, 没有执行 CLR WDT2 时, 系统只会不会将暂停标志位(PDF)和计数溢出位(TO)清零, PDF 与 TO 保留原状态不变。

运算过程: $WDT \leftarrow 00H^*$
 $PDF \& TO \leftarrow 0^*$

影响标志位

TO	PDF	OV	Z	AC	C
0*	0*	—	—	—	—

CLR WDT2 预清除看门狗定时器

说明: 必须搭配 CLR WDT1 一起使用, 才可清除 WDT 计时器(从 0 开始重新计数)。当程序只执行过该指令, 没有执行 CLR WDT1 时, 系统只会不会将暂停标志位(PDF)和计数溢出位(TO)清零, PDF 与 TO 保留原状态不变。

运算过程: $WDT \leftarrow 00H^*$
 $PDF \& TO \leftarrow 0^*$

影响标志位

TO	PDF	OV	Z	AC	C
0*	0*	—	—	—	—

CPL [m] 对数据存储器取反, 结果放入数据存储器

说明: 本指令是将数据存储器内保存的数值取反。

运算过程: $[m] \leftarrow \overline{[m]}$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

CPLA [m] 对数据存储器取反, 结果放入累加器

说明: 本指令是将数据存储器内保存的值取反后, 结果存放在累加器中。

运算过程: $ACC \leftarrow \overline{[m]}$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

DAA [m] 将加法运算后放入累加器的值调整为十进制数，并将结果放入数据存储器
 说明 本指令将累加器高低四位分别调整为 BCD 码。如果低四位的值大于“9”或 AC=1，那么 BCD 调整就执行对原值加“6”，并且内部进位标志 AC1= $\overline{AC}$ ，即 AC 求反；否则原值保持不变。如果高四位的值大于“9”或 C=1，那么 BCD 调整就执行对原值加“6”再加 AC1，并把 C 置位；否则 BCD 调整就执行对原值加 AC1，C 的值保持不变。结果存放到数据存储器中，只有进位标志位(C)受影响。

操作 如果 ACC.3~ACC.0 > 9 或 AC=1
 那么 [m].3~[m].0 $\leftarrow$ (ACC.3~ACC.0)+6, AC1= $\overline{AC}$
 否则 [m].3~[m].0 $\leftarrow$ (ACC.3~ACC.0), AC1=0
 并且
 如果 ACC.7~ACC.4+AC1 > 9 或 C=1
 那么 [m].7~[m].4 $\leftarrow$ (ACC.7~ACC.4)+6+ AC1, C=1
 否则 [m].7~[m].4 $\leftarrow$ (ACC.7~ACC.4)+ AC1, C=C

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	√

DEC [m] 数据存储器内容减 1，结果放入数据存储器
 说明： 本指令将数据存储器内的数值减一再放回数据存储器。
 运算过程： [m] $\leftarrow$ [m]-1
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

DECA [m] 数据存储器内容减 1，结果放入累加器
 说明： 本指令将存储器内的数值减一，再放到累加器。
 运算过程： ACC $\leftarrow$ [m]-1
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

HALT 进入暂停模式
 说明： 本指令终止程序执行并关掉系统时钟，RAM 和寄存器内的数值保持原状态，WDT 计数器清“0”，暂停标志位(PDF)被设为 1，WDT 计数溢出位(TO)被清为 0。

运算过程： PC $\leftarrow$ PC+1
 PDF $\leftarrow$ 1
 TO $\leftarrow$ 0

影响标志位

TO	PDF	OV	Z	AC	C
0	1	—	—	—	—

INC [m] 数据存储器的内容加 1，结果放入数据存储器
 说明： 本指令将数据存储器内的数值加一，结果放回数据存储器。
 运算过程： $[m] \leftarrow [m] + 1$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

INCA [m] 数据存储器的内容加 1，结果放入数据存储器
 说明： 本指令是将存储器内的数值加一，结果放到累加器。
 运算过程： $ACC \leftarrow [m] + 1$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

JMP addr 无条件跳转
 说明： 本指令是将要跳到的目的地直接放到程序计数器内。
 运算过程： $PC \leftarrow \text{addr}$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

MOV A, [m] 将数据存储器送至累加器
 说明： 本指令是将数据存储器内的数值送到累加器内。
 运算过程： $ACC \leftarrow [m]$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

MOV A, x 将立即数送至累加器
 说明： 本指令是将立即数送到累加器内。
 运算过程： $ACC \leftarrow x$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

MOV [m], A 将累加器送至数据存储器
 说明： 本指令是将累加器值送到数据存储器内。
 运算过程： $[m] \leftarrow ACC$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

NOP

空指令

说明:

本指令不作任何运算，而只将程序计数器加一。

运算过程:

 $PC \leftarrow PC+1$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

OR A, [m]

累加器与数据存储器做“或”运算，结果放入累加器

说明:

本指令是把累加器、数据存储器值做逻辑或，结果放到累加器。

运算过程:

 $ACC \leftarrow ACC \text{ “OR” } [m]$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

OR A, x

累加器与立即数做“或”运算，结果放入累加器

说明:

本指令是把累加器值、立即数做逻辑或，结果放到累加器。

运算过程:

 $ACC \leftarrow ACC \text{ “OR” } x$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

ORM A, [m]

累加器与数据存储器做“或”运算，结果放入数据存储器

说明:

本指令是把累加器值、存储器值做逻辑或，结果放到数据存储器。

运算过程:

 $[m] \leftarrow ACC \text{ “OR” } [m]$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

RET

从子程序返回

说明:

本指令是将堆栈寄存器中的程序计数器值送回程序计数器。

运算过程:

 $PC \leftarrow Stack$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RET A, x

从子程序返回，并将立即数放入累加器

说明:

本指令是将堆栈寄存器中的程序计数器值送回程序计数器，并将立即数送回累加器。

运算过程:

 $PC \leftarrow Stack$
 $ACC \leftarrow x$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RETI 从中断返回

说明：本指令是将堆栈寄存器中的程序计数器值送回程序计数器，与 RET 不同的是它使用在中断程序结束返回时，它还会将中断控制寄存器 INTC 的 0 位(EMI)中断允许位置 1，允许中断服务。

运算过程： $PC \leftarrow Stack$

$EMI \leftarrow 1$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RL [m] 数据存储器左移一位，结果放入数据存储器

说明：本指令是将数据存储器内的数值左移一位，第 7 位移到第 0 位，结果送回数据存储器。

运算过程： $[m].0 \leftarrow [m].7, [m].(i+1) \leftarrow [m].i; (i=0\sim6)$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RLA [m] 数据存储器左移一位，结果放入累加器

说明：本指令是将存储器内的数值左移一位，第 7 位移到第 0 位，结果送到累加器，而数据存储器内的数值不变。

运算过程： $ACC.0 \leftarrow [m].7, ACC.(i+1) \leftarrow [m].i; (i=0\sim6)$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RLC [m] 带进位将数据存储器左移一位，结果放入数据存储器

说明：本指令是将存储器内的数值与进位标志左移一位，第 7 位取代进位标志，进位标志移到第 0 位，结果送回数据存储器。

运算过程： $[m].(i+1) \leftarrow [m].i; (i=0\sim6)$

$[m].0 \leftarrow C$

$C \leftarrow [m].7$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	√

RLCA [m] 带进位将数据存储器左移一位，结果放入累加器

说明：本指令是将存储器内的数值与进位标志左移一位，第七位取代进位标志，进位标志移到第 0 位，结果送回累加器。

运算过程： $ACC.(i+1) \leftarrow [m].i; (i=0\sim6)$

$ACC.0 \leftarrow C$

$C \leftarrow [m].7$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	√

RR **[m]** 数据存储器右移一位，结果放入数据存储器
 说明： 本指令是将存储器内的数值循环右移，第 0 位移到第 7 位，结果送回数据存储器。
 运算过程： $[m].7 \leftarrow [m].0, [m].i \leftarrow [m].(i+1); \quad (i=0\sim6)$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RRA **[m]** 数据存储器右移一位，结果放入累加器
 说明： 本指令是将数据存储器内的数值循环右移，第 0 位移到第 7 位，结果送回累加器，而数据存储器内的数值不变。
 运算过程： $ACC.7 \leftarrow [m].0, ACC.i \leftarrow [m].(i+1); \quad (i=0\sim6)$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

RRC **[m]** 带进位将数据存储器右移一位，结果放入数据存储器
 说明： 本指令是将存储器内的数值加进位标志循环右移，第 0 位取代进位标志，进位标志移到第 7 位，结果送回存储器。
 运算过程： $[m].i \leftarrow [m].(i+1); \quad (i=0\sim6)$
 $[m].7 \leftarrow C$
 $C \leftarrow [m].0$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	√

RRCA **[m]** 带进位将数据存储器右移一位，结果放入累加器
 说明： 本指令是将数据存储器内的数值加进位标志循环右移，第 0 位取代进位标志，进位标志移到第 7 位，结果送回累加器，数据存储器内的数值不变。
 运算过程： $ACC.i \leftarrow [m].(i+1); \quad (i=0\sim6)$
 $ACC.7 \leftarrow C$
 $C \leftarrow [m].0$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	√

SBC **A,[m]** 累加器与数据存储器、进位标志相减，结果放入累加器
 说明： 本指令是把累加器值减去数据存储器值以及进位标志的取反，结果放到累加器。
 运算过程： $ACC \leftarrow ACC + [\overline{m}] + C$
 影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

SBCM A,[m] 累加器与数据存储器、进位标志相减，结果放入数据存储器

说明： 本指令是把累加器值减去数据存储器值以及进位标志取反，结果放到数据存储器。

运算过程： $[m] \leftarrow ACC + [\bar{m}] + C$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

SDZ [m] 数据存储器减 1，如果结果为“0”，则跳过下一条指令

说明： 本指令是把数据存储器内的数值减 1，判断是否为 0，若为 0 则跳过下一条指令，即如果结果为零，放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以取得正确的指令(二个指令周期)。否则执行下一条指令(一个指令周期)。

运算过程： 如果 $[m]-1=0$ ，跳过下一条指令执行再下一条。

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SDZA [m] 数据存储器减 1，将结果放入累加器，如果结果为“0”，则跳过下一条指令

说明： 本指令是把数据存储器内的数值减 1，判断是否为 0，为 0 则跳过下一行指令并将减完后数据存储器内的数值送到累加器，而数据存储器内的值不变，即若结果为 0，放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以取得正确的指令(二个指令周期)。否则执行下一条指令(一个指令周期)。

运算过程： 如果 $[m]-1=0$ ，跳过下一条指令执行再下一条。

$ACC \leftarrow ([m]-1)$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SET [m] 置位数据存储器

说明： 本指令是把存储器内的数值每个位置为 1。

运算过程： $[m] \leftarrow FFH$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SET [m].i 将数据存储器的第 i 位置“1”

说明： 本指令是把存储器内的数值的第 i 位置为 1。

运算过程： $[m].i \leftarrow 1$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SIZ [m] 数据存储器加 1，如果结果为“0”，则跳过下一条指令

说明：本指令是把数据存储器内的数值加 1，判断是否为 0。若为 0，跳过下一条指令，即放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以取得正确的指令(二个指令周期)。否则执行下一条指令(一个指令周期)。

运算过程：如果 $([m]+1=0)$ ，跳过下一行指令； $[m] \leftarrow [m]+1$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SIZA 数据存储器加 1，将结果放入累加器，如果结果为“0”，则跳过下一条指令

说明：本指令是把数据存储器内的数值加 1，判断是否为 0，若为 0 跳过下一条指令，即放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以取得正确的指令(二个指令周期)，并将加完后存储器内的数值送到累加器，而数据存储器的值保持不变。否则执行下一条指令(一个指令周期)。

运算过程：如果 $[m]+1=0$ ，跳过下一行指令； $ACC \leftarrow ([m]+1)$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SNZ [m]. i 如果数据存储器的第 i 位不为“0”，则跳过下一条指令

说明：本指令是判断数据存储器内的数值的第 i 位，若不为 0，则程序计数器再加 1，跳过下一行指令，放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以取得正确的指令(二个指令周期)。否则执行下一条指令(一个指令周期)。

运算过程：如果 $[m].i \neq 0$ ，跳过下一行指令。

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SUB A, [m] 累加器与数据存储器相减，结果放入累加器

说明：本指令是把累加器值、数据存储器值相减，结果放到累加器。

运算过程： $ACC \leftarrow ACC + [\bar{m}] + 1$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

SUB A, x 累加器与立即数相减，结果放入累加器

说明：本指令是把累加器值、立即数相减，结果放到累加器。

运算过程： $ACC \leftarrow ACC + \bar{x} + 1$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

SUBM A, [m] 累加器与数据存储器相减，结果放入数据存储器
说明： 本指令是把累加器值、存储器值相减，结果放到存储器。
运算过程： $[m] \leftarrow ACC + [\overline{m}] + 1$
影响标志位

TO	PDF	OV	Z	AC	C
—	—	√	√	√	√

SWAP [m] 交换数据存储器的高低字节，结果放入数据存储器
说明： 本指令是将数据存储器的低四位和高四位互换，再将结果送回数据存储器。
运算过程： $[m].7 \sim [m].4 \leftrightarrow [m].3 \sim [m].0$
影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SWAPA [m] 交换数据存储器的高低字节，结果放入累加器
说明： 本指令是将数据存储器的低四位和高四位互换，再将结果送回累加器。
运算过程： $ACC.3 \sim ACC.0 \leftarrow [m].7 \sim [m].4$
 $ACC.7 \sim ACC.4 \leftarrow [m].3 \sim [m].0$
影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SZ [m] 如果数据存储器为“0”，则跳过下一条指令
说明： 本指令是判断数据存储器内的数值是否为0，为0则跳过下一行指令，即放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以得正确的指令(二个指令周期)。否则执行下一条指令(一个指令周期)。
运算过程： 如果 $[m] = 0$ ，跳过下一行指令。
影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SZA [m] 数据存储器送至累加器，如果内容为“0”，则跳过下一条指令
说明： 本指令是判断存储器内的数值是否为0，若为0则跳过下一行指令，即放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以得正确的指令(二个指令周期)。并把存储器内值送到累加器，而存储器的值保持不变。否则执行下一条指令(一个指令周期)。
运算过程： 如果 $[m] = 0$ ，跳过下一行指令，并 $ACC \leftarrow [m]$ 。
影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

SZ **[m].i** 如果数据存储器的第 i 位为 “0”，则跳过下一条指令

说明： 本指令是判断存储器内第 i 位值是否为 0，若为 0 则跳过下一行指令，即放弃在目前指令执行期间所取得的下一条指令，并插入一个空周期用以得正确的指令(二个指令周期)。否则执行下一条指令(一个指令周期)。

运算过程： 如果 [m].i = 0，跳过下一行指令。

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

TABRDC [m] 读取 ROM 当前页的内容，并送至数据存储器 and TBLH

说明： 本指令是将表格指针指向程序寄存器当前页，将低字节送到存储器，高字节直接送到 TBLH 寄存器内。

运算过程： [m] ← 程序存储器低字节
TBLH ← 程序存储器高字节

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

TABRDL [m] 读取 ROM 最后一页的内容，并送至数据存储器 and TBLH

说明： 本指令是将 TABLE 指针指向程序寄存器最后页，将低字节送到存储器，高字节直接送到 TBLH 寄存器内。

运算过程： [m] ← 程序存储器低字节
TBLH ← 程序存储器高字节

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	—	—	—

XOR A, [m] 累加器与立即数做 “异或” 运算，结果放入累加器

说明： 本指令是把累加器值、数据存储器值做逻辑异或，结果放到累加器。

运算过程： $ACC \leftarrow ACC \text{ “XOR” } [m]$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

XORM A, [m] 累加器与数据存储器做 “异或” 运算，结果放入数据存储器

说明： 本指令是把累加器值、数据存储器值做逻辑异或，结果放到数据存储器。

运算过程： $[m] \leftarrow ACC \text{ “XOR” } [m]$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

XOR A, x 累加器与数据存储器做 “异或” 运算，结果放入累加器

说明： 本指令是把累加器值与立即数做逻辑异或，结果放到累加器。

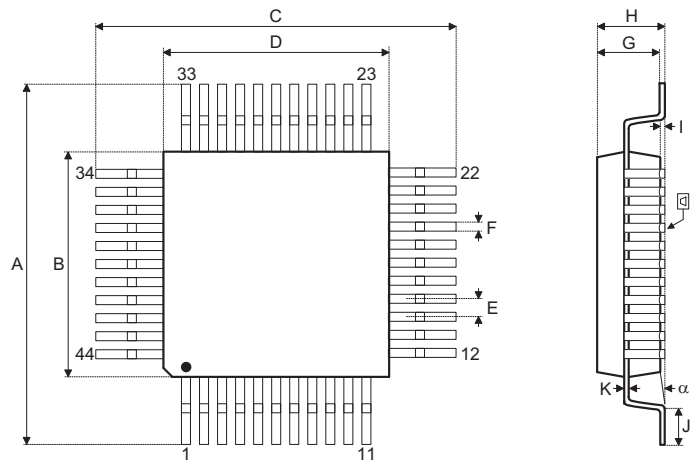
运算过程： $ACC \leftarrow ACC \text{ “XOR” } x$

影响标志位

TO	PDF	OV	Z	AC	C
—	—	—	√	—	—

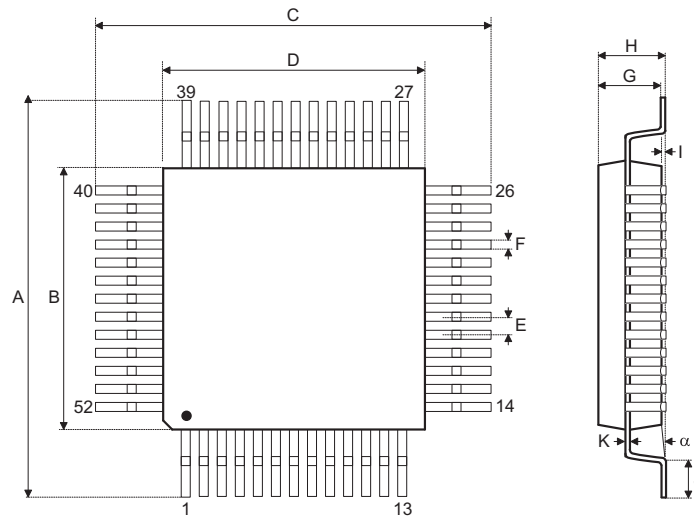
封装信息

44-pin QFP (10×10)外形尺寸



符号	尺寸 (单位: mm)		
	最小	典型	最大
A	13	—	13.4
B	9.9	—	10.1
C	13	—	13.4
D	9.9	—	10.1
E	—	0.8	—
F	—	0.3	—
G	1.9	—	2.2
H	—	—	2.7
I	0.25	—	0.5
J	0.73	—	0.93
K	0.1	—	0.2
L	—	0.1	—
α	0°	—	7°

52-pin QFP (14×14)外形尺寸



符号	尺寸 (单位: mm)		
	最小	典型	最大
A	17.3	—	17.5
B	13.9	—	14.1
C	17.3	—	17.5
D	13.9	—	14.1
E	—	1	—
F	—	0.4	—
G	2.5	—	3.1
H	—	—	3.4
I	—	0.1	—
J	0.73	—	1.03
K	0.1	—	0.2
α	0°	—	7°

盛群半导体股份有限公司（总公司）

新竹市科学工业园区研新二路 3 号

电话: 886-3-563-1999

传真: 886-3-563-1189

网站: www.holtek.com.tw

盛群半导体股份有限公司（台北业务处）

台北市南港区园区街 3 之 2 号 4 楼之 2

电话: 886-2-2655-7070

传真: 886-2-2655-7373

传真: 886-2-2655-7383 (International sales hotline)

盛扬半导体有限公司（上海业务处）

上海宜山路 889 号 2 号楼 7 楼 200233

电话: 021-6485-5560

传真: 021-6485-0313

网站: www.holtek.com.cn

盛扬半导体有限公司（深圳业务处）

深圳市南山区科技园科技中三路与高新中二道交汇处生产力大楼 A 单元五楼 518057

电话: 0755-8616-9908, 8616-9308

传真: 0755-8616-9722

盛扬半导体有限公司（北京业务处）

北京市西城区宣武门西大街甲 129 号金隅大厦 1721 室 100031

电话: 010-6641-0030, 6641-7751, 6641-7752

传真: 010-6641-0125

盛扬半导体有限公司（成都业务处）

成都市东大街 97 号香槟广场 C 座 709 室 610016

电话: 028-6653-6590

传真: 028-6653-6591

Holtek Semiconductor (USA), Inc.（北美业务处）

46712 Fremont Blvd., Fremont, CA 94538

电话: 510-252-9880

传真: 510-252-9885

网站: www.holtek.com

Copyright © 2007 by HOLTEK SEMICONDUCTOR INC.

使用指南中所出现的信息在出版当时相信是正确的，然而盛群对于说明书的使用不负任何责任。文中提到的应用目的仅仅是用来做说明，盛群不保证或表示这些没有进一步修改的应用将是适当的，也不推荐它的产品使用在会由于故障或其它原因可能会对人身造成危害的地方。盛群产品不授权使用于救生、维生器件或系统中做为关键器件。盛群拥有不事先通知而修改产品的权利，对于最新的信息，请参考我们的网址 <http://www.holtek.com.tw>