

ZLG500 开发板使用说明

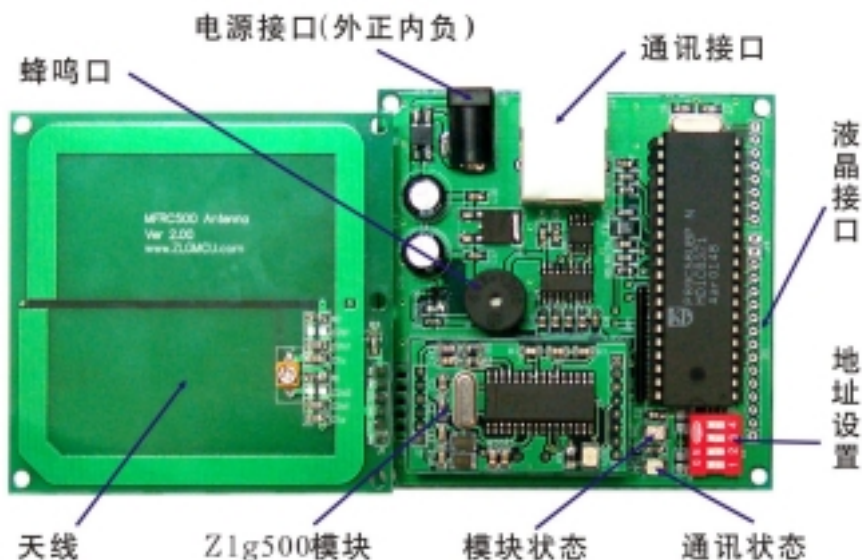
(详细资料随板赠送)

1 基本特征

- 适用于对 mifare 读卡模块 ZLG500A/B 进行开发，可通过跳线选择；
- 9V 供电，内部 5V 稳压，电流约 100 毫安（模块工作时）；
- 可设置从机地址，可以进行一对一 RS232 通信，也可实现一对多的 RS485 主从通信（ZLG500A）；
- 提供 PC 机 VC 演示软件和动态链接库；
- 有蜂鸣器和发光二极管进行报警；
- 预留液晶显示器接口。

2 硬件描述

一、照片和接口说明



通信接口 8 针 RJ45 接口，设方形焊盘为第 1 脚，然后呈 S 形依次管脚号递增。管脚排列如下：

1、+5V；2、GND；3、RS232-TXD；4、RS485+（A）；5、RS485-（B）；6、RS232-RXD。

二、跳线设置

在模块下面有两排跳线 JP1 和 JP2，通过不同的跳线组合，能使开发板分别适用于 A 和 B 型模块。

1、A 型跳线。

在这种情况下能进行一对一的 RS232 和一对多的 RS485 通信，通过 DIP 开关可以设置从机地址，如下图所示。

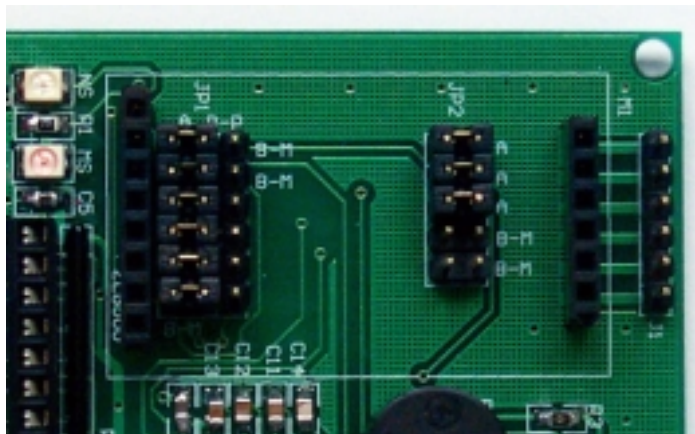
各个控制连接情况如下：

zlg500A: SCLK—MCU 的 P1.6；SDATA—MCU 的 P1.5；SS—MCU 的 P3.2；RST—MCU 的 P1.4；

CTRL—模块状态指示 MS；BZ—蜂鸣器驱动。

MCU: MCU 的 P1.7—网络状态指示 NS；MCU 的 P3.7—max485 的 2、3 脚；

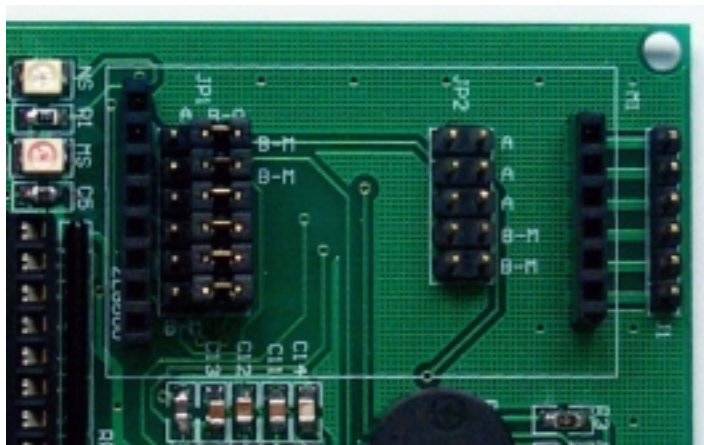
MCU 的 P3.0（RXD）—max232 的 12 脚；MCU 的 P3.1（TXD）—max232 的 10 脚；



2、B 型跳线

B 型跳线分为两种：B-P 法和 B-M 法。

(1) B-P 为 B 型模块直接与 PC 机通过 RS232 接口连接。跳线如下图所示：

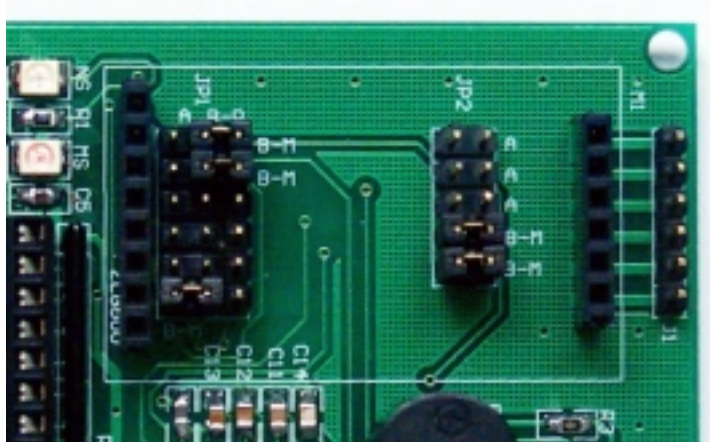


各个控制连接情况如下：

zlg500B: CTRL—模块状态指示 MS; BZ—蜂鸣器驱动; RST—阻容复位; CON485—max485 的 2、3 脚;
RXD—max232 的 12 脚; TXD—max232 的 10 脚。

MCU: 未用

(2) B-M 为 B 型模块与 MCU 连接，此时 max232 及 max485 芯片将失去作用。跳线如下图所示：



zlg500B: CTRL—模块状态指示 MS; BZ—蜂鸣器驱动; RST—MCU 的 P1.4; CON485—悬空;
RXD—MCU 的 TXD (P3.1); TXD—MCU 的 RXD (P3.0)。

MCU: MCU 的 P1.7—网络状态指示 NS。