
中文字库液晶显示器使用手册

19264M

目 录

- (一) 概述
- (二) 外形尺寸
- (三) 模块主要硬件构成说明
- (四) 模块的外部接口
- (五) 指令说明
- (六) 读写操作时序
- (七) 软件初始化
- (八) 应用举例
- (九) 字库表

一、概述

19264M 是一种图形点阵液晶显示器,它主要由行驱动器/列驱动器及 192×64 全点阵液晶显示器组成.可完成图形显示,也可以显示 8×4 个(16×16 点阵)汉字.与外部 CPU 接口可采用串行或并行方式控制。

主要技术参数和性能:

1. 电源:VDD:+5V。
2. 显示内容:192(列)×64(行)点。
3. 全屏幕点阵。
4. 2M ROM(CGROM) 总共提供 8192 个汉字(16×16 点阵)。
5. 16K ROM(HCGROM) 总共提供 128 个字符(16×8 点阵)。
6. 工作温度: -20℃ ∽ +70℃ , 存储温度: -30℃ ∽ +80℃

二、外形尺寸图

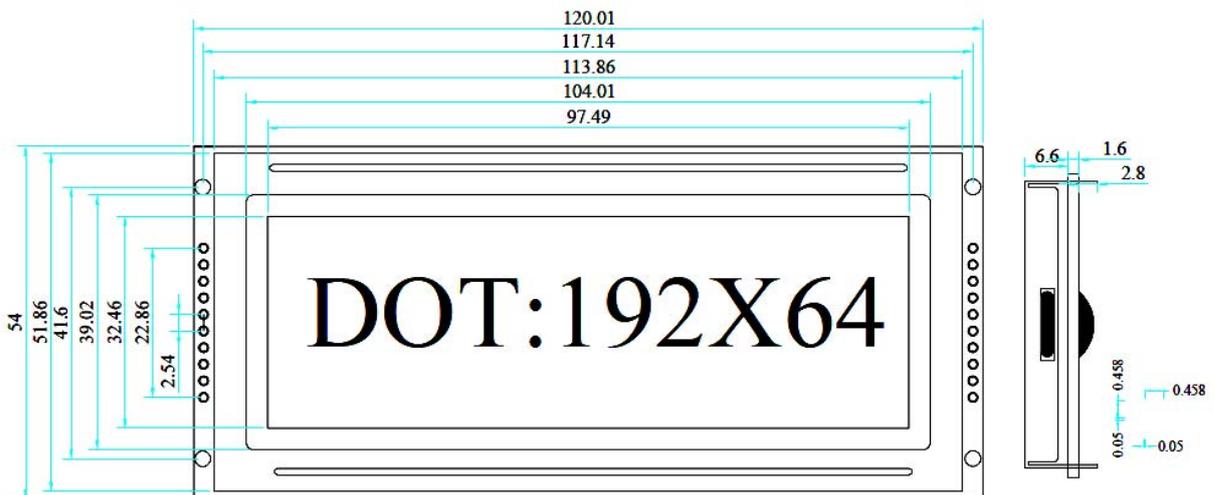
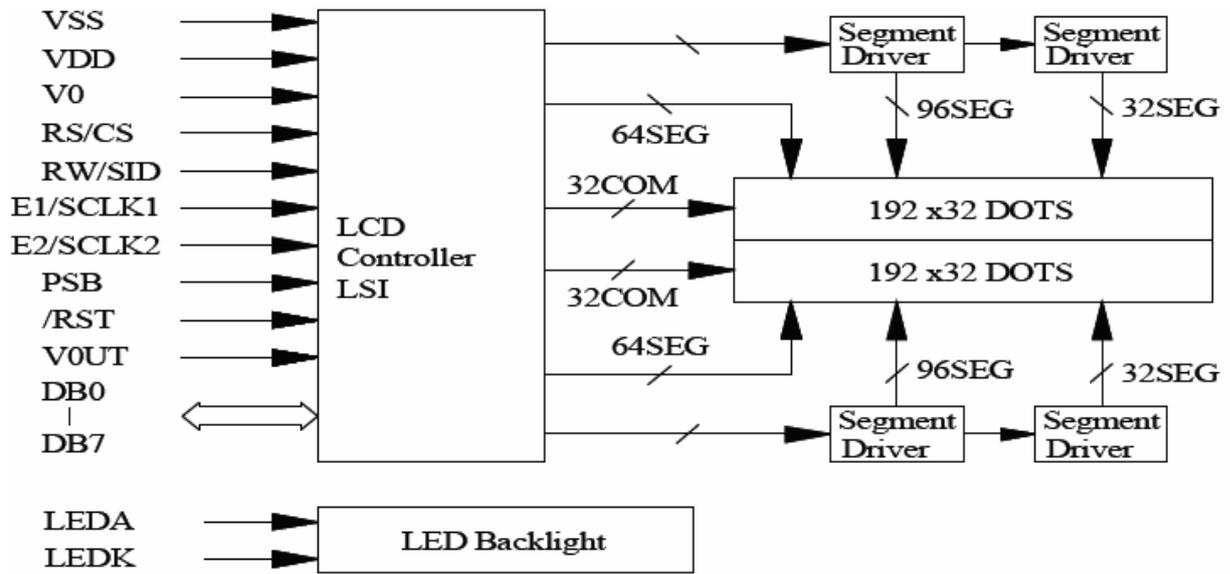


图 1

表 1

ITEM	NOMINAL DIMEN	UNIT
模块体积	120×54×11	mm
视域	104×39.2	mm
行列点阵数	192×64	DOTS
点距离	0.508×0.508	mm
点大小	0.458×0.458	mm

三. 模块主要硬件构成说明



RS, R/W 的配合选择决定控制界面的 4 种模式:

RS	R/W	功能说明
L	L	MPU 写指令到指令暂存器 (IR)
L	H	读出忙标志 (BF) 及地址计数器 (AC) 的状态
H	L	MPU 写入数据到数据暂存器 (DR)
H	H	MPU 从数据暂存器 (DR) 中读出数据

- 忙标志:BF

BF 标志提供内部工作情况. BF=1 表示模块在进行内部操作, 此时模块不接受外部指令和数据. BF=0 时, 模块为准备状态, 随时可接受外部指令和数据.

利用 STATUS R D 指令, 可以将 BF 读到 DB7 总线, 从而检验模块之工作状态.

- 字型产生 ROM (CGROM)

字型产生 ROM (CGROM) 提供 8192 个此触发器是用于模块屏幕显示开和关的控制. DFF=1 为开显示 (DISPLAY ON), DDRAM 的内容就显示在屏幕上, DFF=0 为关显示 (DISPLAY OFF)。

DFF 的状态是指令 DISPLAY ON/OFF 和 RST 信号控制的。

- 显示数据 RAM (DDRAM)

显示数据 RAM 提供 64×2 个位元组的空间, 最多可控制 4 行 16 字 (64 个字) 的中文字型显示, 当写入显示数据 RAM 时, 可分别显示 CGROM 与 CGRAM 的字型; 此模块可显示三种字型, 分别是瘦长的英数字型、CGRAM 字型及 CGROM 的中文字型, 三种字型的选择, 由在 DDRAM 中写入的编码选择, 在 00~0F 的编码中将选择 CGRAM 的字定义字型, 10~7F 的编

码中将选择瘦长英数字的字型，至于 A0 以上的编码将自动的结合下一个位元组，组成两个位元组的编码形成中文字型的编码（A140~D75F）。

- 字型产生 RAM (CGRAM)

字型产生 RAM 提供图象定义(造字)功能，可以提供四组 16×16 点的自定义图象空间，使用者可以将内部字型没有提供的图象字型自行定义到 CGRAM 中，便可和 CGRAM 中的定义一般的通过 DDRAM 显示在荧屏中。

- 地址计数器 AC

地址计数器是用来贮存 DDRAM/CGRAM 之一的地址,它可由设定指令暂存器来改变,之后只要读取或是写入 DDRAM/CGRAM 的值时,地址计数器的值就会自动加一,当 RS 为“0”时而 R/W 为“1”时,地址计数器的值会被读取到 DB6~DB0 中。

- LCD 驱动电路

-

LCD 驱动电路提供 33 COMMON 以及 64 SEGMENT 信号来驱动 LCD 棉板, SEGMENT 数据从 CGRAM/CGROM 转换储存到 64 位元的 SEGMENT 串列锁存,当 33 个 COMMON 中的一个 COMMON 输出时,相对应的 SEGMENT 数据将从 64 位元的串列锁存输出到 SEGMENT 驱动电路。

- 游标/闪烁控制电路

-

此模块提供硬体游标及闪烁控制电路,由地址计数器的值来指定 DDRAM 中的游标或闪烁位置。

- DDRAM 地址表(上半屏 E1)

	列 1	列 2	列 3	列 4	列 5	列 6	列 7	列 8	列 9	列 10	列 11	列 12
行 1	80H	81H	82H	83H	84H	85H	86H	87H	98H	99H	9AH	9BH
行 2	90H	91H	92H	93H	94H	95H	96H	97H	88H	89H	8AH	8BH

- DDRAM 地址表(下半屏 E2)

行 3	80H	81H	82H	83H	84H	85H	86H	87H	98H	99H	9AH	9BH
行 4	90H	91H	92H	93H	94H	95H	96H	97H	88H	89H	8AH	8BH

四、模块的外部接口

外部接口信号如下表所示（并行接口 JP/PCB 上的 PS 连接到 VDD 端）：

管脚号	管脚名称	LEVER	管脚功能描述
1	VSS	0V	电源地
2	VCC	+5V	电源正（可以选择 3.0-5.5V）
3	V0	-	液晶显示器驱动电压(可调；可固定)
4	RST	H/L	Reset Signal (Active Low)
5	RS	H/L	RS=“H”，表示 DB7~DB0 为显示数据 RS=“L”，表示 DB7~DB0 为控制指令
6	R/W	H/L	R/W=“H”，E=“H”，数据被读到 DB7~DB0 R/W=“L”，E=“H→L”，DB7~DB0 的数据被写到 IR 或 DR
7	E1/SCLK1	H/L	Upper Scyeen:Enable Signal(Parallel)/Serial Clock
8	E2/SCLK2	H/L	Upper Scyeen:Enable Signal(Parallel)/Serial Clock
9	PSB	H/L	H:Parallel Mode; L:Serial mode
10	NC		
11	DB0	H/L	数据线
12	DB1	H/L	数据线
13	DB2	H/L	数据线
14	DB3	H/L	数据线
15	DB4	H/L	数据线
16	DB5	H/L	数据线
17	DB6	H/L	数据线
18	DB7	H/L	数据线
19	LED+	5 V	背光源+（可以选择 3.0-5.5V）
20	LED-	0 V	背光源-

外部接口信号如下表所示（串行接口 JS/PCB 上的 PS 连接到 VSSS 端）：

管脚号	管脚名称	LEVER	管脚功能描述
1	VSS	0V	电源地
2	VCC	+5V	电源正（可以选择 3.0-5.5V）
3	V0	-	液晶显示器驱动电压(可调；可固定)
4	RST	H/L	Reset Signal (Active Low)
5	RS	H/L	RS=“H”，表示 DB7~DB0 为显示数据 RS=“L”，表示 DB7~DB0 为控制指令
6	R/W	H/L	R/W=“H”，E=“H”，数据被读到 DB7~DB0 R/W=“L”，E=“H→L”，DB7~DB0 的数据被写到 IR 或 DR
7	E1/SCLK1	H/L	Upper Scyeen:Enable Signal(Parallel)/Serial Clock
8	E2/SCLK2	H/L	Upper Scyeen:Enable Signal(Parallel)/Serial Clock
9	PSB	H/L	H:Parallel Mode; L:Serial mode

五、指令说明

IC1 提供两套控制命令，基本指令和扩充指令如下：

指令表 1：（RE=0：基本指令）

指令	指令码										功能	
	RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0		
清除显示	0	0	0	0	0	0	0	0	0	0	1	将DDRAM填满"20H",并且设定DDRAM的地址计数器(AC)到"00H"
地址归位	0	0	0	0	0	0	0	0	0	1	X	设定 DDRAM 的地址计数器 (AC)到"00H",并且将游标移到开头原点位置;这个指令不改变 DDRAM 的内容
显示状态开/关	0	0	0	0	0	0	1	D	C	B		D=1: 整体显示 ON C=1: 游标 ON B=1: 游标位置 ON
进入点设定	0	0	0	0	0	0	0	1	I/D	S		指定在数据的读取与写入时,设定游标的移动方向及指定显示的移位
游标或显示移位控制	0	0	0	0	0	1	S/C	R/L	X	X		设定游标的移动与显示的移位控制位;这个指令不改变 DDRAM 的内容
功能设定	0	0	0	0	1	DL	X	0 RE	X	X		DL=1(必须设为 1) RE=1: 扩充指令操作 RE=0: 基本指令操作
设定 CGRAM 地址	0	0	0	1	AC5	AC4	AC3	AC2	AC1	AC0		设定 DDRAM 地址到地址计数器
设定 DDRAM 地址	0	0	1	AC6	AC5	AC4	AC3	AC2	AC1	AC0		设定 CGRAM 地址到地址计数器
读取忙标志和地址	0	1	BF	AC6	AC5	AC4	AC3	AC2	AC1	AC0		读取忙标志(BF)可以确认内部动作是否完成,同时可以读出地址计数器(AC)的值
写数据到 RAM	1	0	数据									将数据 D7~D0 写入到内部的 RAM (DDRAM/CGRAM/IRAM/GRAM)
读出 RAM 的值	1	1	数据									从内部 RAM 读取数据 D7~D0 (DDRAM/CGRAM/IRAM/GRAM)

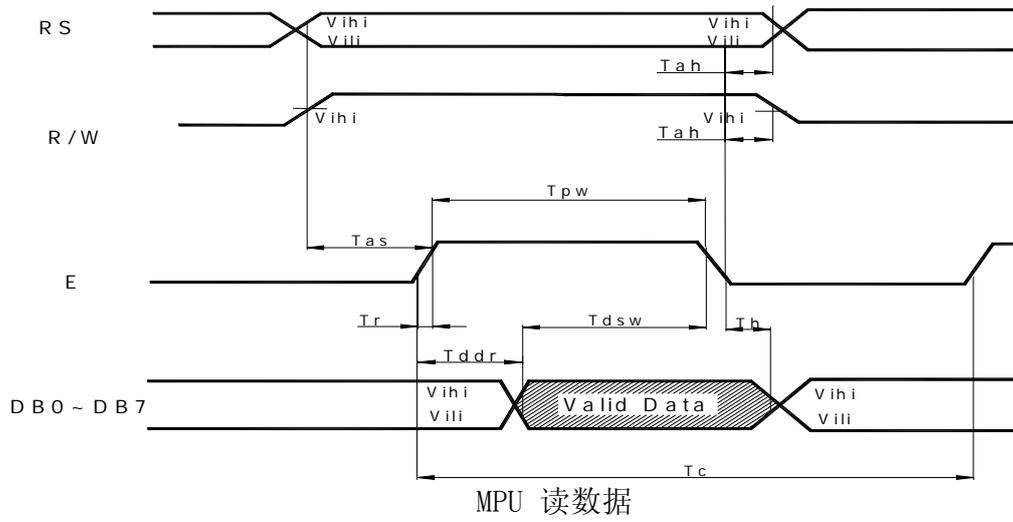
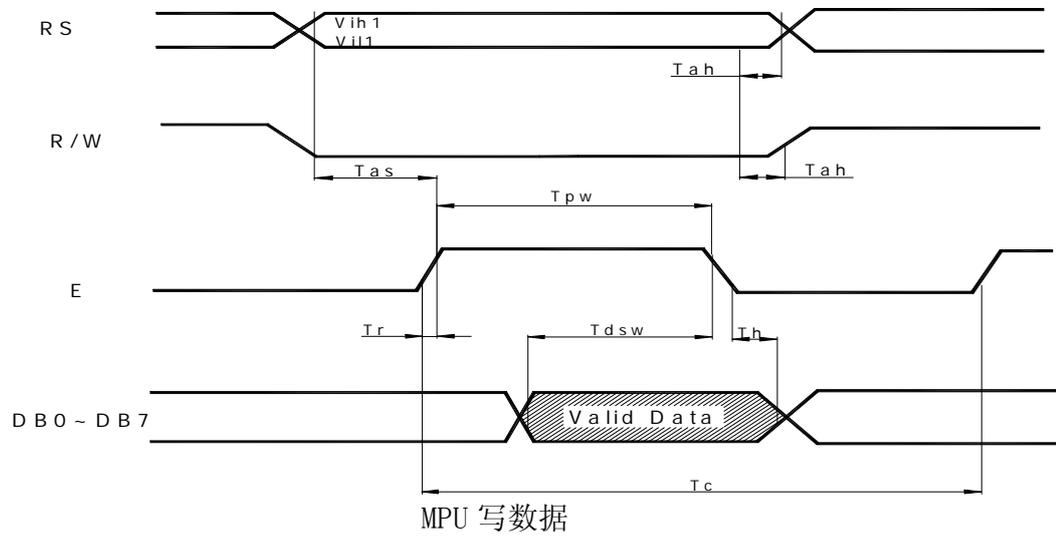
指令表 2: (RE=1: 扩充指令)

指令	指令码										功能	
	RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0		
待命模式	0	0	0	0	0	0	0	0	0	0	1	进入待命模式, 执行其他指令都裸终止待命模式
卷动地址开关开启	0	0	0	0	0	0	0	0	0	1	SR	SR=1: 允许输入卷动地址 SR=0: 允许输入 IRAM 地址
反白选择	0	0	0	0	0	0	0	0	1	R1	R0	选择 4 行中的任一行作反白显示, 并可决定反白与否
睡眠模式	0	0	0	0	0	0	0	1	SL	X	X	SL=0: 进入睡眠模式 SL=1: 脱离睡眠模式
点距书面移位控制	0	0	0	0	0	0	1	OA	LR	L1	L0	OA=1: 选择单行移位 OA=0: 全部 4 行一起移位 LR=1: 点距右移 LR=0: 点距左移 L1, L0: 选择移位行
扩充功能设定	0	0	0	0	1	CL	X	1	RE	G	GP	CL=1 (必须设为 1) RE=1: 扩充指令操作 RE=0: 基本指令操作 G=0: (必须设为 0) GP=0: (必须设为 0)
设定 IRAM 地址或是卷动地址	0	0	0	1	AC5	AC4	AC3	AC2	AC1	AC0		SR=1: AC5~AC0 为卷动地址 SR=0: AC5~AC0 为 ICON RAM 地址
设定绘图 RAM 地址	0	0	1	AC6	AC5	AC4	AC3	AC2	AC1	AC0		

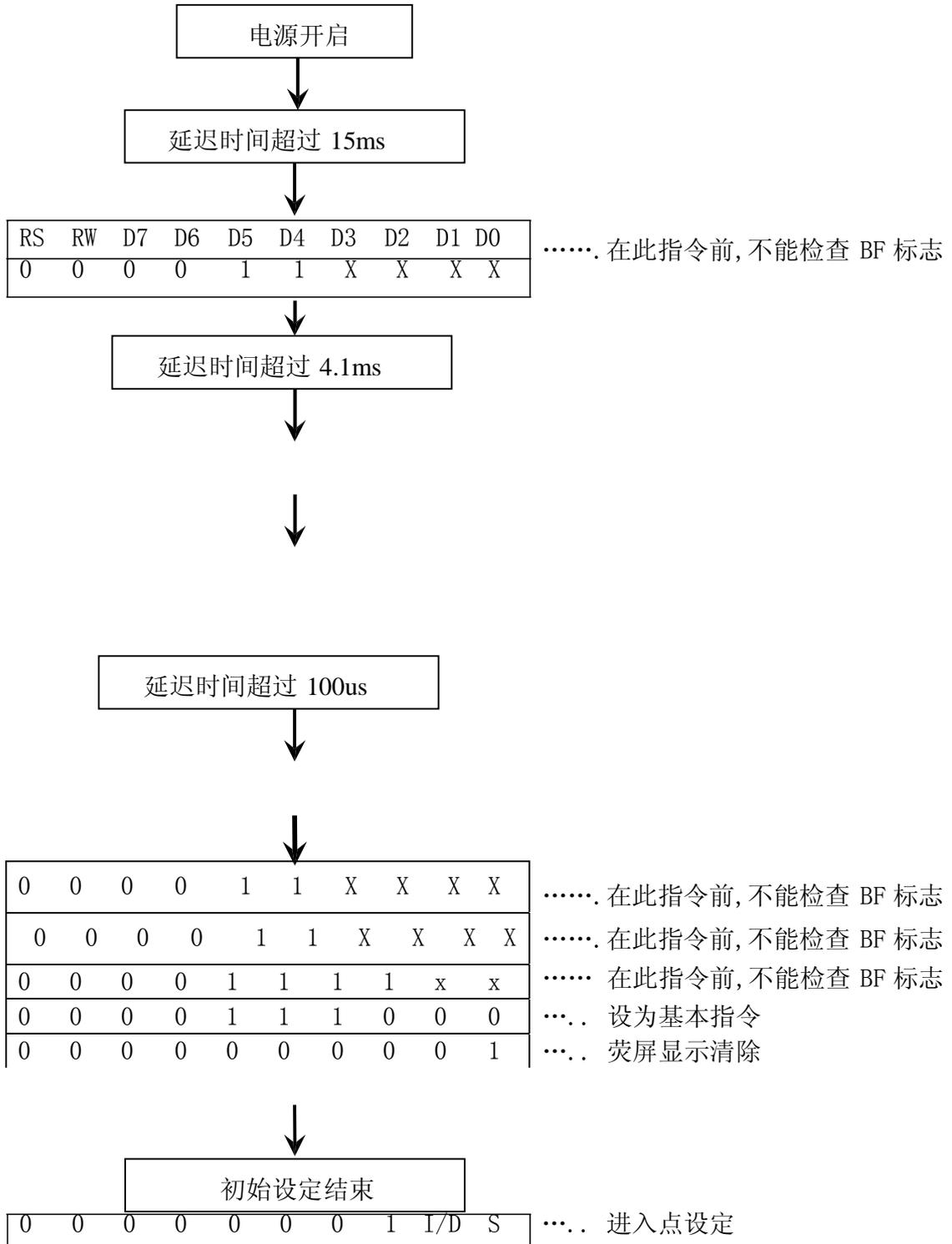
备注; 当 IC1 在接受指令前, 微处理器必须先确认其内部处于非忙碌状态, 即读取 BF 标志时, BF 需为零, 方可接受新的指令; 如果在送出一个指令前并不检查 BF 标志, 那么在前一个指令和这个指令中间必须延长一段较长的时间, 即是等待前一个指令确实执行完成。

六、时序图

八位元界面时序图：



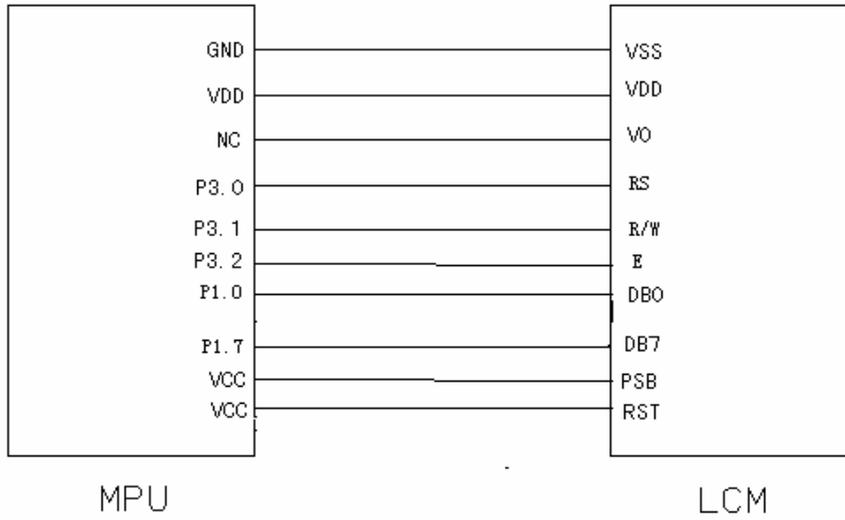
七、软件初始化:(8 位接口)



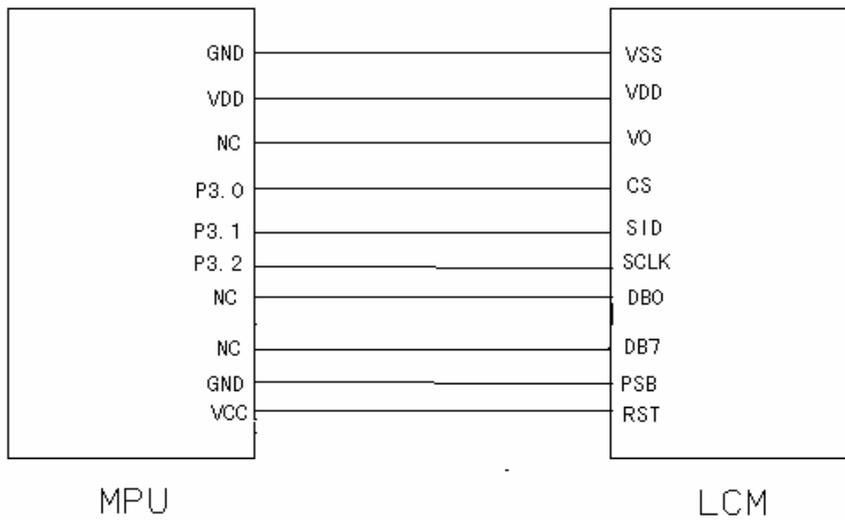
八、应用举例：

KNY19264M 与单片机 AT89C51 的一种接口如图 5. 所示

1. 并口接线方式：



2. 串口接线方式：



```
;This program is for kny19264m
```

```
; RS -----P3.3
; R/W-----P3.1
; E1-----P3.0
; E2-----P3.2
; DB0~7----P1
```

```
RS    EQU    P3.3
RW    EQU    P3.1
E     EQU    P3.0
BL    EQU    P3.5
```

```
ORG    0000H
AJMP   START
ORG    0003H
LJMP   PAUSE
```

```
START:
```

```
MOV    IE,#81H      ;EXT. INTO PERMIT
MOV    IP,#01H     ;INT0 IS FIRST INT. LEVEL
MOV    TCON,#00H   ;TIMER/COUNTER CONTROLER INIT.
mov    SP, #67h
LCALL  DELAY
LCALL  DELAY
LCALL  SETUP
LCALL  DEF_CHAR
MOV    A,#80H LCALL
WRITE_COM MOV
R3,#8
```

```
TEST11:
```

```
MOV    DPTR,#CGRAM1 ;CGRAM TEST
LCALL  WRITE_CGRAM
DJNZ  R3,TEST11
MOV    A,#90H
LCALL  WRITE_COM
MOV    R3,#8
```

```
TEST12:
```

```
MOV    DPTR,#CGRAM1
LCALL  WRITE_CGRAM
DJNZ  R3,TEST12
LCALL  DELAY
LCALL  DELAY
LCALL  DELAY
LCALL  DELAY
LCALL  DELAY
MOV    A,#80H
LCALL  WRITE_COM
MOV    R3,#8
```

```
TEST21:
```

```
MOV    DPTR,#CGRAM2
LCALL  WRITE_CGRAM
DJNZ  R3,TEST21
MOV    A,#90H
LCALL  WRITE_COM
MOV    R3,#8
```

```
TEST22:
  MOV DPTR,#CGRAM2
  LCALL WRITE_CGRAM
  DJNZ R3,TEST22
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  MOV A,#80H
  LCALL WRITE_COM
  MOV R3,#8
TEST31:
  MOV DPTR,#CGRAM3
  LCALL WRITE_CGRAM
  DJNZ R3,TEST31
  MOV A,#90H
  LCALL WRITE_COM
  MOV R3,#8
TEST32:
  MOV DPTR,#CGRAM3
  LCALL WRITE_CGRAM
  DJNZ R3,TEST32
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  MOV A,#80H
  LCALL WRITE_COM
  MOV R3,#8
TEST41:
  MOV DPTR,#CGRAM4
  LCALL WRITE_CGRAM
  DJNZ R3,TEST41
  MOV A,#90H
  LCALL WRITE_COM
  MOV R3,#8
TEST42:
  MOV DPTR,#CGRAM4
  LCALL WRITE_CGRAM
  DJNZ R3,TEST42
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY
  LCALL DELAY

SETB BL ;OPEN BACKLIGHT
MOV A#80H ;WORD TEST
LCALL WRITE_COM
MOV DPTR,#CHINESE
LCALL WRITE_HZ
MOV A,#90H
LCALL WRITE_COM
```

```

MOV DPTR,#TABLE1
LCALL WRITE_ASCII
LCALL DELAY
LCALL DELAY
LCALL DELAY
LCALL DELAY
LCALL DELAY
MOV A,#80H
LCALL WRITE_COM
MOV DPTR,#table1
LCALL WRITE_ascii
MOV A,#90H
LCALL WRITE_COM
MOV DPTR,#chinese
LCALL WRITE_hz
LCALL DELAY
LCALL DELAY
LCALL DELAY
LCALL DELAY
LCALL DELAY
AAA:  LJMPL START

SETUP:
    LCALL DELAY
    LCALL DELAY
    LCALL DELAY
CLR    BL          ;CLOSE BACKLIGHT
MOV    A,#01H     ;CLEAR DISPLAY
LCALL WRITE_COM
MOV    A,#00110000B ;FUNCTION SETTING
LCALL WRITE_COM
MOV    A,#00000010B ;DDRAM SET TO '00H'
LCALL WRITE_COM
MOV    A,#00000100B ;
LCALL WRITE_COM
MOV    A,#00001100B ;DISPLAY ON
LCALL WRITE_COM
MOV    A,#00000001B ;CLEARING SCREEN
LCALL WRITE_COM
MOV    A,#10000000B ;SET DDRAM ADDRESS
LCALL WRITE_COM
RET

WRITE_COM:          ;WRIT///cv
                   ;WRITE COMMANDS TO ST7920
    LCALL DELAY1   ;INSTEAD OF CHECKING BF STATE
    CLR    RS
    CLR    RS
    CLR    RW
    CLR    RW
    MOV    P1,A
    MOV    P1,A
    SETB  E
    SETB  E
    NOP

```

```

NOP
CLR E
CLR E
;LCALL DELAY1
RET
WRITE_DAT:          ;WRITE DISPLAY DATAS TO ST79220
    LCALL DELAY1
    SETB RS
    SETB RS
    CLR RW
    CLR RW
    MOV P1,A
    MOV P1,A
    SETB E
    SETB E
    NOP
    NOP
    CLR E
    CLR E
    RET

DELAY1:
    MOV R7,#010H
D11:    MOV R6,#010H
        DJNZ R6,$
        DJNZ R7,D11
        RET

DELAY:
    MOV R1,#00H
D2:    MOV R2,#00H
        DJNZ R2,$
        DJNZ R1,D2
        RET

DEF_CHAR:          ;WRITE TO CGRAM
    MOV A,#01000000B ;SET CGRAM ADDRESS
    LCALL WRITE_COM
    MOV R3,#8
DEF1:
    MOV A,#000H
    LCALL WRITE_DAT
    LCALL WRITE_DAT
    MOV A,#0FFH
    LCALL WRITE_DAT
    LCALL WRITE_DAT
    DJNZ R3,DEF1
    MOV R3,#8
DEF2:
    MOV A,#0AAH
    LCALL WRITE_DAT
    LCALL WRITE_DAT
    MOV A,#0AAH
    LCALL WRITE_DAT
    LCALL WRITE_DAT
```

```
DJNZ R3,DEF2
MOV R3,#8
DEF3:
MOV A,#055H
LCALL WRITE_DAT
LCALL WRITE_DAT
MOV A,#0AAH
LCALL WRITE_DAT
LCALL WRITE_DAT
DJNZ R3,DEF3
mov R3,#8
DEF4:
MOV A,#0FFH
LCALL WRITE_DAT
LCALL WRITE_DAT
LCALL WRITE_DAT
LCALL WRITE_DAT
DJNZ R3,DEF4
RET
WRITE_ASCII:
MOV R4,#32
DDDD: CLR A
MOV C A,@A+DPTR
LCALL WRITE_DAT
INC DPTR
DJNZ R4,DDDD
RET
WRITE_HZ: ;WRITE 8 CHINESE TO LCD
MOV R4,#16
DD: CLR A
MOV C A,@A+DPTR
INC DPTR
LCALL WRITE_DAT
CLR A
MOV C A,@A+DPTR
INC DPTR
LCALL WRITE_DAT
DJNZ R4,DD
RET
WRITE_CGRAM: ;CGRAM TESTING
CLR A
MOV C A,@A+DPTR
LCALL WRITE_DAT
INC DPTR
CLR A
MOV C A,@A+DPTR
LCALL WRITE_DAT
RET
PAUSE: SETB P3.2 ;PAUSE KEY PROCESS
SETB P3.2
LCALL DELAY1
MOV C,P3.2
MOV C,P3.2
JNC PAUSE ;CHECK KEY WAS PRESSED
```

```
PAUSE1:MOV    C,P3.2
          MOV    C,P3.2
          LCALL  DELAY1
          JC     PAUSE1    ;CHECK KEY OPEN AFTER PRESSED
PAUSE2:SETB   P3.2
          SETB   P3.2
          LCALL  DELAY1
          MOV    C,P3.2
          MOV    C,P3.2
          JNC   PAUSE2    ;CHECK KEY WAS PRESSED AGAIN
          RETI
```

```
TABLE1:
DB 20H,53H,5AH,20H,55H,6EH,69H,6FH,6EH,20H
DB 65H,6CH,65H,63H,74H,20H           ;"SZ Union elect"
CGRAM1:  DB 000H,000H
CGRAM2:  DB 000H,002H
CGRAM3:  DB 000H,004H
CGRAM4:  DB 000H,006H
CHINESE:DB 0C1H,0AAH,0BAH,0CFH,0B5H,0E7H,0D7H,0D3H
DB 0D2H,0BAH,0BEH,0A7H,0C4H,0A3H,0BFH,0E9H   ;液晶模块
DB 0CFH,0D4H,0CAH,0BEH   ;显示
END
```


BAC0 豪盒亨吼
 BAD0 豪貉厚孤
 BAF0 话焕恍恍
 BBA0 话焕恍恍
 BDB0 话焕恍恍
 BBC0 话焕恍恍
 BB00 话焕恍恍
 BBE0 话焕恍恍
 BC00 话焕恍恍
 BCB0 话焕恍恍
 BCC0 话焕恍恍
 BCD0 话焕恍恍
 BCE0 话焕恍恍
 BCF0 话焕恍恍
 BDA0 话焕恍恍
 BDB0 话焕恍恍
 BDC0 话焕恍恍
 BDD0 话焕恍恍
 BDE0 话焕恍恍
 BDF0 话焕恍恍
 BEA0 话焕恍恍
 BEB0 话焕恍恍
 BEC0 话焕恍恍
 BED0 话焕恍恍
 BEE0 话焕恍恍
 BEF0 话焕恍恍
 BFA0 话焕恍恍
 BFB0 话焕恍恍
 BFC0 话焕恍恍
 BFD0 话焕恍恍
 BFE0 话焕恍恍
 BFF0 话焕恍恍
 COA0 话焕恍恍
 COB0 话焕恍恍
 COC0 话焕恍恍
 COD0 话焕恍恍
 COE0 话焕恍恍
 COF0 话焕恍恍
 CIA0 话焕恍恍
 CIB0 话焕恍恍
 CIC0 话焕恍恍
 CID0 话焕恍恍
 CIE0 话焕恍恍
 CIF0 话焕恍恍
 C2A0 话焕恍恍
 C2B0 话焕恍恍
 C2C0 话焕恍恍
 C2D0 话焕恍恍
 C2E0 话焕恍恍
 C2F0 话焕恍恍
 C3A0 话焕恍恍
 C3B0 话焕恍恍
 C3C0 话焕恍恍
 C3D0 话焕恍恍
 C3E0 话焕恍恍
 C3F0 话焕恍恍
 C4A0 话焕恍恍

C4B0 话焕恍恍
 C4C0 话焕恍恍
 C4E0 话焕恍恍
 C4F0 话焕恍恍
 C5A0 话焕恍恍
 C5B0 话焕恍恍
 C5C0 话焕恍恍
 C5D0 话焕恍恍
 C5E0 话焕恍恍
 C5F0 话焕恍恍
 C6A0 话焕恍恍
 C6B0 话焕恍恍
 C6C0 话焕恍恍
 C6D0 话焕恍恍
 C6E0 话焕恍恍
 C6F0 话焕恍恍
 C7A0 话焕恍恍
 C7B0 话焕恍恍
 C7C0 话焕恍恍
 C7D0 话焕恍恍
 C7E0 话焕恍恍
 C7F0 话焕恍恍
 C8A0 话焕恍恍
 C8B0 话焕恍恍
 C8C0 话焕恍恍
 C8D0 话焕恍恍
 C8E0 话焕恍恍
 C8F0 话焕恍恍
 C9A0 话焕恍恍
 C9B0 话焕恍恍
 C9C0 话焕恍恍
 C9D0 话焕恍恍
 C9E0 话焕恍恍
 C9F0 话焕恍恍
 CAA0 话焕恍恍
 CAB0 话焕恍恍
 CAC0 话焕恍恍
 CAD0 话焕恍恍
 CAE0 话焕恍恍
 CAF0 话焕恍恍
 CBA0 话焕恍恍
 CBB0 话焕恍恍
 CBC0 话焕恍恍
 CBD0 话焕恍恍
 CBE0 话焕恍恍
 CBF0 话焕恍恍
 CCA0 话焕恍恍
 CCB0 话焕恍恍
 CCC0 话焕恍恍
 CCD0 话焕恍恍
 CCE0 话焕恍恍
 CCF0 话焕恍恍
 CDA0 话焕恍恍
 CDB0 话焕恍恍
 CDC0 话焕恍恍
 CDD0 话焕恍恍
 CDE0 话焕恍恍
 CDF0 话焕恍恍

E1E0 狎狎 狎狎
E1F0 狎狎 狎狎
E2A0 狎狎 狎狎
E2B0 狎狎 狎狎
E2C0 狎狎 狎狎
E2D0 狎狎 狎狎
E2E0 狎狎 狎狎
E2F0 狎狎 狎狎
E3A0 狎狎 狎狎
E3B0 狎狎 狎狎
E3C0 狎狎 狎狎
E3D0 狎狎 狎狎
E3E0 狎狎 狎狎
E3F0 狎狎 狎狎
E4A0 狎狎 狎狎
E4B0 狎狎 狎狎
E4C0 狎狎 狎狎
E4D0 狎狎 狎狎
E4E0 狎狎 狎狎
E4F0 狎狎 狎狎
E5A0 狎狎 狎狎
E5B0 狎狎 狎狎
E5C0 狎狎 狎狎
E5D0 狎狎 狎狎
E5E0 狎狎 狎狎
E5F0 狎狎 狎狎
E6A0 狎狎 狎狎
E6B0 狎狎 狎狎
E6C0 狎狎 狎狎
E6D0 狎狎 狎狎
E6E0 狎狎 狎狎
E6F0 狎狎 狎狎
E7A0 狎狎 狎狎
E7B0 狎狎 狎狎
E7C0 狎狎 狎狎
E7D0 狎狎 狎狎
E7E0 狎狎 狎狎
E7F0 狎狎 狎狎
E8A0 狎狎 狎狎
E8B0 狎狎 狎狎
E8C0 狎狎 狎狎
E8D0 狎狎 狎狎
E8E0 狎狎 狎狎
E8F0 狎狎 狎狎
E9A0 狎狎 狎狎
E9B0 狎狎 狎狎
E9C0 狎狎 狎狎
E9D0 狎狎 狎狎
E9E0 狎狎 狎狎
E9F0 狎狎 狎狎
EAA0 狎狎 狎狎
EAB0 狎狎 狎狎
EAC0 狎狎 狎狎
EAD0 狎狎 狎狎
EAE0 狎狎 狎狎
EAF0 狎狎 狎狎
EBA0 狎狎 狎狎
EBB0 狎狎 狎狎
EBC0 狎狎 狎狎

EBD0 胃脘
EBE0 胃脘
ECA0 胃脘
ECB0 胃脘
ECC0 胃脘
ECD0 胃脘
ECF0 胃脘
EDA0 胃脘
EDB0 胃脘
EDC0 胃脘
EDD0 胃脘
EDE0 胃脘
EDF0 胃脘
EEA0 胃脘
EEB0 胃脘
EEC0 胃脘
EED0 胃脘
EEE0 胃脘
EFA0 胃脘
EFB0 胃脘
EFC0 胃脘
EFD0 胃脘
EFE0 胃脘
EFF0 胃脘
FOA0 胃脘
FOB0 胃脘
FOC0 胃脘
FOD0 胃脘
FOE0 胃脘
FOF0 胃脘
F1A0 胃脘
F1B0 胃脘
F1C0 胃脘
F1D0 胃脘
F1E0 胃脘
F1F0 胃脘
F2A0 胃脘
F2B0 胃脘
F2C0 胃脘
F2D0 胃脘
F2E0 胃脘
F2F0 胃脘
F3A0 胃脘
F3B0 胃脘
F3C0 胃脘
F3D0 胃脘
F3E0 胃脘
F3F0 胃脘
F4A0 胃脘
F4B0 胃脘
F4C0 胃脘
F4D0 胃脘
F4E0 胃脘
F4F0 胃脘
F5A0 胃脘
F5B0 胃脘

