

FWMB-7870

网络防火墙主板

说明书 V1.2

用户手册 USER'Manual



第一章 产品介绍	1
1.1 产品规格	1
第二章 安装说明	3
2.1 接口位置和尺寸图	3
2.2 安装步骤	3
2.2.1 内存安装	4
2.3 跳线设置	4
2.3.1 CMOS 内容清除/保持设置(JCC)	4
2.3.2 CF 卡主从设置(JCF)	4
2.3.3 防病毒 BIOS 写跳线(JAV)	5
2.3.4 WDOG 设置(J3)	6
2.3.5 设置 BYPASS 功能跳线(J5,J6)	6
2.3.6 电源模式选择跳线(J8, J9, J10)	7
2.4 接口说明	8
2.4.1 SATA 接口和 SATA 硬盘电源接口(SATA1,SATA2,J7)	8
2.4.2 CF 卡插槽(Compact Flash)	9
2.4.3 USB 接口(USB12,USB34,USB56,USB78)	9
2.4.4 网络接口(LAN1-LAN6, J2)	10
2.4.5 串行通讯口	11
2.4.6 并行接口(LPT)	12
2.4.7 LPC 接口(JLPC)	13
2.4.8 显示接口(VGA)	14
2.4.9 键盘鼠标接口(KM)	15
2.4.10 MiniPCIE 接口	
2.4.11 PCI 接口	16
2.4.12 风扇接口(CPUFAN, SYSFAN1-2)	16
2.4.13 电源接口(ATX,PWR)	17
2.4.14 前面板接口(JFP)	
第三章 BIOS 程序设置	20
AMI BIOS 刷新	20
AMI BIOS 描述	20

目 录

BIOS 参数设置:	
3.1 Main 菜单	21
3.2 Advanced 菜单	22
3.2.1 CPU Configuration	23
3.2.2 IDE Configuration	24
3.2.3 SuperIO Configuration	25
3.2.4 Hardware Health Configuration	26
3.2.5 ACPI Configuration	27
3.2.6 AHCI Configuration	31
3.2.7 PCI Express Configuration	33
3.2.8 Remote Access Configuration	34
3.2.9 USB Configuration	35
3.3 PCI PnP 菜单	37
3.4 Boot 菜单	39
3.4.1Boot Settings Configuration	40
3.4.2 Boot Device Priority	41
3.4.3 Hard Disk Drives	
3.5 Security 菜单	43
3.6 Chipset 菜单	44
3.6.1 North Bridge Configuration	45
3.6.2 South Bridge Chipset Configuration	
3.7 Exit 菜单	
录	50
附一: Watchdog 编程指引	50
附二:术语表	52

附



FWMB-7870

第一章 产品介绍

1.1 产品规格

结构标准

●低功耗网络防火墙主板

尺寸

•225mm X 170mm(长×宽)

处理器

●Pineview - M (/D) 处理器

芯片组

•Intel Pineview-M (/D) processor+ICH8M

系统内存

- ●1 个 DDR2 SODIMM 内存插槽
- ●支持 DDR2 内存,最大可支持到 2GB

存储

- ●提供 2 个 SATA Ⅱ 接口,其中一个采用 7+15PIN 连接器
- ●1 个标准 CF 卡插槽,支持 DMA 模式

USB 接口

- ●8 个 USB2.0 接口
- ●1 个标准双层 USB 接口
- ●3 组 2x5Header 接口,可转接至 6 个标准 USB 接口

显示接口

●1 个 2x5Pin 的 VGA 接口

I/0 功能

●采用 Winbond W83627DHG-P I/O 芯片

FWMB-7870

- ●1 个 2x4Pin 的键盘鼠标接口
- •2 个串行接口,其中 COM1 采用 RJ45 接口形式, COM2-采用 2x5Header
- ●1 个 2x13 Header 并行接口

网络接口

- ●采用 INTEL82574 芯片
- ●6 个千兆以太网接口
- ●LAN3-LAN6 可做两组 BYPASS

PCI 接口

●1 个标准 PCI 槽,两个 PCI 资源

MINIPCIE 接口

●2 个 MINIPCIE 槽,和 LAN 共 LAYOUT

●MINIPCIE1 可以支持 SSD

看门狗

●支持硬件复位功能

BIOS

•8Mb SPI Flash BIOS

电源支持

●单+12V 电源供电和标准 ATX 电源

环境

- ●工作温度: 0-60℃
- ●工作湿度: 5%-95%



第二章 安装说明

2.1 接口位置和尺寸图

下图为 FWMB-7870 的尺寸和接口示意图。在安装设备的过程时,请对照此示意图并详细 阅读下面的说明。安装组件过程中必须小心,对于有些部件,如果安装不正确,它将不能正常 工作。

注意:操作时,请戴上防静电手套,因为静电有可能损坏部件。



2.2 安装步骤

小 本主板关键元器件都是集成电路,而这些元件很容易因为遭受静电的影响而损坏。因此,请在正式安装主板之前,请先做好以下的准备:

1.拿主板时手握板边,尽可能不触及元器件和插头插座的引脚。

2.接触集成电路元件(如 CPU、RAM 等)时,最好戴上防静电手环/手套。

3.在集成电路元件未安装前,需将元件放在防静电垫或防静电袋内。

4.在确认电源的开关处于断开位置后,再插上电源插头。

2.2.1 内存安装

本主板配有1条 SODIMM 插槽。安装内存条时请注意以下两点:

- 1、安装时,将内存条的缺口与插槽的缺口对齐后在用力插紧。
- 2、选择内存条时必须选择支持本主板规格的内存条。

2.3 跳线设置

2.3.1 CMOS 内容清除/保持设置(JCC)

CMOS 由板上钮扣电池供电。清 CMOS 会导致永久性消除以前的系统设置并将其设为原始 (出厂设置)系统设置。

- 其步骤: (1)关闭计算机,断开电源;
 - (2) 使用跳线帽短接 JCC 管脚 1 和 2 短接 5~6 秒, 然后还原为 2-3;
 - (3) 启动计算机,启动时按 Del 键进入 BIOS 设置,重载最优缺省值;
 - (4)保存并退出设置。



设置	JCC
1-2	清除CMOS内容,所有BIOS设置恢复成出厂值
2-3	正常工作状态,默认设置

2.3.2 CF 卡主从设置(JCF)

您可以通过设置跳线来设置 CF Card 为主盘或者从盘。当 JCF 被短接时, CF Card 为主盘, 如果想要设置 CF Card 为从盘, 打开跳线即可。



设置	JCF
关闭	设置CF卡为主设备
打开	设置CF卡为从设备

2.3.3 防病毒 BIOS 写跳线(JAV)

此跳线用于保护 BIOS 内的启动数据不被病毒感染或误写。当 JAV 被短接时(将跳线帽短接),您不能刷新主板 BIOS 内的资料,同时也能防止电脑病毒;当您需要更新您的 BIOS 资料时,请打开此跳线。



FWMB-7870

网络防火墙主板

短接	不能刷新BIOS资料(默认设置)
打开	可以更新BIOS资料

2.3.4 WDOG 设置(J3)



设置	J3
1-2	看门狗
2-3	Bypass功能

2.3.5 设置 BYPASS 功能跳线(J5, J6)

这两个跳线用于设置打开或关闭 BYPASS 功能。



设置	J5/J6
1-2	关闭BYPASS功能
2-3	启用BYEPASS功能

2.3.6 电源模式选择跳线(J8, J9, J10)



	SINGLE PWR	ATX PWR
J8	1-2	OPEN
- eL	1-2	OPEN
	3-4	OPEN

FWMB-7870

网络防火墙主板

110	1-2	OPEN
510	3-4	OPEN

2.4 接口说明

2.4.1 SATA 接口和 SATA 硬盘电源接口(SATA1, SATA2, J7)

板上提供 2 个 SATA 硬盘接口(其中一个采用 7+15Pin 连接器),使用 SATA2 接口时需 要用转接线通过 SATA 硬盘电源接口(J7)来为硬盘供电。



SATA1 (7+15Pin) :

管脚	信号名称	管脚	信号名称
1	GND	P5	GND
2	SATA_TXP	P6	GND
3	SATA_TXN	P7	+5V
4	GND	P8	+5V
5	SATA_RXP	P9	+5V
6	SATA_RXR	P10	GND
7	GND	P11	NC
P1	+3.3V	P12	GND
P2	+3.3V	P13	+42V
P3	+3.3V	P14	+12V
P4	GND	P15	+12V

SATA2:

管脚	信号名称	
1	GND	
2	SATA_TXP	
3	SATA_TXN	
4	GND	
5	SATA_RXN	
6	SATA_RXP	
7	GND	

J7:

管脚	信号名称	
1	+12V	
2	GND	
3	VCC	
4	GND	
5	VCC3	

2.4.2 CF 卡插槽(Compact Flash)

板上提供一个 50Pin 的标准 CF 卡插槽(图略),支持 DMA 功能。

2.4.3 USB 接口(USB12, USB34, USB56, USB78)

板上提供 3 组 2×5Header 的 USB2.0 接口(USB34, USB56, USB78, 如下图)和 1 个标准双层 USB 接口(图略),其中 3 组接口均需要使用转换电缆将 2×5Pin 插针 USB 信号接到标准 USB 插座,可转接 6 个标准的 USB 插座。



USB34, USB56, USB78:

信号名称	管脚		信号名称
+5V	1	2	GND
USB DATA-	3	4	GND
USB DATA+	5	6	USB DATA+
GND	7	8	USB DATA-
GND	9	10	+5V

USB12:

管脚	信号名称
1	+5V
2	USB DATA-
3	USB DATA+
4	GND

2.4.4 网络接口(LAN1-LAN6, J2)

板上提供 6 个网络接口,其中 LAN3-6 可做两组 BYPASS。



RJ45 PORT LED 状态描述:

LILED(绿色) 状态	功能	ACTLED(黄色) 状态	功能
亮	有效的链接	闪	正在进行数据传送
灭	无效的链接或关闭	灭	数据传送停止

J2(使用外接网卡灯时电源应接 3.3VSB):

信号名称	管脚		信号名称
VCC	1	2	3.3VSB
NC	3	4	LED_ACT_JACK1
GND	5	6	LED1_LINK_JACK1
GND	7	8	LED_ACT_JACK2
NC	9	10	LED1_LINK_JACK2
LED_ACT_JACK5	11	12	LED_ACT_JACK3
LED1_LINK_JACK5	13	14	LED1_LINK_JACK3
LED_ACT_JACK6	15	16	LED_ACT_JACK4
LED1_LINK_JACK6	17	18	LED1_LINK_JACK4
VCC	19	20	3.3VSB

2.4.5 串行通讯口

板上提供 2 个串行接口,其中 COM1 采用 RJ45 接口形式,COM2 为 2×5Header 接口。



COM1:

信号名称	管脚		信号名称
RST#	1	2	DTR#
SOUT	3	4	GND
GND	5	6	SIN
DSR#	7	8	CTS#

COM2:

信号名称	管脚		信号名称
DCD	1	2	DSR
RXD	3	4	RTS
TXD	5	6	CTS
DTR	7	8	RI
GND	9	10	GND

2.4.6 并行接口(LPT)

板上提供1个2×10Pin并行接口,可根据需要来连接并行接口外设。



LPT:

信号名称	管脚		信号名称
T_STB#	1	2	T_AFD#
PSQ0	3	4	T_ERR#
PDQ1	5	6	T_INIT#
PDQ2	7	8	T_SLIN#
PDQ3	9	10	GND
PDQ4	11	12	GND
PDQ5	13	14	GND
PDQ6	15	16	T_BUSY
PDQ7	17	18	T_PE
T_ACK#	19	20	T_SLCT

2.4.7 LPC 接口(JLPC)

板上提供一个 2×10Pin 的 LPC(Low Pin Count Interface Specification)接口,用以连接 外部设备。



JLPC:

信号名称	管脚		信号名称
LPC_PCLK	1	2	GND
LPC_FRAME#	3	4	NC
PLTRST#	5	6	VCC
LPC_AD3	7	8	LPC_AD2
VCC3	9	10	LPC_AD1
LPC_AD0	11	12	GND
SMB_MAIN_CLK	13	14	SMB_MAN_DATA
V3.3SB	15	16	SER_IRO
GND	17	18	TP14
SUS_SATA#	19	20	LPC_LDRO#

2.4.8 显示接口(VGA)

板上提供1个2×5Pin的VGA接口,使用时需要用转换电缆转接为标准的DB15接口才能与外 部设备连接。



VGA:

信号名称	管脚		信号名称
VGA_R_R	1	2	GND
VGA_G_R	3	4	VGA_SDA_R
VGA_B_R	5	6	VGA_HS_R
GND	7	8	VGA_VS_R
VGA_PINS	9	10	VGA_SCL_R

2.4.9 键盘鼠标接口(KM)

板上提供一个 2×4Header 的键盘鼠标接口,使用时需要用转接线来连接鼠标键盘。



KM:

信号名称	管脚		信号名称
VCC	1	2	MS_CLK
GND	3	4	MS_DATA
KB_DATA	5	6	GND
KB_CLK	7	8	VCC

2.4.10 MiniPCIE 接口与 LAN5、LAN6 选配

板上提供 2 个标准 MINI_PCIE 接口(图略),其中 MiniPCIE1 可支持 SSD。

2.4.11 PCI 接口

板上提供1个标准 PCI 扩展槽(图略),可通过可选 PCI 转接卡扩展为两个 PCI 接口。

2.4.12 风扇接口(CPUFAN, SYSFAN1-2)

板上提供一个 4Pin 的 CPUFAN 和 2 个 3Pin 的 SYSFAN 接口,使用风扇时要注意一下两 点:

(1)风扇电流不大于 350 毫安(4.2 瓦, 12 伏特)。

(2)请确认风扇接线和本插座的接线是否相符。



CPUFAN:

管脚	信号名称
1	GND
2	+12V
3	FANIO1
4	VCC

SYSFAN:

管脚	信号名称
1	GND
2	+12V
3	Speed detect

2.4.13 电源接口(ATX, PWR)

板上提供单+12V 电源和标准 ATX 电源供电。



ATX:

信号名称	管脚		信号名称
+3.3V	1	2	+3.3V
GND	3	4	+5V
GND	5	6	+5V
GND	7	8	PWR-OK
+5VSB	9	10	+12V
+3.3V	11	12	-12V
GND	13	14	PS-ON
GND	15	16	GND
GND	17	18	-5V
+5V	19	20	+5V

2.4.14 前面板接口(JFP)

JFP 用于连接至机箱前面板上所设的功能按钮和指示灯。



JFP:

信号名称	管脚		信号名称
POWER LED+	1	2	POWER LED-
HD LED+	3	4	HD LED-
NC	5	6	GND
RESET BUTTON	7	8	GND
POWER BUTTON	9	10	GND



第三章 BIOS 程序设置

AMI BIOS 刷新

BIOS 提供对硬件资源的底层驱动,是联系硬件和操作系统的桥梁。现在硬件和各种应用软件不断更新,当您的系统遇到问题时,例如系统不支持最新公布的CPU 时,就需要升级您的 BIOS 了。为了保证您能够成功升级 BIOS,请将跳线 JAV 设置为打开状态。

AFUDOS.EXE 是主板上装载 BIOS 资料的 FLASH IC 的读写程序,须要在 DOS 环境下操作。请用一张系统启动盘启动系统进入纯 DOS 环境,然后使用 AFUDOS.EXE 程序把您用来升级的 BIOS 资料(例如是 XXXX.ROM)写入到 FLASH IC 里。

具体操作指令为:

A:\ Afudos XXXX.rom

如果您需要在指令后面加其他参数,请在上述指令后加:空格/?

例如: Afudos 7870T102.rom /P /B /C /N /X

注意:

1. 升级 BIOS 只在遇到问题,必要的时候进行。

升级 BIOS 请使用我们驱动光盘内所附的 BIOS 读写程序,或者在相关网站下载更新版本的程序。

 在升级过程中不要关闭电源或重新启动系统,这样您的BIOS 资料将被损坏,系统也可 能不能启动。

4. 为防止意外发生,请您先备份当前的 BIOS 资料。

AMI BIOS 描述

开机时,BIOS 会对主板上的硬件进行自我诊断,设定硬件顺序参数等工作,最后才会将系统控制权交给操作系统。BIOS 是硬件和软件的沟通桥梁,如何正确的设定BIOS 参数对系统是 否稳定的工作及系统是否工作在最佳状态至关重要。

BIOS 参数设置:

电脑开机,在完成自我诊断后,屏幕上会显示出如下信息:Del->SETUP,此时您点击Del 键,则 BIOS 在完成 IDE 等设备的侦测后会自动转入 SETUP 设置画面。

1、打开系统电源或重新启动系统,显示器屏幕将出现自我测试的信息;

2、当屏幕中间出现"Press to enter setup"提示时,按下键,就可以进入 BIOS 设定程序。

20

- 3、以方向键移动至你要修改的选项,按下<Enter>键即可进入该选项的子画面;
- 4、使用方向键及《Enter》键即可修改所选项目的值,按回车键选择 BIOS 选项并修改。
- 5、任何时候按下<Esc>键即可回到上一画面。

3.1 Main 菜单

BIOS SETUP UTILITY					
<mark>Main</mark> Advanced	PCIPnP	Boot	Security	Chi	ipset Exit
System Overview					Use [ENTER], [TAB]
AMIBIOS Version :08.00.16 Build Date:08/10/10	;)				select a field. Use [+] or [-] to
ID :7870T102	2				configure system Time.
Processor					
Speed :255MHz Count :255					
System Memory Size :1014MB					← Select Screen ↑↓ Select Item
System Time System Date		[10 : 1 [Tue	2:39] 08/10/2010]		 Change Field Tab Select Field F1 General Help F10 Save and Exit ESC Exit
u02_68_ff) Conuriah	+ 1985-2	009 American	Mor	atrende Inc

AMI BIOS (只读)

显示了 BIOS 源码版本、BIOS 编写日期和 BIOS ROM 文件名称。

Processor (只读)

显示中央处理器(CPU)的一些信息,如处理器的速度。

System Memory (只读)

显示了计算机内存的大小。

System Time

设置系统时间,格式为时/分/秒。

System Date

设置系统日期,格式为星期/月/日/年。

3.2 Advanced 菜单

提醒:以下部分中错误的参数值设定可能导致您的系统故障,所以,操作时请务必参照本 手册中的指导进行设置。

Main Advanced PCIPnP Boot Security Chipset Exit Advanced Settings Configure CPU.		RID2 2FID5			
Advanced Settings Configure CPU.	CIPnP Boot Security Chipse	Boot Se	PCIPnP	Advanced	Main
<pre>WARNING: Setting wrong values in below sections may cause system to malfunction. > CPU Configuration > IDE Configuration > SuperIO Configuration > Hardware Health Configuration > ACPI Configuration > AHCL Configuration</pre>	CIPNP Boot Security Chipse	Boot Se Boot Se in below s malfunction	PCIPnP ong values system to r tion onfiguration	Advanced ed Settings IG: Setting w may cause Configuratio configuratio erIO Configur Ware Health Configurati Configurati	Main Advanc WARNIN > CPU > IDE > Supe > Hard > ACPI
 PCI Express Configuration Remote Access Configuration USB Configuration USB Configuration Configuration C	ration guration + 14 En F1 F1 ES	1995 2009	guration figuration	Express Conf te Access Co Configuratio	 PCI Remo USB

3.2.1 CPU Configuration

BIOS SETUP UTILITY	
Advanced	
Configure advanced CPU settings Module Version:3F.1A	Disabled for WindowsXP
Manufacturer:Intel Frequency :255MHz FSB Speed :0MHz Cache L1 :0 KB Cache L2 :0 KB Ratio Actual Value:10	
Max CPUID Value Limit Disabled Execute-Disable Bit Capability [Enabled] Hyper Threading Technology [Enabled]	 Select Screen Select Item Change Option General Help Save and Exit ESC Exit
u02 68 (C)Commight 1985-2009. American Mer	ratrends. Inc

只读项包含 CPU 的详细信息,包括了 CPU 厂家、型号、频率、一级缓存大小、二级缓存大小等信息。

Max CPUID Value Limit

当您欲使用不支持延伸的 CPUID 功能的操作系统时,请将本项目设为[Enabled]。设置值 有: [Disabled] [Enabled]。

Execute-Disable Bit Capability

Execute Disable Bit"是 Intel 在新一代 CPU 中引入的一项硬件特性,它能帮助 CPU 在某 些基于缓冲区溢出的恶意攻击下,实现自我保护,从而避免诸如"冲击波"之类病毒的恶意攻 击。此外, "Execute Disable Bit"需 Windows XP SP2 的配合才能正常工作,其实现原理是 通过处理器在内存中划分出几块区域,部分区域可执行应用程序代码,而另一些区域则不允 许。

Hyper Threading Technology

设置是否使用 CPU 的超线程技术,设置值有[Enabled][Disabled]。

3.2.2 IDE Configuration

B	IOS SETUP UTILITY	
Advanced		
IDE Configuration		Options
ATA/IDE Configuration Configure SATA as	[Enhanced] [IDE]	Disabled Compatible Enhanced
 Primary IDE Master Primary IDE Slave Secondary IDE Master Secondary IDE Slave Third IDE Master Third IDE Slave Fourth IDE Master Fourth IDE Slave Hard Disk Write Protect IDE Detect Time Out (Sec) ATA(PI) 80Pin Cable Detection	: [Not Detected] : [Not Detected] [Jisabled] [J5] [Host & Device]	 ← Select Screen 14 Select Item ← Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C) Copuright	1985-2009, American Me	watrends, Inc.

ATA/IDE Configuration:

ATA/IDE 配置模式选择,可选择兼容式或增强模式。

Configure SATA as

SATA 配置模式选择,可选 RAID,AHCI 及传统的 IDE。

Primary/Secondary /Third/Fourth IDE Master/Slave

此八项是用于设置 IDE 接口设备的类型。建议默认选择 Auto 让系统自己检索设备。

Hard Disk Write Protect

该项用于设置是否打开硬盘写保护功能,如果选Enabled 则 IDE 接口上的设备处于写保护 状态,不能写入。如果选 Disabled 则反之。 IDE Detect Time Out (Sec)

此项用于设定 BIOS 在指定的时间内(以秒为单位)搜索 IDE 设备。

ATA (PI) 80Pin Cable Detection

设定此选项选择侦测 ATA (PI) 80 引脚传输线的方法。80 引脚 ATA 传输线是用在 Ultra ATA/66, Ultra ATA/100 和 Ultra ATA/133 IDE 硬盘驱动器上的。该项有三个选项,选 Host & Device 则会同时参考主板上板载 IDE 控制器和 IDE 磁盘驱动器所侦测使用的 IDE 传输线的类型。此为默认值。设定 Host 值使用主板板载 IDE 控制器侦测使用的 IDE 传输线的类型;设定 Device 值使用 IDE 磁盘驱动器侦测使用的 IDE 传输线的类型。

3.2.3 SuperIO Configuration

	BIOS SETUP UTILITY	
Advanced		
Configure Win627DHG Super IO	Chipset	Allows BIOS to Select
Serial Port1 Address Serial Port2 Address Serial Port2 Mode Parallel Port Address Parallel Port Mode Parallel Port IRQ ▶ F81216D(COM3-COM18)	[3F8/IRQ4] [2F8/IRQ3] [Norma1] [378] [Norma1] [IRQ7]	 Serial Portl Base Addresses. * Select Screen †4 Select Item *- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C) Copyright	1985-2009, American Meg	gatrends, Inc.

Serial Port1/2 Address

此项用于设置串口 1/2 的中断和地址,建议选用默认地址和中断。

Serial Port2 Mode

此项用于设置串口2的模式,默认为 Normal。

Parallel Port Address

此项用于设置并口的地址,地址默认值为 378; 可设置为 378\278\3BC\Disabled。

Parallel Port Mode

此项用于设置并口的模式,默认 Normal 模式。

Parallel Port IRQ

此项用于设置并口的中断,默认为 IRQ7。

3.2.4 Hardware Health Configuration

1 duranced	BIOS SETUP UTILITY	
Hardware Health Configu	ration	
System Temperature CPU Temperature Ucore AVCC 3UCC VIN1 VSB VBAT	:31°C/87°F :66°C/150°F :1.152 V :3.344 V :3.344 V :1.800 V :3.376 V :3.280 V	 ← Select Screen ↑↓ Select Item F1 General Help F10 Save and Exit ESC Exit
002.68 (C)Cop	yright 1985-2009, American	Megatrends, Inc.

Hardware Health Configuration

此项用来做硬件安全侦测,BIOS 将显示当前的系统温度,CPU 温度,风扇转速,以及其他相关的电压值。以上参数都有一定的范围,系统不可以超过这些范围运行。

3.2.5 ACPI Configuration

BIOS SETUP UTILITY	
Advanced	
ACPI Settings • General ACPI Configuration • Advanced ACPI Configuration • Chipset ACPI Configuration	General ACPI Configuration settings
	 ← Select Screen ↑↓ Select Item Enter Go to Sub Screen F1 General Help F10 Save and Exit ESC Exit
v02.68 (C)Copyright 1985-2009, American Me	gatrends, Inc.

3.2.5.1 General ACPI Configuration

	BIOS SETUP UTILITY	
Advanced		
General ACPI Configuration		Select the ACPI
Suspend mode	[S1 (POS)]	 state used for System Suspend. Select Screen Select Ttem
		+- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68	(C)Copyright 1985-2009, American M	legatrends, Inc.

Suspend mode

选择系统休眠时进入的省电模式,模式不一样,则系统功耗程度也不一样。S1(pos): CPU 停止工作,其他设备仍然正常供电;S3(STR): 挂起到内存。

3.2.5.2 Advanced ACPI Configuration

	BIOS SETUP UTILITY	
Advanced		
Advanced ACPI Configuration		Enable RSDP pointers
ACPI Version Features ACPI APIC support AMI OEMB table Headless mode	[ACPI v1.0] [Enabled] [Enabled] [Disabled]	to b4-bit Fixed System Description Tables. Different ACPI version has some addition. Select Screen 14 Select Item +- Change Option F1 General Help F10 Save and Exit ESC Exit
uA2.68 (C) Comuriant	1985-2009, American Me	watrends. Inc

ACPI Version Features

选择 ACPI 版本号,不同的版本所支持的特点有不同,通常是向下兼容的。

ACPI APIC support

选择是否打开 APIC(高级可编程中断控制器),可扩展系统可利用 IRQ 资源。

AMI OEMB table

选择是否支持 OEMB table(作为存放指向相关 BIOS/硬件 配置信息的指针的表格)。

Headless mode

选择是否支持 Headless(无显示设备,无鼠标,无键盘)模式。

3.2.5.3 Chipset ACPI Configuration

I	BIOS SETUP UTILITY	
Advanced		
South Bridge ACPI Configuration	JIN	Options
Energy Lake Feature APIC ACPI SCI IRQ USB Device Wakeup From S3/S4 High Performance Event Timer HPET Memory Address	ID i sab l ed l ID i sab l ed l ID i sab l ed l IEnab l ed l IFED000000h]	Enabled Disabled * Select Screen 14 Select Item +- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C) Copyright	1985-2009, American Meg	gatrends, Inc.

芯片 ACPI 配置,选择默认设置,不做修改。

3.2.6 AHCI Configuration

BIOS SETUP UTILITY	
Advanced	
AHCI Settings > AHCI Port0 [Not Detected] > AHCI Port1 [Not Detected] > AHCI Port2 [Not Detected]	While entering setup, BIOS auto detects the presence of IDE devices. This displays the status of auto detection of IDE devices.
	 Select Screen Select Item Enter Go to Sub Screen F1 General Help F10 Save and Exit ESC Exit
v02.68 (C)Copyright 1985-2009, American Meg	gatrends, Inc.

AHCI Port0

将光标移动至 "AHCI Port0" 上, 然后按 "Enter" 键会出现以下画面:

	BIOS SETUP UTILITY	
Advanced		
AHCI Port0		Select the type
Device :Not Detected		to the system.
SATA PortO S.M.A.R.T.	[Auto] [Enabled]	
		 Select Screen Select Item Change Option General Help Save and Exit ESC Exit
v02.68 (C) Copyright	1985-2009, American Meg	gatrends, Inc.

SATA Port0

设置值有[Auto], [Enabled], [Disabled], 默认为 Auto。

S.M.A.R.T.

为预测磁盘错误而使用的自动监视分析和汇报技术协议。建议设为默认值。

3.2.7 PCI Express Configuration

B	IOS SETUP UTILITY	
Advanced		
Advanced PCI Express Configuration Relaxed Ordering Maximum Payload Size Extended Tag Field No Snoop Maximum Read Request Size Active State Power Management Extended Synch	[Auto] [Auto] [Auto] [Auto] [Auto] [Auto] [D] isabled] [Auto]	Enables/Disables Pci Express Device Relaxed Ordering.
		 ← Select Screen ↑↓ Select Item ← Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C) Copyright	1985-2009, American Meg	jatrends, Inc.

PCI 设备的 BIOS 配置设置,建议设置为默认值。

3.2.8 Remote Access Configuration

	BIOS SETUP UTILITY	
Advanced		
Configure Remote	Access type and parameters	Select Remote Access
Remote Access	[Disabled]	- type. ← Select Screen 14 Select Item
		+- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68	(C)Copyright 1985-2009, American M	legatrends, Inc.

Remote Access

此项用来设置打开或者关闭 BIOS 的远程访问功能,设置值有[Enabled][Disabled]。

3.2.9 USB Configuration

BIOS SETUP UTILITY	
Advanced	
USB Configuration	Options
Module Version - 2.24.5-14.4 USB Devices Enabled : 1 Keyboard, 1 Drive USB Functions [10 USB Ports] USB 2.0 Controller [Enabled] Legacy USB Support [Enabled] USB 2.0 Controller Mode [HiSpeed] BIOS EHCI Hand-Off [Enabled]	Disabled 2 USB Ports 4 USB Ports 6 USB Ports 8 USB Ports 10 USB Ports
▶ USB Mass Storage Device Configuration	14 Select Item +- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C)Copyright 1985-2009, American Me	gatrends, Inc.

Module Version (只读)

该项显示通用串行总线模块的版本信息。

USB Devices Enabled (只读)

该项显示与主板相连的 USB 设备。

USB Function

此项用来设置允许系统打开或关闭主板的 USB 端口,默认值为 Enabled。

USB 2.0 Controller

[Enabled]:开启 USB2.0 控制器。

[Disabled]: 禁用 USB2.0 控制器。

Legacy USB Support

该项用于设置 USB 接口支持,如果需要在 DOS 下支持 USB 设备,如 U 盘、USB 键盘等,就要将此项设为[Enabled]或[Auto]。反之则选[Disabled]。

USB2.0 Controller Mode

设定 USB 2.0 装置的传输速率模式:

<FullSpeed> : USB port is 1.1 spec (12Mbps).

<HiSpeed>: USB port is 2.0 spec (480Mbps).

BIOS EHCI Hand-off

该项用来在操作系统没有 EHCI Hand-off 载入机制下停止 EHCI 功能,设为[disabled]通过 EHCI 驱动变动 EHCI 归属。

3.2.9.1 USB Mass Storage Device Configuration

BIOS SETUP UTILITY	
Advanced	
USB Mass Storage Device Configuration USB Mass Storage Reset Delay [20 Sec] Device #1 Kingston DataTraveler Emulation Type [Auto]	Number of seconds POST waits for the USB mass storage device after start unit command.
	 ← Select Screen ↑↓ Select Item +- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C)Copyright 1985-2009, American Meg	gatrends, Inc.

USB Mass Storage Reset Delay

设置插拔 USB 设备时的重置时间,默认是[20Sec (20 秒)]。

Emulation Type

该项用于 U 盘启动时设置 U 盘模拟的模式,有模拟软盘、硬盘、光驱等,默认为[Auto]。

3.3 PCI PnP 菜单

	BIOS SETUP UTILITY	
Main Advanced <mark>PCIPnP</mark>	Boot Security	Chipset Exit
Advanced PCI/PnP Settings		▲ Clear NVRAM during Sustem Boot.
WARNING: Setting wrong values may cause system to	in below sections malfunction.	
Clear NURAM Plug & Play O/S PCI Latency Timer Allocate IRQ to PCI VGA Palette Snooping PCI IDE BusMaster OffBoard PCI/ISA IDE Card IRQ3 IRQ4 IRQ5 IRQ7 IRQ9 IR010	INOI INOI I641 IYesJ IDisabledJ IEnabledJ IAutoJ IAuailableJ IAuailableJ IAuailableJ IAuailableJ IAuailableJ IAuailableJ	 ← Select Screen 14 Select Item ← Change Option F1 General Help F10 Save and Exit ESC Exit
IRQ11	[Available]	The Magatan da Tan

Clear NVRAM

是否清除 NVRAM(非挥发性随机存取存储器)数据。设置项有[NO:不清除][YES:清 除]。

Plug & Play O/S

该项用来选择是由 BIOS 还是由具有即插即用(Plug-and-Play)功能的操作系统来配置系统 外围设备的中断资源假如此项设置为 YES 由操作系统自动分配中断资源若您所用的操作系统没 有即插即用功能或是为了避免重新设置中断请将该项设置为 NO。

PCI Latency Timer

此项用来设置 PCI 设备的反应时间,默认值为 64。

Allocate IRQ to PCI VGA

<Yes>:分配中断请求给 PCI VGA 卡。

<No>: 不使用 PCI VGA 卡。

Palette Snooping

这个设定会造成系统更改调色板的设置。优化和安全默认设定为[Disabled]。

PCI IDE BusMaster

此项用来设定允许或禁止使用 PCI IDE Bus Mastering。Bus Mastering 可以提高 PCI IDE 存取驱动器的速度。优化和安全默认值设定为 Disabled。

OffBoard PCI/ISA IDE Card

该项用于设置非板载的 PCI 和 ISA IDE 卡,选 Auto 则系统自己检测,您也可以自己选择该 卡所插的插槽位置。

3.4 Boot 菜单

			BIOS SET	UP UTILITY			
Main A	dvanced 👘	PCIPnP	Boot	Security	Chij	pset	Exit
Hain A Boot Sett > Boot Se > Boot De > Hard Dis	dvanced ings ttings Co vice Prio sk Drives	PCIPnP nfiguration rity	Noot n			¢ Confi durin t↓ Enter F1 F10 ESC	Exit gure Settings g System Boot. Select Screen Select Item Go to Sub Screen General Help Save and Exit Exit
	v02.68 (C) Copyr igh	t 1985-20	09, Americar	n Mega	atrend	s, Inc.

3.4.1Boot Settings Configuration

BIOS SETUP UTILITY	
Boot	
Boot Settings Configuration	Allows BIOS to skip
Quick Boot[Enabled]Quiet Boot[Enabled]AddOn ROM Display Mode[Force BIOS]Bootup Num-Lock[On]PS/2 Mouse Support[Auto]Wait For 'F1' If Error[Enabled]Hit 'DEL' Message Display[Enabled]Interrupt 19 Capture[Disabled]	booting. This will decrease the time needed to boot the system.
	 ← Select Screen ↑↓ Select Item ← Change Option F1 General Help F10 Save and Exit ESC Exit
u02 68 (C) Comminst 1985-2009 American	Merratrende Inc

Quick Boot

设定此功能为 Enabled 则会跳过内存自检,加速 POST 的时间。

Quiet Boot

此项设置是否在开机画面上显示 logo 标志。设定值为: [Disabled], [Enabled]。

AddOn ROM Display Mode

设定显卡装置软件程序的显示模式,默认设定值为[Force BIOS]。

Boot Up Num-Lock

此功能允许在系统上电至 DOS 系统后激活小键盘的数字锁功能。默认值为 On 即系统启动 时处于数字锁开。设为 Off,启动时小键盘处于光标控制状态。

PS/2 Mouse Support

这个选项可以启用或禁止 PS/2 鼠标接口的使用。

Wait For "F1" If Error

系统自检如果发现有错误时,等待用户按F1 键。在系统启动自检中,如果发现的问题不 是致命的(不会引起死机或严重结果的),则系统仍可以继续工作,但会显示'Press'F1' to resume"或"Press'F1' to Setup"这样的提示信息。此时按F1 键即可继续工作。

Hit "DEL" Message Display

在设置为[Enabled]后,系统启动时屏幕会显示 Hit "DEL" if you want to run Setup 这类信息。设置为[Disabled]时,则在启动中不显示上述信息。一般应设置为[Enabled]。

Interrupt 19 Capture

该项用于设置 BIOS 启动能否被专用的外接卡捕获,选 Enabled 则允许捕获,这时 BIOS 会按照外接的卡的 ROM 里的设定来启动;选 Disabled 则不允许捕获,这时 BIOS 启动时不会 受外接卡的影响。

3.4.2 Boot Device Priority	
----------------------------	--

BIOS SETUP UTILITY			
	Boot		
Boot Device Priors	ity [USB:Kingston DataT]	Specifies the boot sequence from the available devices. A device enclosed in parenthesis has been disabled in the corresponding type menu.	
		 ← Select Screen ↑↓ Select Item ← Change Option F1 General Help F10 Save and Exit ESC Exit 	
v02.68	(C)Copyright 1985-2009, American Me	gatrends, Inc.	

该项用于设定系统设备启动的先后顺序。按 Enter 键进入后会看到如下子项:

1st Boot Device (第一启动设备)

系统将按照设定好的顺序来检测设备,直到找到一个能启动的设备,然后从这个设备启动。这个能启动的设备可以是可移动设备(Removable Drive)或硬盘(Hard Disk Drive)。

3.4.3 Hard Disk Drives

	BIOS SETUP UTILITY			
	Boot			
Hard Disk Drives		Specifies the boot		
1st Drive	[USB:Kingston DataT]	available devices.		
		 ← Select Screen ↑↓ Select Item 		
		+- Change Option F1 General Help		
		F10 Save and Exit ESC Exit		
v02.68	(C)Copuright 1985-2009, American Med	ratrends, Inc.		

该项里包含有可以作为启动设备的硬盘,如果有多个硬盘,应在该项里选择这些硬盘的优 先顺序,最优先的硬盘会显示在 Boot Device Priority 里。

3.5 Security 菜单

			BIOS SE	TUP UTILITY		
Main	Advanced	PCIPnP	Boot	Security	Chi	ipset Exit
Securit	y Settings					Install or Change the
Supervis User Pas	sor Password ssword	l :Not Ins [.] :Not Ins [.]	talled talled			password .
Change S Change I Clear Us	Supervisor I Jser Passwor ser Password	Password rd I				
Boot See	ctor Virus H	Protection	[Disa	bledl		
						 ← Select Screen ↑↓ Select Item Enter Change F1 General Help F10 Save and Exit ESC Exit
	u02.68 (() Comurciado	1985-2	009. America	n Merr	ratrends. Inc.

Supervisor Password

此选项用来表明是否已经设置了超级用户密码,如果设置了,会显示 "Installed",否则显示"Not Installed"。

User Password

此选项用来表明是否已经设置了普通用户密码,如果设置了,会显示 "Installed",否则显示"Not Installed"。

Change Supervisor Password

该项用于变更超级用户密码,选定该项,按"Enter"键,进入子菜单后你就可以变更超级用 户密码了。

Change User Password

该项用于变更普通用户密码,选定该项,按"Enter"键,进入子菜单后你就可以变更普通用 户密码了。 Clear User Password

该项用于清除普通用户密码,选定该项,按"Enter"键,提示是否清除后再按"Enter"确定就 清除了普通用户密码。

Boot Sector Virus Protection

该项设定是否打开 BIOS 防病毒功能。选择"Enabled"就会激活引导区保护。当出现磁盘格 式化的命令或者对硬盘引导区出现写入的动作时,BIOS 会显示一个警告。例如:对引导区写入 的话,就会出现如下的信息,你得按很多次"N"来跳过,Boot Sector Write!

Possible VIRUS: Continue (Y/N)? _

透过 BIOS INT13 来格式化硬盘的话,就会出现:

Format!!!

Possible VIRUS: Continue (Y/N)? _

选择 Disabled 就会关闭该功能。

3.6 Chipset 菜单

BIOS SETUP UTILITY	
Main Advanced PCIPnP Boot Security Chi	p <mark>set</mark> Exit
Advanced PCIPMP Boot Security Chi Advanced Chipset Settings	 Exit Configure North Bridge features. * Select Screen 14 Select Item Enter Go to Sub Screen F1 General Help F10 Save and Exit ESC Exit

3.6.1 North Bridge Configuration

BIOS SETUP UTILITY	
Chi	ipset
North Bridge Chipset Configuration	Options
PCI MMIO Allocation: 4GB To 3072MB DRAM Frequency [Auto] Configure DRAM Timing by SPD [Enabled]	Auto 667 MHz 800 MHz
Initate Graphic Adapter [IGD] Internal Graphics Mode Select [Enabled, 8MB]	
PEG Port Configuration	
▶ Video Function Configuration	 ← Select Screen ↑↓ Select Item ← Change Option F1 General Help F10 Save and Exit ESC Exit
u02 68 (C)Comunight 1985-2009. American Mer	ratrends. Inc.

DRAM Frequency

设置动态随机内存频率,默认值是[Auto]。

Configure DRAM Timing by SPD

内存参数设置,若选 Enabled 则系统根据内存上的 SPD 值来设置内存参数,若要自己手动 设定各项内存参数则选 Disabled,然后手动设定行、列地址滤波及脉冲长度等项内存参数。

Initate Graphic Adapter

设置作为优先使用的绘图显示控制器。

Internal Graphics Mode Select

主板集成显卡显存大小选择,只是在安装驱动前的共享显存大小,安装驱动后会根据 DVMT(动态显存技术)自动分配显存大小。

PEG Port Configuration

PCI Express Graphics 接口关闭或打开。

3.6.1.1 Video Function Select

	BIOS SETUP UTILITY	
		Chipset
Video Function Configurat	ion	Options
DVMT Mode Select DVMT/FIXED Memory	EDUMT Model E256MBJ	 Fixed Mode DUMT Mode ★ Select Screen ↑↓ Select Item +- Change Option F1 General Help F10 Save and Exit ESC Exit
v02.68 (C) Copyr:	ight 1985–2009, American	Megatrends, Inc.

DVMT Mode Select

集成显卡的共享内存方式选择。

[DVMT]:动态共享显存大小,驱动会跟椐系统的内存大小来确定分配多少共享显存。

[FIXED]:固定共享显存大小,驱动会跟据 BIOS 设定的值来分配共享显存。

DVMT/FIXED Memory

显示共享内存大小。

3.6.2 South Bridge Chipset Configuration

BIOS SETUP UTILITY			
		Chi	pset
South Bridge Chipset Configura	ation		Options
SMBUS Controller	[Enabled]		Enabled Disabled
SLP_S4# Min. Assertion Width	[1 to 2 seconds]		
Restore on AC Power Loss	[Power On]		
PCIE Ports Configuration PCIE Port 0 PCIE Port 1 PCIE Port 2 PCIE Port 3 PCIE Port 4 PCIE Port 5 PCIE High Prioritu Port	[Auto] [Auto] [Auto] [Auto] [Auto] [Auto] [Disabled]		← Select Screen 14 Select Item +- Change Option
PCIE Port 0 IDxAPIC Enable PCIE Port 1 IDxAPIC Enable PCIE Port 2 IDxAPIC Enable PCIE Port 3 IDxAPIC Enable	(Disabled) (Disabled) (Disabled) (Disabled)	•	F1 General Help F10 Save and Exit ESC Exit
v02.68 (C) Copyright	1985-2009, American	Meg	atrends, Inc.

SMBUS Controller

设置是否起用 SMBUS (系统管理总线) 控制器,设置项有[Enabled],[Disabled]。默认设置为[Enabled]。

SLP_S4# Min. Assertion Width

SLP_S4#引脚信号有效时宽,默认设置为[1 to 2 seconds]。

Restore on AC Power Loss

该项用于设置加电后的开机情况,选 Power Off 则加电后需按下电源键才能开机,选 Power On 则加电后直接开机,选 Last State 加电后恢复到掉电前所在状态。

3.7 Exit 菜单

BIOS SETUP UTILITY						
Main	Advanced	PCIPnP	Boot	Security	Chi	ipset <mark>Exit</mark>
Exit (Save (Discar	D ptions Changes and E rd Changes an	xit d Exit				Exit system setup after saving the changes.
Discar Load (Load I	rd Changes Dptimal Defau Pailsafe Defa	lts ults				F10 key can be used for this operation.
						 ← Select Screen 14 Select Item Enter Go to Sub Screen F1 General Help F10 Save and Exit ESC Exit
	u02.68 (() Comuniada	t 1985-2	009. America	n Meo	atrends. Inc.

Save Changes and Exit

要保存对 BIOS 设置的更改且退出设置界面,重新启动计算机。在此项上按 Enter 键,然后 再按 Enter 键确认即可。

Discard Changes and Exit

要放弃一切更改并退出设置界面。在此项上按 Enter 键,然后再按 Enter 键确认即可。

Discard Changes

要放弃一切更改并继续留在设置界面。在此项上按 Enter 键,然后再按 Enter 键确认即可。

Load Optimal Defaults

自动装载优化设置,装载优化设置表示系统将以最佳效果运行,建议用户在进行BIOS设置时首先选择此项目,然后根据自己应用的需要对其他项目进行调整。

Load Failsafe Defaults

自动装载安全设置,此设置下系统运行在较低性能,但获得较高稳定性的设置。当用户系 统出现故障时,此设置非常有用。



附录

附一: Watchdog 编程指引

watchdog 参考代码 (ASM)

我们可以操作端口来实现对看门狗的操作。在DEBUG 命令下可以通过对相应端口写数据来操					
作端口,实现 Watchdog Timer 的不同功能。					
端口说明:					
2EH:	地址寄存器				
2FH:	数据寄存器				
例子:设置 Watchd	og Timer 为 30 秒				
在 DOS 模式下运行 DEBUG 命令:					
C:\>debug					
-o 2e 87					
-o 2e 87	;解锁				
-o 2e 2d					
-o 2f e0	;bit4=0 ,set pin as watchdog func				
-o 2e 07					
-o 2f 08	;选择逻辑设备				
-o 2e 30					
-o 2f 01	;激活逻辑设备				
-o 2e f5					
-o 2f 00	;设置计时单位为秒/(设置分 o 2f 08)				
-o 2e f6					
-o 2f 30	;设置 Timer Count 为 30h=48 秒				
-o 2e aa	;锁定寄存器				
-q					
C:\>					

用户输入完最后一行后回车,系统在计时48秒后自动重启。

FWMB-7870

参考代码(c++ language):

- outputb (0x2e, 0x87)
- outputb (0x2e, 0x87) // 打开 SUPER IO 寄存器
- outputb (0x2e, 0x2D)
- outputb (0x2f, 0xE0) //bit4=0 ,set pin as watchdog func
- outputb (0x2E, 0x07)
- outputb (0x2F, 0x08) //select logical device
- outputb (0x2e, 0x30)
- outputb (0x2f, 0x01)//active the device
- outputb (0x2e, 0xF5)
- outputb (0x2f, 0x00)//设置计时单位为秒/(设置分 outputb (0x2f, 0x08))
- outputb (0x2e, 0xF6)
- outputb (0x2f, 0x30)//设置 Timer Count 为 30h=48 秒
- outputb (0x2E, 0xAA) //锁定 SUPER IO 寄存器
- //----- code end -----

如果发生了系统死机情况,通过看门狗功能使系统自动重启。

附二:术语表

ACPI

高级配置和电源管理。ACPI 规范允许操作系统控制计算机及其附加设备的大部分电能。

BIOS

基本输入/输出系统。是在 PC 中包含所有的输入/输出控制代码界面的软件。它在系统启动时进 行硬件检测,开始操作系统的运作,在操作系统和硬件之间提供一个界面。BIOS 是存储在一个 只读存储器芯片内。

BUS

总线。在计算机系统中,不同部件之间交换数据的通道,是一组硬件线路。我们所指的BUS 通 常是 CPU 和主内存元件内部的局部线路。

Chipset

芯片组。是为执行一个或多个相关功能而设计的集成芯片。我们指的是由南桥和北桥组成的系 统级芯片组,他决定了主板的架构和主要功能。

CMOS

互补金属-氧化物半导体。是一种被广泛应用的半导体类型。它具有高速、低功耗的特点。我们 指的 CMOS 是在主板上的 CMOS RAM 中预留的一部分空间,用来保存日期、时间、系统信息 和系统参数设定信息等。

COM

串口。一种通用的串行通信接口,一般采用标准DB9公头接口连接方式。

DIMM

双列直插式内存模块。是一个带有内存芯片组的小电路板。提供64bit的内存总线宽度。

DRAM

动态随机存取存储器。是一个普通计算机的通用内存类型。通常用一个晶体管和一个电容来存储一个位。随着技术的发展, DRAM 的类型和规格已经在计算机应用中变得越来越多样化。例如现在常用的就有:SDRAM、DDR SDRAM 和 RDRAM。

52

I2C

Inter-Integrated Circuit 总线是一种由 PHILIPS 公司开发的两线式串行总线,用于连接微控制器及其外围设备。

LAN

局域网络接口。一个小区域内相互关联的计算机组成的一个计算机网络,一般是在一个企事业 单位或一栋建筑物。局域网一般由服务器、工作站、一些通信链接组成,一个终端可以通过电 线访问数据和设备的任何地方,许多用户可以共享昂贵的设备和资源。

LED

发光二极管,一种半导体设备,当电流流过时它会被点亮,通常用来把信息非常直观的表示出 来,例如表示电源已经导通或硬盘驱动器正在工作等。

PnP

即插即用。允许 PC 对外接设备进行自动配置,不用用户手动操作系统就可以自己工作的一种 规格。为实现这个特点,BIOS 支持 PnP 和一个 PnP 扩展卡都是必需的。

POST

上电自检。在启动系统期间,BIOS 会对系统执行一个连续的检测操作,包括检测 RAM,键盘,硬盘驱动器等,看它们是否正确连接和是否正常工作。

PS/2

由 IBM 发展的一种键盘和鼠标连接的接口规范。PS/2 是一个仅有 6PIN 的 DIN 接口,也可以用 以连接其他的设备,比如调制解调器。

USB

通用串行总线。一种适合低速外围设备的硬件接口,一般用来连接键盘、鼠标等。一台PC 最 多可以连接 127 个 USB 设备,提供一个 12Mbit/s 的传输带宽; USB 支持热插拔和多数据流功 能,即在系统工作时可以插入 USB 设备,系统可以自动识别并让插入的设备正常。

53



敬请参阅

http://www.norco.com.cn

本手册所提供信息可不经事先通知进行变更

华北工控对所述信息保留解释权

