

S-8261系列内置高精度电压检测电路和延迟电路，是用于锂离子/锂聚合物可充电电池的保护IC。

本IC最适合于对1节锂离子/锂聚合物可充电电池组的过充电、过放电和过电流的保护。

■ 特点

- (1) 内置高精度电压检测电路
 - 过充电检测电压 3.9 V ~ 4.4 V(进阶单位为5 mV) 精度±25 mV(25°C)、
±30 mV(-5°C ~ +55°C)
 - 过充电滞后电压 0.1 V ~ 0.4 V^{*1} 精度±25 mV
过充电滞后电压可以在0.1 V ~ 0.4 V的范围内，以50 mV为进阶单位进行选择
 - 过放电检测电压 2.0 V ~ 3.0 V(进阶单位为10 mV) 精度±50 mV
 - 过放电滞后电压 0.0 V ~ 0.7 V^{*2} 精度±50 mV
过放电滞后电压可以在0.0 V ~ 0.7 V的范围内，以100 mV为进阶单位进行选择
 - 过电流1检测电压 0.05 V ~ 0.3 V(进阶单位为10 mV) 精度±15 mV
 - 过电流2检测电压 0.5 V(固定) 精度±100 mV
- (2) 连接充电器的端子采用高耐压器件 (VM 端子、CO 端子: 绝对最大额定值 = 28 V)
- (3) 各种延迟时间只需由内置电路来实现(过充电: t_{CU} 、过放电: t_{DL} 、过电流 1: t_{IOV1} 、过电流 2: t_{IOV2})
(不需外接电容) 精度±20%
- (4) 内置三段过电流检测电路(过电流 1、过电流 2、负载短路)
- (5) 可以选择向 0 V 电池充电功能的“可能”/“禁止”
- (6) 可以选择休眠功能的“有”/“无”
- (7) 可充电器检测功能、异常充电电流检测功能
 - 根据检测VM端子的负电压(典型值-0.7 V) 而解除过放电滞后(充电器检测功能)。
 - 当DO端子电压处于高电位(High), VM端子电压低于充电器检测电压(典型值-0.7 V) 时, CO端子的输出将被设置于低电位(Low)(异常充电电流检测功能)。
- (8) 低消耗电流
 - 工作状态时 典型值3.5 μ A 最大值7.0 μ A
 - 休眠状态时 最大值0.1 μ A
- (9) 宽工作温度范围 -40°C ~ +85°C
- (10) 无铅、Sn 100%、无卤素^{*3}

*1. 过充电解除电压 = 过充电检测电压-过充电滞后电压(但是, 当过充电解除电压<3.8 V时不能选择)

*2. 过放电解除电压 = 过放电检测电压+过放电滞后电压(但是, 过放电解除电压>3.4 V时不能选择)

*3. 详情请参阅“■ 产品型号的构成”。

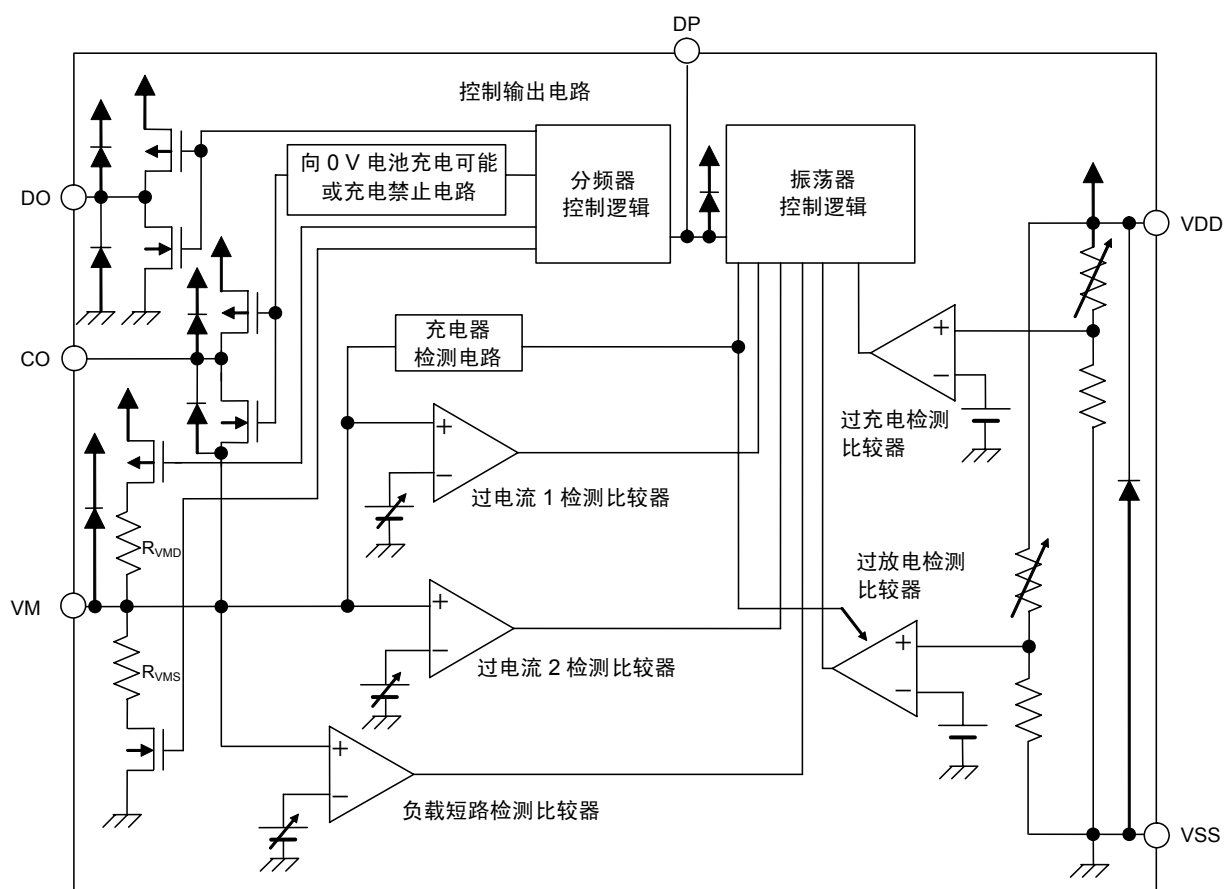
■ 用途

- 锂离子可充电电池组
- 锂聚合物可充电电池组

■ 封装

- SOT-23-6

■ 框图

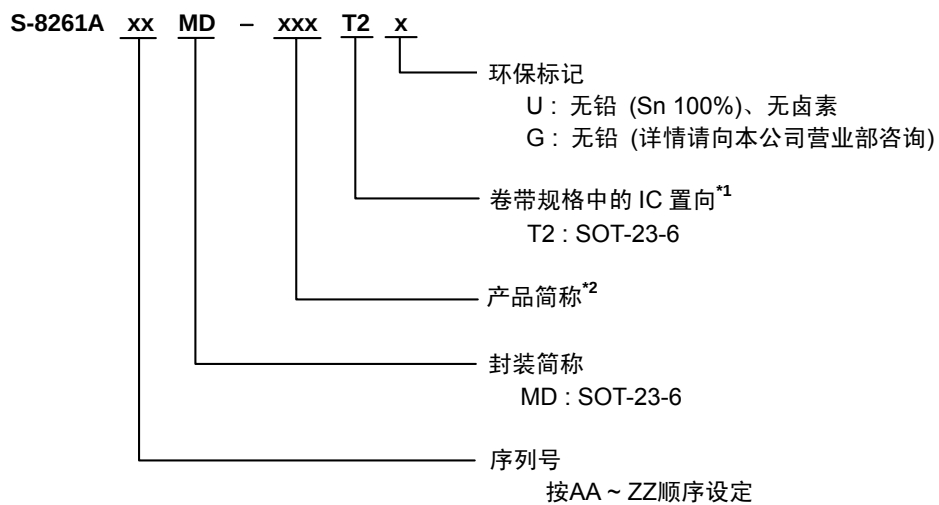


备注 图中的二极管全部为寄生二极管。

图1

■ 产品型号的构成

1. 产品名



*1. 请参阅卷带图。

*2. 请参阅“3. 产品名目录”。

2. 封装

封装名	图面号码		
	封装图面	卷带图面	带卷图面
SOT-23-6	MP006-A-P-SD	MP006-A-C-SD	MP006-A-R-SD

3. 产品名目录

表1

产品名 / 项目	过充电 检测电压 [V _{CU}]	过充电 滞后电压 [V _{HC}]	过放电 检测电压 [V _{DL}]	过放电 滞后电压 [V _{HD}]	过电流1 检测电压 [V _{IOV1}]	向0 V电池的 充电功能	延迟时间的 组合 *1	休眠 功能
S-8261AAGMD-G2GT2x	4.280 V	0.20 V	2.30 V	0 V	0.16 V	可能	(1)	有
S-8261AAHMD-G2HT2x	4.280 V	0.20 V	2.30 V	0 V	0.08 V	可能	(1)	有
S-8261AAJMD-G2JT2x	4.325 V	0.25 V	2.50 V	0.4 V	0.15 V	禁止	(1)	有
S-8261AALMD-G2LT2x	4.300 V	0.10 V	2.30 V	0 V	0.08 V	禁止	(1)	有
S-8261AAMMD-G2MT2x	4.300 V	0.10 V	2.30 V	0 V	0.20 V	禁止	(1)	有
S-8261AANMD-G2NT2x	4.275 V	0.10 V	2.30 V	0.1 V	0.10 V	可能	(1)	有
S-8261AAOMD-G2OT2x	4.280 V	0.20 V	2.30 V	0 V	0.13 V	禁止	(1)	有
S-8261AAPMD-G2PT2x	4.325 V	0.25 V	2.50 V	0.4 V	0.10 V	禁止	(1)	有
S-8261AARMMD-G2RT2x	4.280 V	0.20 V	2.30 V	0 V	0.10 V	可能	(1)	有
S-8261AASMD-G2ST2x	4.280 V	0.20 V	2.30 V	0 V	0.15 V	禁止	(2)	有
S-8261AATMD-G2TT2x	4.300 V	0.10 V	2.30 V	0 V	0.08 V	可能	(3)	有
S-8261AAUMD-G2UT2x	4.275 V	0.10 V	2.30 V	0.1 V	0.10 V	可能	(4)	有
S-8261AAXMD-G2XT2x	4.350 V	0.10 V	2.30 V	0.1 V	0.10 V	可能	(4)	有
S-8261AAZMD-G2ZT2x	4.280 V	0.25 V	2.50 V	0.4 V	0.10 V	禁止	(1)	有
S-8261ABAMD-G3AT2x	4.350 V	0.20 V	2.50 V	0 V	0.20 V	可能	(4)	有
S-8261ABBMD-G3BT2x	4.275 V	0.20 V	2.30 V	0 V	0.13 V	可能	(1)	有
S-8261ABCMD-G3CT2x	4.300 V	0.20 V	2.30 V	0 V	0.13 V	可能	(1)	有
S-8261ABIMD-G3IT2x	4.275 V	0.20 V	2.30 V	0 V	0.20 V	禁止	(5)	有
S-8261ABJMD-G3JT2x	4.280 V	0.20 V	3.00 V	0 V	0.08 V	可能	(1)	有
S-8261ABKMD-G3KT2x	4.100 V	0.25 V	2.50 V	0.4 V	0.15 V	禁止	(1)	有
S-8261ABLMD-G3LT2x	4.275 V	0.20 V	2.30 V	0 V	0.05 V	禁止	(5)	有
S-8261ABMMD-G3MT2x	4.280 V	0.20 V	2.80 V	0 V	0.10 V	可能	(1)	有
S-8261ABNMD-G3NT2x	4.300 V	0.20 V	2.30 V	0 V	0.06 V	可能	(1)	有
S-8261ABPMD-G3PT2x	4.200 V	0.10 V	2.80 V	0.1 V	0.15 V	禁止	(1)	有
S-8261ABRMD-G3RT2x	4.275 V	0.20 V	2.50 V	0.4 V	0.15 V	禁止	(1)	有
S-8261ABSMD-G3ST2x	4.280 V	0.10 V	2.50 V	0.5 V	0.18 V	禁止	(1)	有
S-8261ABTMD-G3TT2x	4.280 V	0.20 V	3.00 V	0.4 V	0.08 V	可能	(5)	有
S-8261ABYMD-G3YT2x	4.275 V	0.10 V	2.30 V	0.1 V	0.10 V	可能	(6)	有
S-8261ABZMD-G3ZT2x	4.325 V	0.25 V	2.50 V	0.4 V	0.15 V	禁止	(6)	有
S-8261ACAMD-G4AT2x	4.280 V	0.20 V	2.30 V	0 V	0.13 V	禁止	(6)	有
S-8261ACBMD-G4BT2x	4.250 V	0.20 V	2.60 V	0.3 V	0.12 V	禁止	(1)	无
S-8261ACDMD-G4DT2x	4.350 V	0.25 V	2.30 V	0.7 V	0.25 V	可能	(7)	有
S-8261ACEMD-G4ET2x	3.900 V	0.10 V	2.00 V	0.3 V	0.10 V	可能	(1)	有
S-8261ACFMD-G4FT2x	4.280 V	0.20 V	2.30 V	0 V	0.10 V	可能	(8)	有
S-8261ACHMD-G4HT2x	4.465 V	0.30 V	2.10 V	0 V	0.15 V	可能	(9)	有
S-8261ACIMD-G4IT2x	4.250 V	0.20 V	2.40 V	0.5 V	0.10 V	可能	(1)	无
S-8261ACJMD-G4JT2x	4.275 V	0.10 V	2.30 V	0.1 V	0.15 V	可能	(1)	有
S-8261ACKMD-G4KT2x	4.280 V	0.20 V	2.80 V	0 V	0.13 V	可能	(1)	有
S-8261ACMMD-G4MT2x	4.325 V	0.20 V	3.00 V	0.4 V	0.06 V	禁止	(1)	有
S-8261ACNMD-G4NT2x	4.215 V	0.10 V	2.30 V	0.1 V	0.13 V	禁止	(1)	有

*1. 延迟时间的组合项目中的 (1) ~ (9)，请参阅表2。

- 备注 1. 需要上述检测电压值以外的产品时，请向本公司营业部咨询。
 2. x: G或U
 3. 用户需要Sn 100%、无卤素产品时，请选择环保标记为“U”的产品。

表2

延迟时间的组合	过充电检测延迟时间 [t _{CU}]	过放电检测延迟时间 [t _{DL}]	过电流1检测延迟时间 [t _{IOV1}]	过电流2检测延迟时间 [t _{IOV2}]	负载短路检测延迟时间 [t _{SHORT}]
(1)	1.2 s	144 ms	9 ms	2.24 ms	320 μs
(2)	1.2 s	144 ms	4.5 ms	2.24 ms	320 μs
(3)	4.6 s	36 ms	18 ms	9 ms	320 μs
(4)	4.6 s	144 ms	9 ms	2.24 ms	320 μs
(5)	1.2 s	36 ms	9 ms	2.24 ms	320 μs
(6)	1.2 s	144 ms	9 ms	1.12 ms	320 μs
(7)	1.2 s	290 ms	18 ms	2.24 ms	320 μs
(8)	1.2 s	144 ms	18 ms	2.24 ms	320 μs
(9)	0.3 s	36 ms	9 ms	1.12 ms	320 μs

备注 可更改在下述范围内的延迟时间，请向本公司营业部咨询。

表3

延迟时间	记号	选择范围			备注
过充电检测延迟时间	t _{CU}	0.15 s	1.2 s	4.6 s	从左项中选择
过放电检测延迟时间	t _{DL}	36 ms	144 ms	290 ms	从左项中选择
过电流1检测延迟时间	t _{IOV1}	4.5 ms	9 ms	18 ms	从左项中选择
过电流2检测延迟时间	t _{IOV2}	1.12 ms	2.24 ms	—	从左项中选择
负载短路检测延迟时间	t _{SHORT}	—	320 μs	600 μs	从左项中选择

备注 粗线框内表示为标准产品的延迟时间。

引脚排列图

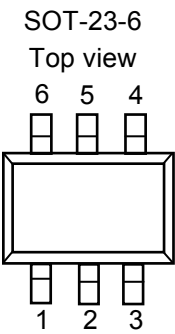


图2

表4

引脚号	符号	描述
1	DO	放电控制用FET门极连接端子(CMOS输出)
2	VM	VM ~ VSS间的电压检测端子(过电流检测端子)
3	CO	充电控制用FET门极连接端子(CMOS输出)
4	DP	延迟时间测定用测试端子
5	VDD	正电源输入端子
6	VSS	负电源输入端子

■ 绝对最大额定值

表5

(除特殊注明以外:Ta = 25°C)

项 目	记号	适用端子	规 格	单 位
VDD-VSS间输入电压	V_{DS}	VDD	$V_{SS}-0.3 \sim V_{SS}+12$	V
VM输入端子电压	V_{VM}	VM	$V_{DD}-28 \sim V_{DD}+0.3$	V
CO输出端子电压	V_{CO}	CO	$V_{VM}-0.3 \sim V_{DD}+0.3$	V
DO输出端子电压	V_{DO}	DO	$V_{SS}-0.3 \sim V_{DD}+0.3$	V
容许功耗	P_D	—	250 (基板未安装时)	mW
			650 ^{*1}	mW
工作环境温度	T_{opr}	—	-40 ~ +85	°C
保存温度	T_{stg}	—	-55 ~ +125	°C

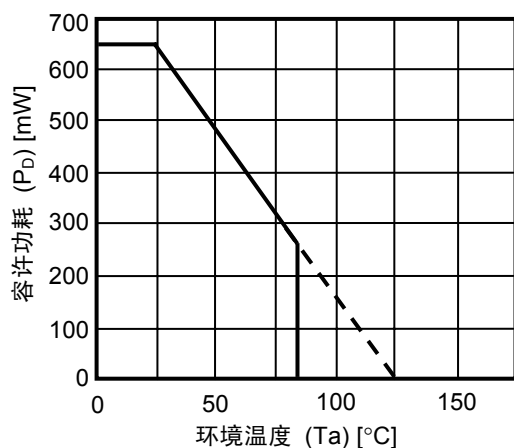
*1. 基板安装时

[安装基板]

- (1) 基板尺寸: 114.3 mm×76.2 mm×t1.6 mm
(2) 名称: JEDEC STANDARD51-7

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值, 有可能造成产品劣化等物理性损伤。

(1) 基板安装时



(2) 基板未安装时

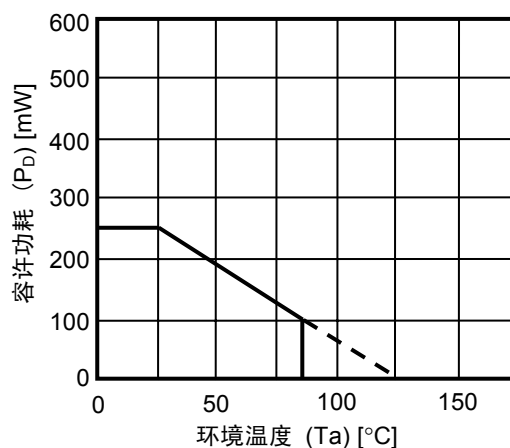


图3 封装容许功耗

■ 电气特性

1. 检测延迟时间以外(25°C)

表6

(除特殊注明以外: Ta = 25°C)

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
检测电压								
过充电检测电压 $V_{CU} = 3.9\text{ V} \sim 4.4\text{ V}$, 进阶单位为5 mV	V_{CU}	—	V_{CU} -0.025	V_{CU}	V_{CU} +0.025	V	1	1
		Ta = -5°C ~ 55°C*1	V_{CU} -0.030	V_{CU}	V_{CU} +0.030	V	1	1
过充电滞后电压 $V_{HC} = 0.1\text{ V} \sim 0.4\text{ V}$, 进阶单位为50 mV	V_{HC}	—	V_{HC} -0.025	V_{HC}	V_{HC} +0.025	V	1	1
过放电检测电压 $V_{DL} = 2.0\text{ V} \sim 3.0\text{ V}$, 进阶单位为10 mV	V_{DL}	—	V_{DL} -0.050	V_{DL}	V_{DL} +0.050	V	2	2
过放电滞后电压 $V_{HD} = 0.0\text{ V} \sim 0.7\text{ V}$, 进阶单位为100 mV	V_{HD}	—	V_{HD} -0.050	V_{HD}	V_{HD} +0.050	V	2	2
过电流1检测电压 $V_{IOV1} = 0.05\text{ V} \sim 0.3\text{ V}$, 进阶单位为10 mV	V_{IOV1}	—	V_{IOV1} -0.015	V_{IOV1}	V_{IOV1} +0.015	V	3	2
过电流2检测电压	V_{IOV2}	—	0.4	0.5	0.6	V	3	2
负载短路检测电压	V_{SHORT}	—	0.9	1.2	1.5	V	3	2
充电器检测电压	V_{CHA}	—	-1.0	-0.7	-0.4	V	4	2
输入电压・工作电压								
VDD-VSS间工作电压	V_{DSOP1}	内部电路工作电压	1.5	—	8	V	—	—
VDD-VM间工作电压	V_{DSOP2}	内部电路工作电压	1.5	—	28	V	—	—
消耗电流 (备有休眠功能)								
通常工作时消耗电流	I_{OPE}	$V_{DD} = 3.5\text{ V}$, $V_{VM} = 0\text{ V}$	1.0	3.5	7.0	μA	5	2
休眠时消耗电流	I_{PDN}	$V_{DD} = V_{VM} = 1.5\text{ V}$	—	—	0.1	μA	5	2
消耗电流 (无休眠功能)								
通常工作时消耗电流	I_{OPE}	$V_{DD} = 3.5\text{ V}$, $V_{VM} = 0\text{ V}$	1.0	3.5	7.0	μA	5	2
过放电时消耗电流	I_{OPED}	$V_{DD} = V_{VM} = 1.5\text{ V}$	1.0	3.0	5.5	μA	5	2
输出电阻								
CO端子电阻 “H”	R_{COH}	$V_{CO} = 3.0\text{ V}$, $V_{DD} = 3.5\text{ V}$, $V_{VM} = 0\text{ V}$	2.5	5	10	kΩ	7	4
CO端子电阻 “L”	R_{COL}	$V_{CO} = 0.5\text{ V}$, $V_{DD} = 4.5\text{ V}$, $V_{VM} = 0\text{ V}$	2.5	5	10	kΩ	7	4
DO端子电阻 “H”	R_{DOH}	$V_{DO} = 3.0\text{ V}$, $V_{DD} = 3.5\text{ V}$, $V_{VM} = 0\text{ V}$	2.5	5	10	kΩ	8	4
DO端子电阻 “L”	R_{DOL}	$V_{DO} = 0.5\text{ V}$, $V_{DD} = V_{VM} = 1.8\text{ V}$	2.5	5	10	kΩ	8	4
VM内部电阻								
VM-VDD间内部电阻	R_{VMD}	$V_{DD} = 1.8\text{ V}$, $V_{VM} = 0\text{ V}$	100	300	900	kΩ	6	3
VM-VSS间内部电阻	R_{VMS}	$V_{DD} = 3.5\text{ V}$, $V_{VM} = 1.0\text{ V}$	10	20	40	kΩ	6	3
向0 V电池的充电功能								
开始向0 V电池充电充电器电压	V_{0CHA}	向0 V电池充电功能 “可能”	1.2	—	—	V	11	2
禁止向0 V电池充电电池电压	V_{0INH}	向0 V电池充电功能 “禁止”	—	—	0.5	V	12	2

*1. 以上温度范围系设计保证值, 非高低温的实测筛选。

2. 检测延迟时间以外($-40^{\circ}\text{C} \sim +85^{\circ}\text{C}^{*1}$)

表7

(除特殊注明以外: $T_a = -40^{\circ}\text{C} \sim +85^{\circ}\text{C}^{*1}$)

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
检测电压								
过充电检测电压 $V_{\text{CU}} = 3.9\text{ V} \sim 4.4\text{ V}$, 进阶单位为5 mV	V_{CU}	—	V_{CU} -0.055	V_{CU}	V_{CU} +0.040	V	1	1
过充电滞后电压 $V_{\text{HC}} = 0.1\text{ V} \sim 0.4\text{ V}$, 进阶单位为50 mV	V_{HC}	—	V_{HC} -0.025	V_{HC}	V_{HC} +0.025	V	1	1
过放电检测电压 $V_{\text{DL}} = 2.0\text{ V} \sim 3.0\text{ V}$, 进阶单位为10 mV	V_{DL}	—	V_{DL} -0.080	V_{DL}	V_{DL} +0.080	V	2	2
过放电滞后电压 $V_{\text{HD}} = 0.0\text{ V} \sim 0.7\text{ V}$, 进阶单位为100 mV	V_{HD}	—	V_{HD} -0.050	V_{HD}	V_{HD} +0.050	V	2	2
过电流1检测电压 $V_{\text{IOV1}} = 0.05\text{ V} \sim 0.3\text{ V}$, 进阶单位为10 mV	V_{IOV1}	—	V_{IOV1} -0.021	V_{IOV1}	V_{IOV1} +0.021	V	3	2
过电流2检测电压	V_{IOV2}	—	0.37	0.5	0.63	V	3	2
负载短路检测电压	V_{SHORT}	—	0.7	1.2	1.7	V	3	2
充电器检测电压	V_{CHA}	—	-1.2	-0.7	-0.2	V	4	2
输入电压・工作电压								
VDD-VSS间工作电压	V_{DSOP1}	内部电路工作电压	1.5	—	8	V	—	—
VDD-VM间工作电压	V_{DSOP2}	内部电路工作电压	1.5	—	28	V	—	—
消耗电流 (备有休眠功能)								
通常工作时消耗电流	I_{OPE}	$V_{\text{DD}} = 3.5\text{ V}$, $V_{\text{VM}} = 0\text{ V}$	0.7	3.5	8.0	μA	5	2
休眠时消耗电流	I_{PDN}	$V_{\text{DD}} = V_{\text{VM}} = 1.5\text{ V}$	—	—	0.1	μA	5	2
消耗电流 (无休眠功能)								
通常工作时消耗电流	I_{OPE}	$V_{\text{DD}} = 3.5\text{ V}$, $V_{\text{VM}} = 0\text{ V}$	0.7	3.5	8.0	μA	5	2
过放电时消耗电流	I_{OPED}	$V_{\text{DD}} = V_{\text{VM}} = 1.5\text{ V}$	0.7	3.0	6.0	μA	5	2
输出电阻								
CO端子电阻 “H”	R_{COH}	$V_{\text{CO}} = 3.0\text{ V}$, $V_{\text{DD}} = 3.5\text{ V}$, $V_{\text{VM}} = 0\text{ V}$	1.2	5	15	$\text{k}\Omega$	7	4
CO端子电阻 “L”	R_{COL}	$V_{\text{CO}} = 0.5\text{ V}$, $V_{\text{DD}} = 4.5\text{ V}$, $V_{\text{VM}} = 0\text{ V}$	1.2	5	15	$\text{k}\Omega$	7	4
DO端子电阻 “H”	R_{DOH}	$V_{\text{DO}} = 3.0\text{ V}$, $V_{\text{DD}} = 3.5\text{ V}$, $V_{\text{VM}} = 0\text{ V}$	1.2	5	15	$\text{k}\Omega$	8	4
DO端子电阻 “L”	R_{DOL}	$V_{\text{DO}} = 0.5\text{ V}$, $V_{\text{DD}} = V_{\text{VM}} = 1.8\text{ V}$	1.2	5	15	$\text{k}\Omega$	8	4
VM内部电阻								
VM-VDD间内部电阻	R_{VMD}	$V_{\text{DD}} = 1.8\text{ V}$, $V_{\text{VM}} = 0\text{ V}$	78	300	1310	$\text{k}\Omega$	6	3
VM-VSS间内部电阻	R_{VMS}	$V_{\text{DD}} = 3.5\text{ V}$, $V_{\text{VM}} = 1.0\text{ V}$	7.2	20	44	$\text{k}\Omega$	6	3
向0 V电池的充电功能								
开始向0 V电池充电充电器电压	V_{0CHA}	向0 V电池充电功能 “可能”	1.7	—	—	V	11	2
禁止向0 V电池充电电池电压	V_{0INH}	向0 V电池充电功能 “禁止”	—	—	0.3	V	12	2

*1. 以上温度范围系设计保证值, 非高低温的实测筛选。

3. 检测延迟时间

- (1) S-8261AAG, S-8261AAH, S-8261AAJ, S-8261AAL, S-8261AAM, S-8261AAN, S-8261AAO, S-8261AAP, S-8261AAR, S-8261AAZ, S-8261ABB, S-8261ABC, S-8261ABJ, S-8261ABK, S-8261ABM, S-8261ABN, S-8261ABP, S-8261ABR, S-8261ABS, S-8261ACB, S-8261ACE, S-8261ACI, S-8261ACK, S-8261ACM, S-8261ACJ, S-8261ACN

表8

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.96	1.2	1.4	s	9	5
过放电检测延迟时间	t _{DL}	—	115	144	173	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	7.2	9	11	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.8	2.24	2.7	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	0.7	1.2	2.0	s	9	5
过放电检测延迟时间	t _{DL}	—	80	144	245	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	5	9	15	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.2	2.24	3.8	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

- (2) S-8261AAS

表9

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.96	1.2	1.4	s	9	5
过放电检测延迟时间	t _{DL}	—	115	144	173	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	3.6	4.5	5.4	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.8	2.24	2.7	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	0.7	1.2	2.0	s	9	5
过放电检测延迟时间	t _{DL}	—	80	144	245	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	2.5	4.5	7.7	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.2	2.24	3.8	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(3) S-8261AAT

表10

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	3.7	4.6	5.5	s	9	5
过放电检测延迟时间	t _{DL}	—	29	36	43	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	14	18	22	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	7.2	9	11	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	2.5	4.6	7.8	s	9	5
过放电检测延迟时间	t _{DL}	—	20	36	61	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	10	18	31	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	5	9	15	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(4) S-8261AAU, S-8261AAX, S-8261ABA

表11

项目	记号	条件	最小值	典型值	最大值	单位	条件	测定电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	3.7	4.6	5.5	s	9	5
过放电检测延迟时间	t _{DL}	—	115	144	173	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	7.2	9	11	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.8	2.24	2.7	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	2.5	4.6	7.8	s	9	5
过放电检测延迟时间	t _{DL}	—	80	144	245	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	5	9	15	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.2	2.24	3.8	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(5) S-8261ABI, S-8261ABL, S-8261ABT

表12

项目	记号	条件	最小值	典型值	最大值	单位	测定 条件	测定 电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.96	1.2	1.4	s	9	5
过放电检测延迟时间	t _{DL}	—	29	36	43	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	7.2	9	11	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.8	2.24	2.7	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	0.7	1.2	2.0	s	9	5
过放电检测延迟时间	t _{DL}	—	20	36	61	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	5	9	15	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.2	2.24	3.8	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(6) S-8261ABY, S-8261ABZ, S-8261ACA

表13

项目	记号	条件	最小值	典型值	最大值	单位	测定 条件	测定 电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.96	1.2	1.4	s	9	5
过放电检测延迟时间	t _{DL}	—	115	144	173	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	7.2	9	11	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	0.89	1.12	1.35	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	0.7	1.2	2.0	s	9	5
过放电检测延迟时间	t _{DL}	—	80	144	245	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	5	9	15	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	0.61	1.12	1.91	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(7) S-8261ACD

表14

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.96	1.2	1.4	s	9	5
过放电检测延迟时间	t _{DL}	—	232	290	348	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	14	18	22	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.8	2.24	2.7	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)*1								
过充电检测延迟时间	t _{CU}	—	0.7	1.2	2.0	s	9	5
过放电检测延迟时间	t _{DL}	—	160	290	493	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	10	18	31	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.2	2.24	3.8	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(8) S-8261ACF

表15

项目	记号	条件	最小值	典型值	最大值	单位	测定条件	测定电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.96	1.2	1.4	s	9	5
过放电检测延迟时间	t _{DL}	—	115	144	173	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	14	18	22	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.8	2.24	2.7	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)*1								
过充电检测延迟时间	t _{CU}	—	0.7	1.2	2.0	s	9	5
过放电检测延迟时间	t _{DL}	—	80	144	245	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	10	18	31	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	1.2	2.24	3.8	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

(9) S-8261ACH

表16

项目	记号	条件	最小值	典型值	最大值	单位	测定 条件	测定 电路
延迟时间 (Ta = 25°C)								
过充电检测延迟时间	t _{CU}	—	0.24	0.3	0.36	s	9	5
过放电检测延迟时间	t _{DL}	—	29	36	43	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	7.2	9	11	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	0.89	1.12	1.35	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	220	320	380	μs	10	5
延迟时间 (Ta = -40°C ~ +85°C)^{*1}								
过充电检测延迟时间	t _{CU}	—	0.17	0.3	0.51	s	9	5
过放电检测延迟时间	t _{DL}	—	20	36	61	ms	9	5
过电流1检测延迟时间	t _{I_{OV1}}	—	5	9	15	ms	10	5
过电流2检测延迟时间	t _{I_{OV2}}	—	0.61	1.12	1.91	ms	10	5
负载短路检测延迟时间	t _{SHORT}	—	150	320	540	μs	10	5

*1. 以上温度范围系设计保证值，非高低温的实测筛选。

■ 测定电路

注意 在未经特别说明的情况下，CO和DO端子的输出电压 V_{CO} 、 V_{DO} 的“H”、“L”的判定是以Nch FET的阈值电压(1.0 V)为基准。此时的CO端子请以 V_{VM} 为基准，DO端子请以 V_{SS} 为基准来判定。

(1) 测定条件1、测定电路1

(过充电检测电压、过放电滞后电压)

在 $V_1 = 3.5$ V设定后的状态下，将 V_1 逐渐提升至 $V_{CO} = \text{“H”} \rightarrow \text{“L”}$ 时的VDD—VSS间电压即为过充电检测电压(V_{CU})。然后，将 V_1 逐渐降至 $V_{CO} = \text{“L”} \rightarrow \text{“H”}$ 时的VDD—VSS间电压与过充电检测电压(V_{CU})之间的差异即为过充电滞后电压(V_{HC})。

(2) 测定条件2、测定电路2

(过放电检测电压、过放电滞后电压)

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态下，将 V_1 逐渐降至 $V_{DO} = \text{“H”} \rightarrow \text{“L”}$ 时的VDD—VSS间电压即为过放电检测电压(V_{DL})。然后，将 V_1 逐渐提升至 $V_{DO} = \text{“L”} \rightarrow \text{“H”}$ 时的VDD—VSS间电压与过放电检测电压(V_{DL})之间的差异即为过放电滞后电压(V_{HD})。

(3) 测定条件3、测定电路2

(过电流1检测电压、过电流2检测电压、负载短路检测电压)

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态下，将 V_2 在瞬间(10 μ s以内)提升至 $V_{DO} = \text{“H”} \rightarrow \text{“L”}$ 之间的延迟时间在过电流1延迟时间的最小值和最大值之间的范围内时，VM—VSS间电压即为过电流1检测电压(V_{IOV1})。

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态下，将 V_2 在瞬间(10 μ s以内)提升至 $V_{DO} = \text{“H”} \rightarrow \text{“L”}$ 之间的延迟时间在过电流2延迟时间的最小值和最大值之间的范围内时，VM—VSS间电压即为过电流2检测电压(V_{IOV2})。

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态下，将 V_2 在瞬间(10 μ s以内)提升至 $V_{DO} = \text{“H”} \rightarrow \text{“L”}$ 之间的延迟时间在负载短路延迟时间的最小值和最大值之间的范围内时，VM—VSS间电压即为负载短路检测电压(V_{SHORT})。

(4) 测定条件4、测定电路2

(充电器检测电压 (= 异常充电电流检测电压))

在 $V_1 = 1.8$ V、 $V_2 = 0$ V设定后的状态下，将 V_1 逐渐提升，设定 $V_1 = V_{DL} + (V_{HD} / 2)$ ，之后将 V_2 从0 V逐渐降至 $V_{DO} = \text{“L”} \rightarrow \text{“H”}$ 时，VM—VSS间电压即为充电器检测电压(V_{CHA})。

充电器检测电压的测定仅限于过放电滞后 $V_{HD} \neq 0$ 的产品。

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态下，将 V_2 逐渐降至 $V_{CO} = \text{“H”} \rightarrow \text{“L”}$ 时，VM—VSS间电压即为异常充电电流检测电压。异常充电电流检测电压和充电器检测电压(V_{CHA})为相同值。

(5) 测定条件5、测定电路2

(通常工作时消耗电流、休眠时消耗电流、过放电时消耗电流)

<备有休眠功能的产品>

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态(通常状态)下，流经VDD端子的电流 I_{DD} 即为通常工作时消耗电流(I_{OPE})。

在 $V_1 = V_2 = 1.5$ V设定后的状态(过放电状态)下，流经VDD端子的电流 I_{DD} 即为休眠时消耗电流(I_{PDN})。

<无休眠功能的产品>

在 $V_1 = 3.5$ V、 $V_2 = 0$ V设定后的状态(通常状态)下，流经VDD端子的电流 I_{DD} 即为通常工作时消耗电流(I_{OPE})。

在 $V_1 = V_2 = 1.5$ V设定后的状态(过放电状态)下，流经VDD端子的电流 I_{DD} 即为过放电时消耗电流(I_{OPED})。

(6) 测定条件6、测定电路3

(VM—VDD间内部电阻、VM—VSS间内部电阻)

在 $V_1 = 1.8\text{ V}$ 、 $V_2 = 0\text{ V}$ 设定后的状态下，VM—VDD间电阻即为VM—VDD间内部电阻(R_{VMD})。

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 1.0\text{ V}$ 设定后的状态下，VM—VSS间电阻即为VM—VSS间内部电阻(R_{VMS})。

(7) 测定条件7、测定电路4

(CO端子“H”电阻、CO端子“L”电阻)

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 、 $V_3 = 3.0\text{ V}$ 设定后的状态下，CO端子电阻即为CO端子H电阻(R_{COH})。

在 $V_1 = 4.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 、 $V_3 = 0.5\text{ V}$ 设定后的状态下，CO端子电阻即为CO端子L电阻(R_{COL})。

(8) 测定条件8、测定电路4

(DO端子电阻“H”、DO端子电阻“L”)

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 、 $V_4 = 3.0\text{ V}$ 设定后的状态下，DO端子电阻即为DO端子H电阻(R_{DOH})。

在 $V_1 = 1.8\text{ V}$ 、 $V_2 = 0\text{ V}$ 、 $V_4 = 0.5\text{ V}$ 设定后的状态下，DO端子电阻即为DO端子L电阻(R_{DOL})。

(9) 测定条件9、测定电路5

(过充电检测延迟时间、过放电检测延迟时间)

在 $V_2 = 0\text{ V}$ 设定后的状态下，将 V_1 从过充电检测电压(V_{CU})— 0.2 V 在瞬间($10\text{ }\mu\text{s}$ 以内)升至过充电检测电压(V_{CU})+ 0.2 V ， V_{CO} 在“H”→“L”的时间即为过充电检测延迟时间(t_{CU})。

在 $V_2 = 0\text{ V}$ 设定后的状态下，将 V_1 从过放电检测电压(V_{DL})+ 0.2 V 在瞬间($10\text{ }\mu\text{s}$ 以内)降至过放电检测电压(V_{DL})— 0.2 V ， V_{DO} 在“H”→“L”的时间即为过放电检测延迟时间(t_{DL})。

(10) 测定条件10、测定电路5

(过电流1检测延迟时间、过电流2检测延迟时间、负载短路检测延迟时间、异常充电电流检测延迟时间)

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 设定后的状态下，将 V_2 从 0 V 瞬间($10\text{ }\mu\text{s}$ 以内)升至 0.35 V ， V_{DO} 成为“L”的时间即为过电流1检测延迟时间(t_{IOV1})。

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 设定后的状态下，将 V_2 从 0 V 瞬间($10\text{ }\mu\text{s}$ 以内)升至 0.7 V ， V_{DO} 成为“L”的时间即为过电流2检测延迟时间(t_{IOV2})。

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 设定后的状态下，将 V_2 从 0 V 瞬间($10\text{ }\mu\text{s}$ 以内)升至 1.6 V ， V_{DO} 成为“L”的时间即为负载短路检测延迟时间(t_{SHORT})。

在 $V_1 = 3.5\text{ V}$ 、 $V_2 = 0\text{ V}$ 设定后的状态下，将 V_2 从 0 V 瞬间($10\text{ }\mu\text{s}$ 以内)降至 -1.1 V ，直至 V_{CO} 由“H”→“L”的时间即为异常充电电流检测延迟时间。异常充电电流检测延迟时间和过充电检测延迟时间的值为相同值。

(11) 测定条件11、测定电路2 (向0 V电池充电功能“可能”的产品)

(开始向0 V电池充电的充电器电压)

在 $V_1 = V_2 = 0\text{ V}$ 设定后的状态，将 V_2 逐渐降至 $V_{CO} = \text{“H”}(V_{VM}+0.1\text{ V以上})$ 时的VDD—VM间电压即为开始向0 V电池充电的充电器电压(V_{0CHA})。

(12) 测定条件12、测定电路2 (向0 V电池充电功能“禁止”的产品)

(禁止向0 V电池充电的电池电压)

在 $V_1 = 0\text{ V}$ 、 $V_2 = -4\text{ V}$ 设定后的状态下，将 V_1 逐渐升至 $V_{CO} = \text{“H”}(V_{VM}+0.1\text{ V以上})$ 时的VDD—VSS间电压即为禁止向0 V电池充电的电池电压(V_{0INH})。

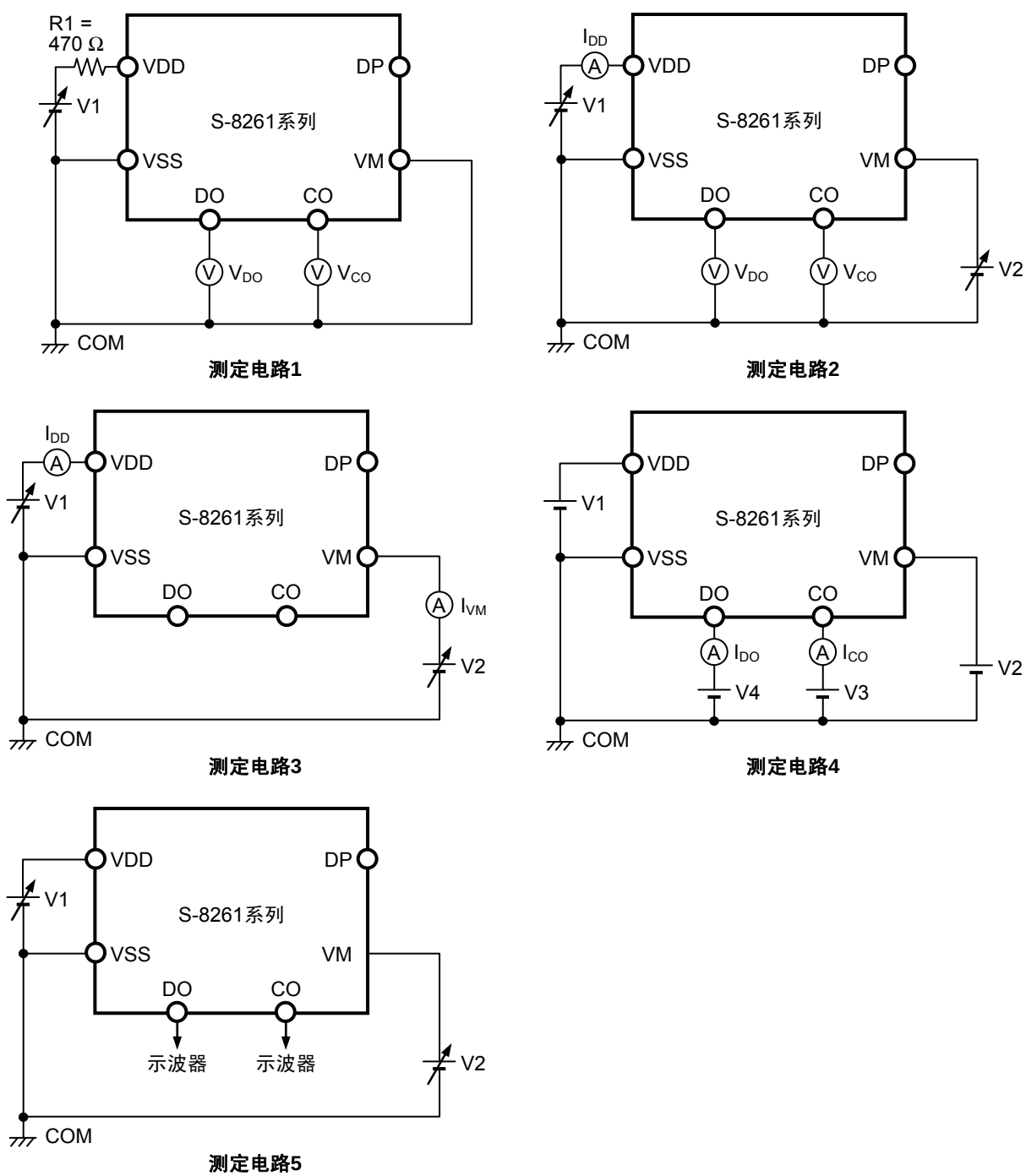


图4

■ 工作说明

备注 请参阅“■ 电池保护IC的连接例”。

1. 通常状态

本IC的作用是通过监视连接在VDD—VSS间的电池的电压及VM—VSS间的电压差而控制充电和放电。电池电压在过放电检测电压(V_{DL}) 以上且在过充电检测电压(V_{CU}) 以下, VM端子的电压在充电器检测电压(V_{CHA})以上且在过电流1检测电压(V_{IOV1}) 以下的情况下, 充电控制用FET和放电控制用FET的两方均打开。这时可以进行自由的充电和放电。这种状态叫做通常状态。

注意 初次连接电池时, 会有不能放电的状态。这时, 短路VM端子和VSS端子, 或连接充电器就能恢复到通常状态。

2. 过电流状态 (过电流1、过电流2、负载短路检测)

在通常状态的电池放电状态下, 由于放电电流在额定值以上, VM端子的电压在过电流检测电压以上且这个状态持续在过电流检测延迟时间以上的场合, 关闭放电控制用FET停止放电。这个状态叫做过电流状态。

在过电流状态中在IC内根据VM—VSS间内部电阻(R_{VMS}) 使VM—VSS端子间短路。但是, 在接有负载的情况下, VM端子的电压因负载而定, 并成为 V_{DD} 电位。切断负载后VM端子复位至 V_{SS} 电位。

本IC在EB+端子和EB-端子间(参阅图10的连接例)的阻抗达到自动恢复可能阻抗以上时, 当本IC检测VM端子电位为过电流1检测电压(V_{IOV1}) 以下时即恢复到通常状态。

注意 根据电池电压、过电流1检测电压的设定值的改变, 自动恢复可能的阻抗是不同的。

3. 过充电状态

通常状态的电池的电压在充电中超过过充电检测电压(V_{CU}), 保持在过充电检测延迟时间(t_{CU}) 以上时, 关闭充电控制用FET, 停止充电。这个状态就叫做过充电状态。

过充电状态的解除, 分为以下2种方法((1)、(2))。

- (1) 电池电压降至过充电检测电压(V_{CU})—过充电滞后电压(V_{HC}) 以下时, 打开充电控制用FET恢复到通常状态。
- (2) 加载负载开始放电时, 打开充电控制用FET恢复至通常状态。加载负载放电开始后随即放电电流通过充电用FET的内部寄生二极管流动。此时VM端子从VSS端子开始的只有内部寄生二极管的 V_f 电压上升。
VM端子的电压在过电流1检测电压以上时, 且电池电压低于过充电检测电压(V_{CU}) 以下的情况下, 解除过充电状态。

注意1. 对于被充得超过过充电检测电压(V_{CU}) 的电池, 即使连接过重负载, 电池电压也不能降至过充电检测电压(V_{CU})以下时, 当电池电压低于过充电检测电压(V_{CU}) 以下之前, 过电流1、过电流2和负载短路的检测是不能发挥作用的。但实际的电池内部阻抗有数十 $m\Omega$, 当连接产生类似过电流那样的重负载时, 由于电池电压迅速降低所以过电流1、过电流2和负载短路的检测是可能的。

2. 在检测过充电后连接着充电器时, 即使电池电压低于过充电解除电压(V_{CL}) 也不解除过充电状态。在断开充电器, VM端子电压高于充电器检测电压(V_{CHA}) 时, 才可解除过充电状态。

4. 过放电状态

<备有休眠功能时>

通常状态的电池电压如果在放电中处于过放电检测电压(V_{DL}) 之下, 并且保持这个状态在过放电检测延迟时间(t_{DL}) 以上时, 将关闭放电控制用FET, 停止放电。这个状态叫作过放电状态。当关闭放电控制用FET后, VM端子由于IC内部的VM-VDD内部电阻(R_{VMD}) 而被上拉。当VM-VDD间电压差在典型值1.3 V以下时, 本IC消耗电流将减少至休眠时的消耗电流(I_{PDN})。这个状态叫作休眠状态。

休眠状态的解除是在连接着充电器, 并且VM-VDD间电压差为典型值1.3 V以上时进行的。从这个状态电池电压进一步增大到过放电检测电压(V_{DL}) 以上时, 就打开FET从过放电状态回到通常状态。

<无休眠功能时>

通常状态的电池电压如果在放电中处于过放电检测电压(V_{DL}) 之下, 并且保持这个状态在过放电检测延迟时间(t_{DL}) 以上时, 将关闭放电控制用FET, 停止放电。这个状态叫作过放电状态。当关闭放电控制用FET后, VM端子由于IC内部的VM-VDD内部电阻(R_{VMD}) 而被上拉。当电池电压进一步增大到过放电检测电压(V_{DL}) 以上时, 就打开FET从过放电状态回到通常状态。

5. 关于充电器的检测

在把过放电状态的电池和充电器连接时, 如果VM端子电压低于充电器检测电压(V_{CHA}), 由于充电器检测功能过放电滞后被解除, 所以电池电压在过放电检测电压(V_{DL}) 以上时即可解除过放电状态, 打开放电控制用FET。这个动作叫作充电器检测。

当过放电状态的电池和充电器连接时, 如果VM端子电压不低于充电器检测电压(V_{CHA}), 那么, 如通常一样, 当电池电压达到过放解除电压(V_{DL})+过放电滞后电压(V_{HD}) 以上才可解除过放电状态。

6. 关于异常充电电流的检测

通常状态的电池在充电中如果VM端子电压低于充电器检测电压(V_{CHA}), 并且这个状态持续在过充电检测延迟时间(t_{CU})以上就关闭充电控制用FET停止充电。这个动作叫作异常充电电流检测。

DO端子电压“H”, 且VM端子电压低于充电器检测电压(V_{CHA}) 时, 异常充电电流检测功能开始动作。因此, 在过放电状态的电池中有异常的充电电流时, 电池电压达到过放电检测电压以上, 由于DO端子电压为“H”, 过充电检测延迟时间(t_{CU}) 后关闭充电控制用FET停止充电。

异常充电电流的检测状态, 当VM-VSS间的电压差小于充电器检测电压(V_{CHA}) 时被解除。

7. 关于延迟电路

各种检测延迟时间是将约3.5 kHz的时钟利用计数器分频而产生的。

备注 1. 过电流 2 检测延迟时间(t_{IOV2})、负载短路检测延迟时间(t_{SHORT})的计时是从检测出过电流 1 检测电压 (V_{IOV1})时开始的。因此,从检测出过电流 1 检测电压(V_{IOV1})起到超过过电流 2 检测延迟时间(t_{IOV2})、负载短路延迟时间(t_{SHORT})之后,当检测出过电流 2 检测电压(V_{IOV2})、负载短路检测电压(V_{SHORT})时,在检出时刻起分别在 t_{IOV2} 、 t_{SHORT} 之内立即关闭放电控制用 FET。

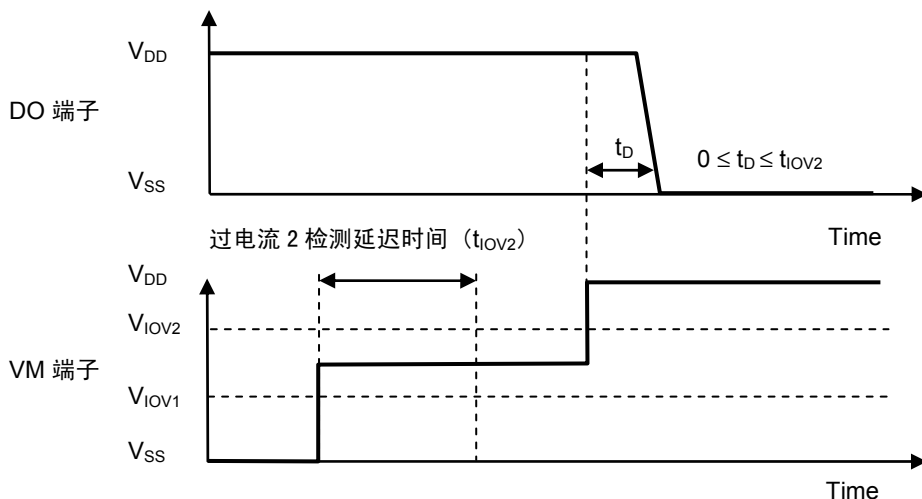


图5

2. <备有休眠功能时>

检测出过电流之后,如果不切断负载并且持续到过放电检测延迟时间(t_{DL})以上的情况下,当电池电压降低到过放电检测电压(V_{DL})以下时,就会转变为休眠状态。另外,由于过电流导致电池电压降低到过放电检测电压(V_{DL})以下时,在过电流的检出而关闭放电控制用 FET 之后,如果电池电压恢复缓慢,过放电检测延迟时间(t_{DL})之后的电池电压仍处于过放电检测电压(V_{DL})以下时,将会转变为休眠状态。

<无休眠功能时>

检测出过电流之后,如果不切断负载并且持续到过放电检测延迟时间(t_{DL})以上的情况下,当电池电压降低到过放电检测电压(V_{DL})以下时,将会转变为过放电状态。另外,由于过电流导致电池电压降低到过放电检测电压(V_{DL})以下时,在检测出过电流而关闭放电控制用FET之后,如果电池电压恢复缓慢,在过放电检测延迟时间(t_{DL})之后的电池电压仍处于过放电检测电压(V_{DL})以下时,将会转变为过放电状态。

8. 关于 DP 端子

DP端子是测定延迟时间的测试端子。

通常使用时，将DP端子设定为开路。

务请注意，如果将DP端子连接1000 pF以上的电容、1 MΩ以下的电阻时，将有可能造成延迟时间或各检测电压的误差。

9. 关于向0 V电池充电功能“可能”

对被连接的电池因自身放电，电压变为0 V时进行充电的功能。具有0 V电池充电开始充电器电压(V_{0CHA})以上的电压的充电器连接到EB+端子和EB-端子间后，充电控制用FET的门极电压将被固定在VDD端子电压。借助于充电器电压，当充电控制用FET的门极和源极间电压达到翻转电压以上时，充电控制用FET将导通，开始充电。这时放电控制用FET截止，充电电流通过放电控制用FET的内部寄生二极管流动。电池电压在过放电检测电压(V_{DL}) + 过放电滞后电压(V_{HD})以上时回到通常状态。

注意 有被完全放电后不推荐再度充电的锂离子电池。这是由锂离子电池的特性决定的，所以当决定向0 V电池充电功能“可能”、“禁止”时，请向电池厂商确认详细情况。

备注 对异常充电电流检测功能来说，0 V电池充电功能更具优先权。从而，向0 V电池充电功能<可能>的产品在电池电压较低时会强制充电，务请注意这时不能检测异常充电电流。

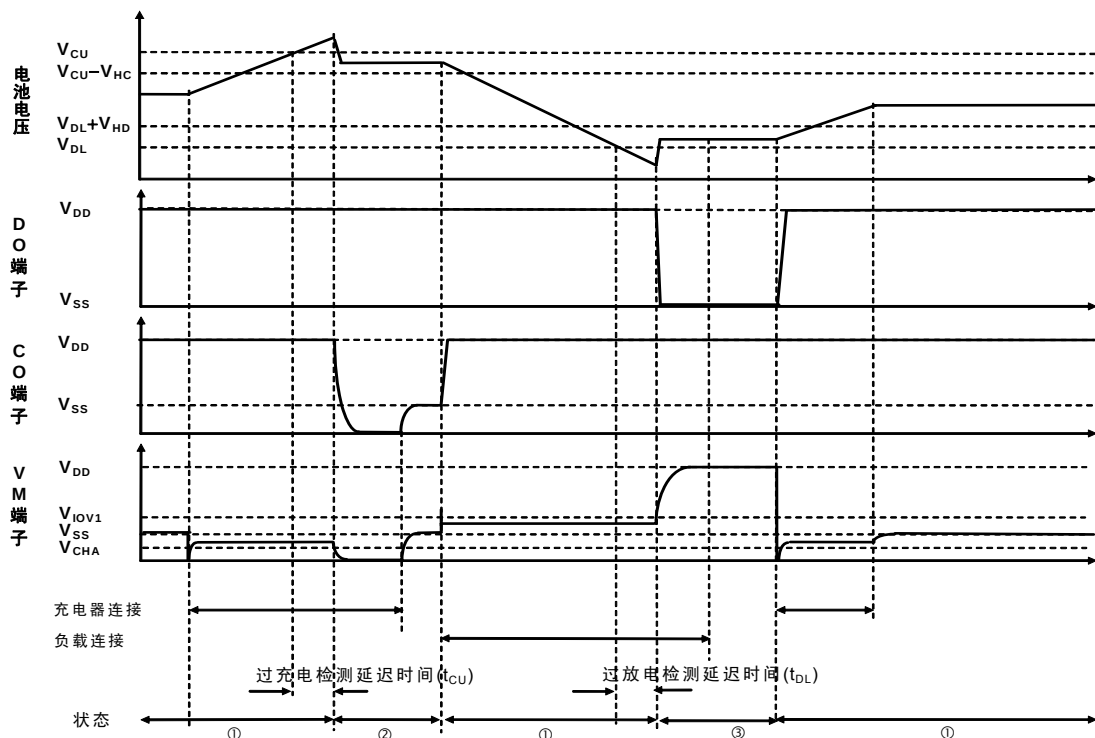
10. 关于向0 V电池充电功能“禁止”

连接内部短路的电池(0 V电池)时，禁止充电的功能。电池电压在禁止向0 V电池充电的电池电压(V_{0INH})以下时，充电控制用FET的门极被固定在EB-端子电压，禁止充电。当电池电压在禁止向0 V电池充电的电池电压(V_{0INH})以上时，可以充电。

注意 有被完全放电后不推荐再度充电的锂离子电池。这是由锂离子电池的特性决定的，所以当决定向0 V电池充电功能“可能”、“禁止”时，请向电池厂商确认详细情况。

■ 时序图

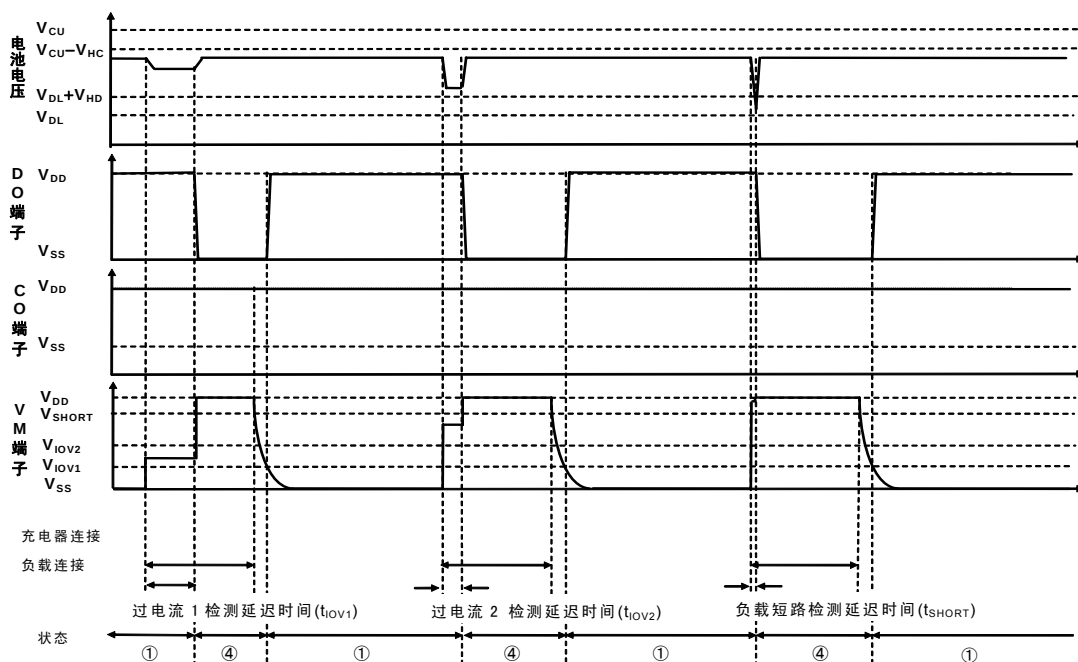
(1) 过充电检测、过放电检测



备注 ①：通常状态 ②：过充电状态 ③：过放电状态 ④：过电流状态
充电器指示定电流充电。

图6

(2) 过电流检测



备注 ①：通常状态 ②：过充电状态 ③：过放电状态 ④：过电流状态
充电器指示定电流充电。

图7

(3) 充电器检测

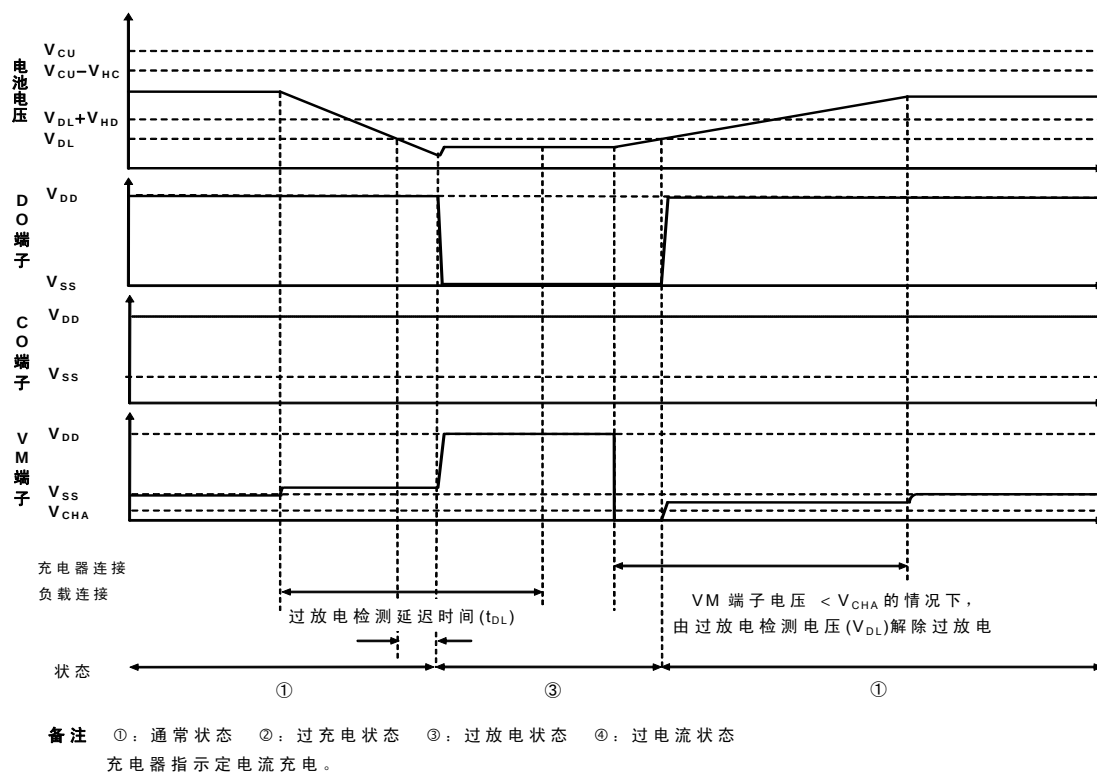


图8

(4) 异常充电电流检测

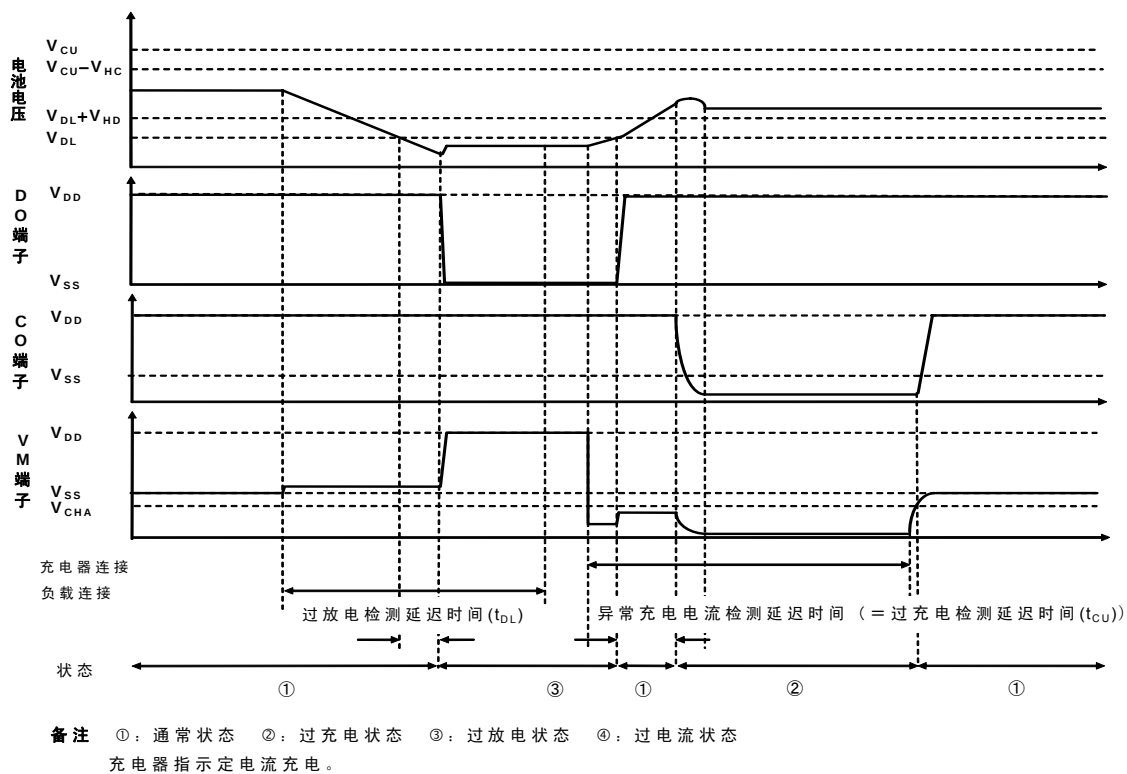


图9

■ 电池保护IC的连接例

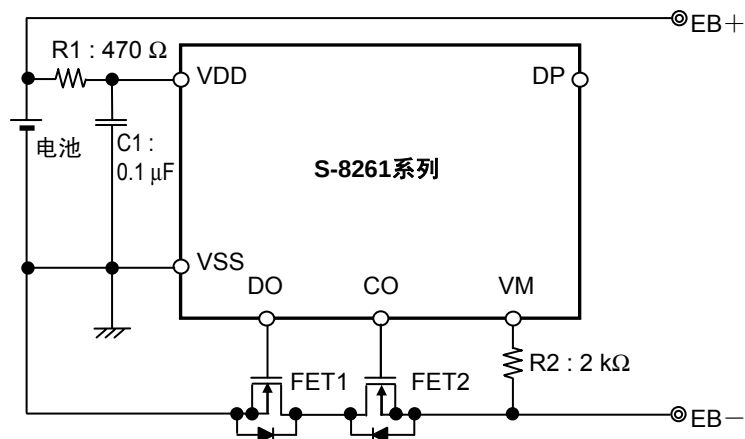


图10

表17 外接元器件参数

记号	部件	目的	典型值	最小值	最大值	备注
FET1	Nch MOS FET	放电控制	—	—	—	阈值电压 $\leq$ 过放电检测电压 ^{*1} 门极和源极间耐压 $\geq$ 充电器电压 ^{*2}
FET2	Nch MOS FET	充电控制	—	—	—	阈值电压 $\leq$ 过放电检测电压 ^{*1} 门极和源极间耐压 $\geq$ 充电器电压 ^{*2}
R1	电阻	ESD对策 电源变动对策	470 Ω	300 Ω	1 k Ω	为了避免因消耗电流引起的过充电检测精度的降低，请尽可能进取最小的数值。 ^{*3}
C1	电容	电源变动对策	0.1 μ F	0.022 μ F	1.0 μ F	请务必在VDD—VSS间加载0.022 μ F以上的电容。 ^{*4}
R2	电阻	充电器逆连接 对策	2 k Ω	300 Ω	4 k Ω	为控制充电器逆连接时的流经电流，请尽可能进取最大的数值。 ^{*5}

- *1. 使用的FET的阈值电压低的情况，有可能产生充电电流不能切断的情况。
使用的FET的阈值电压在过放电检测电压以上的情况，有可能产生过放电检测前停止放电的情况。
- *2. 门极和源极间耐压在充电器电压以下的情况，FET有被破坏的可能。
- *3. 在R1处加载大的电阻的情况，由于充电器逆连接电流从充电器流向IC，VDD—VSS间电压有超过最大额定值的情况。在R1处为保护ESD请加载300 Ω 以上的电阻。
- *4. 如在C1处加载少于0.022 μ F的电容，在负载短路检测时DO有可能发生振荡。所以一定要在C1处加载0.022 μ F以上的电容。
- *5. 在R2上加载大于4 k Ω 的电阻的情况，具有高压的充电器被连接时有可能导致不能切断充电电流的情况。

注意1. 上述参数有可能不经预告而作更改。

2. 请勿在DP端子上连接。

3. 对上述连接例以外的电路未作动作确认，且上述电池保护IC的连接例以及参数并不作为保证电路工作的依据。请在实际的应用电路上进行充分的实测后再设定参数。

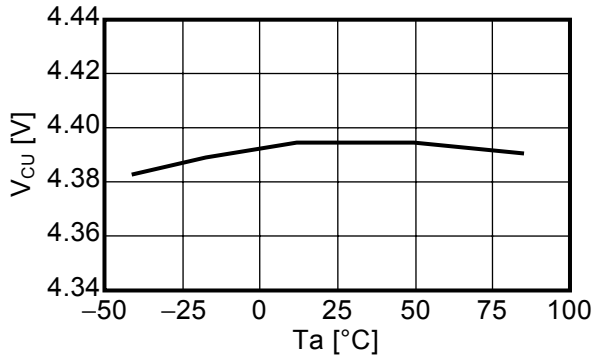
■ 注意事项

- 请注意输入输出电压、负载电流的使用条件，使IC内的功耗不超过封装的容许功耗。
- 本IC虽内置防静电保护电路，但请不要对IC施加超过保护电路性能的过大静电。
- 使用本公司的IC生产产品时，如因其产品中对该IC的使用方法或产品的规格，或因进口国等原因，包含本IC产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

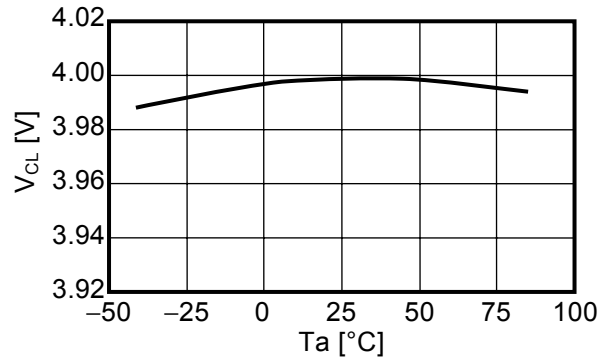
■ 各种特性数据 (典型数据)

1. 检测 / 解除电压的温度特性

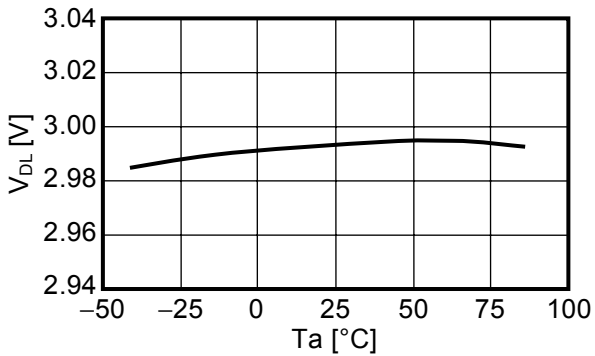
过充电检测电压—温度特性



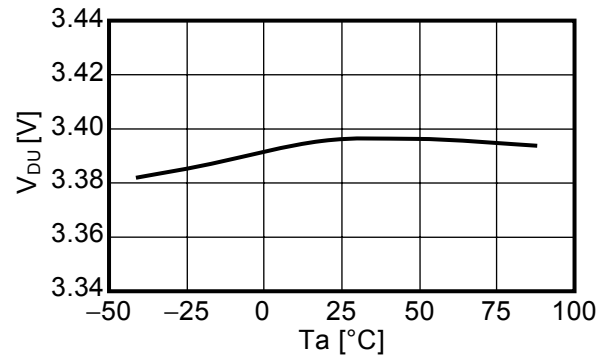
过充电解除电压—温度特性



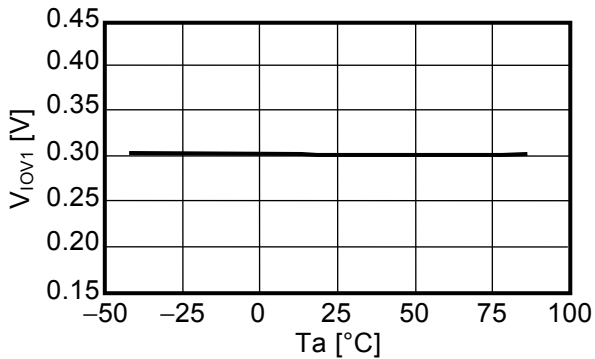
过放电检测电压—温度特性



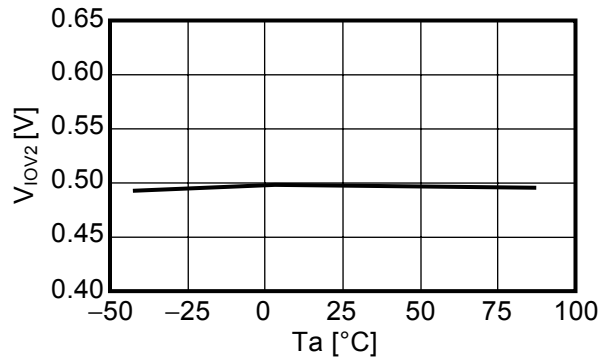
过放电解除电压—温度特性



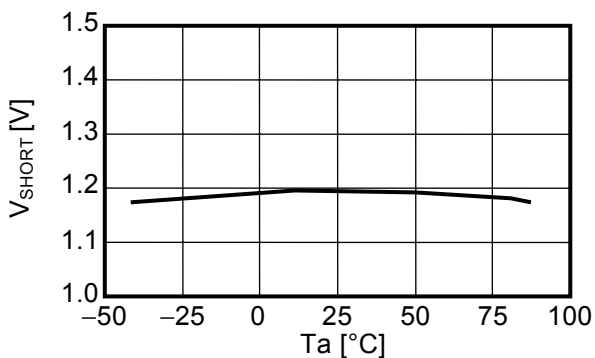
过电流1检测电压—温度特性



过电流2检测电压—温度特性

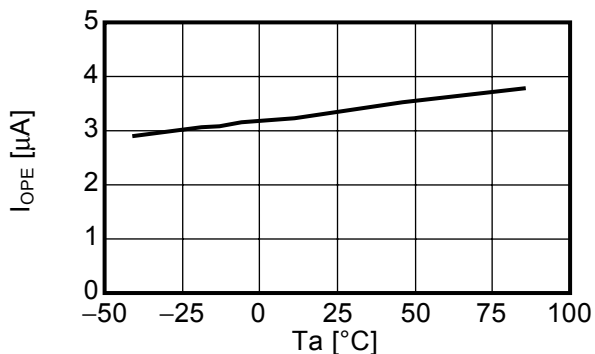


负载短路检测电压—温度特性

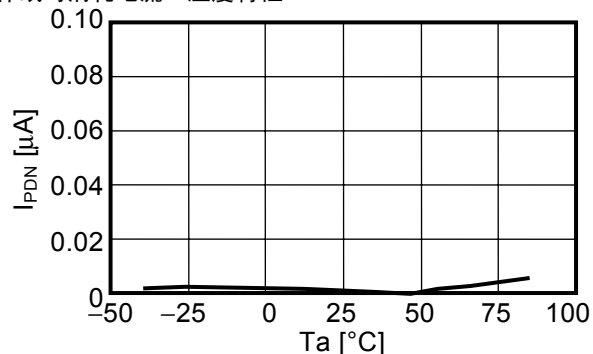


2. 消耗电流的温度特性

通常工作时消耗电流—温度特性

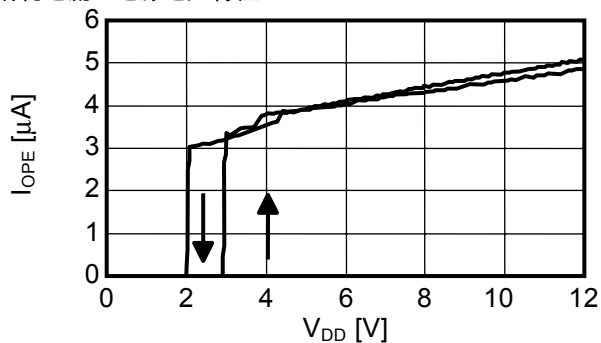


休眠时消耗电流—温度特性



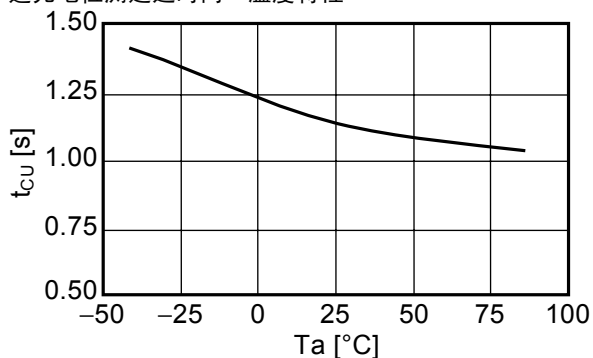
3. 消耗电流的电源电压特性(Ta = 25°C)

消耗电流—电源电压特性

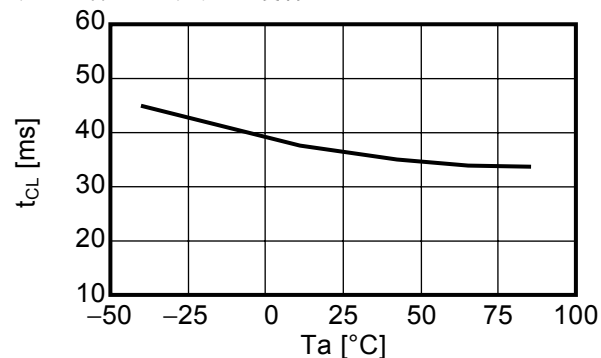


4. 检测 / 解除延迟时间的温度特性

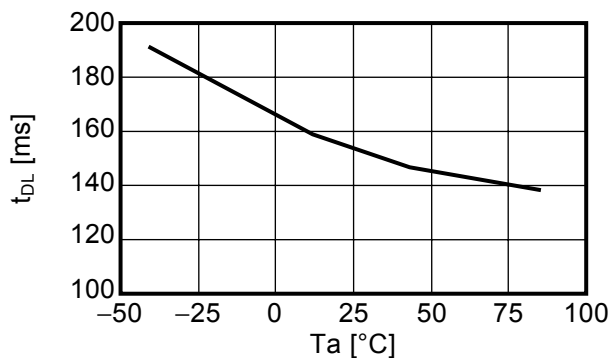
过充电检测延迟时间—温度特性



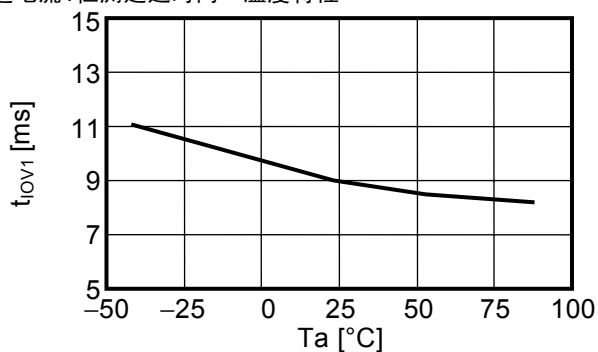
过充电解除延迟时间—温度特性



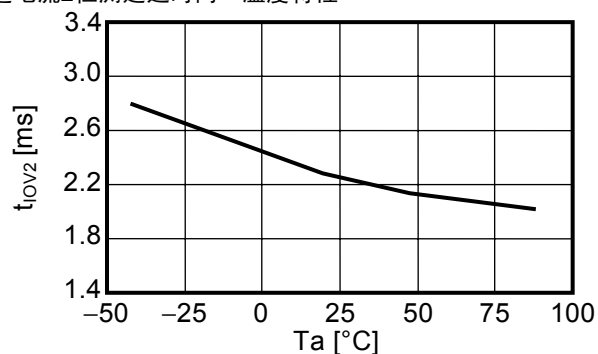
过放电检测延迟时间—温度特性



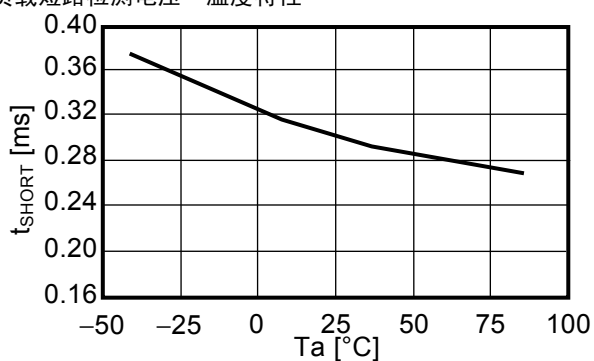
过电流1检测延迟时间—温度特性



过电流2检测延迟时间—温度特性

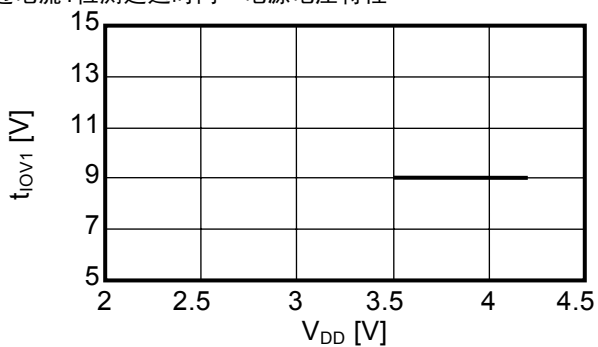


负载短路检测电压—温度特性

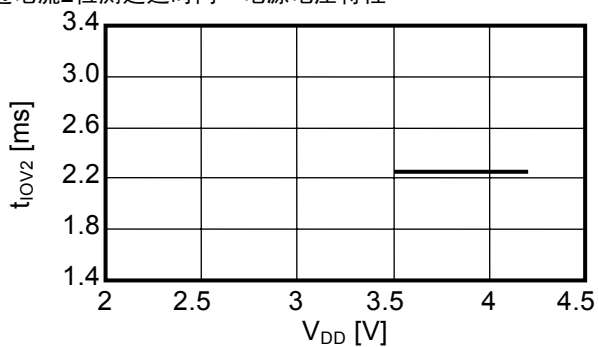


5. 延迟时间的电源电压特性(Ta = 25°C)

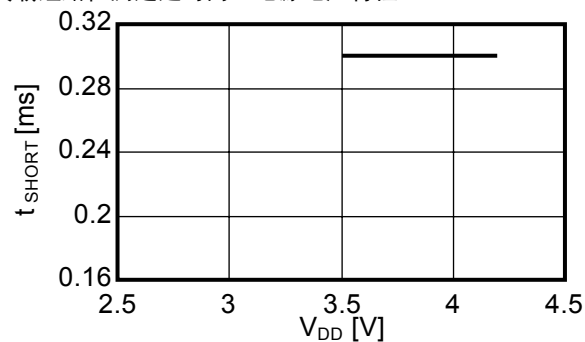
过电流1检测延迟时间—电源电压特性



过电流2检测延迟时间—电源电压特性

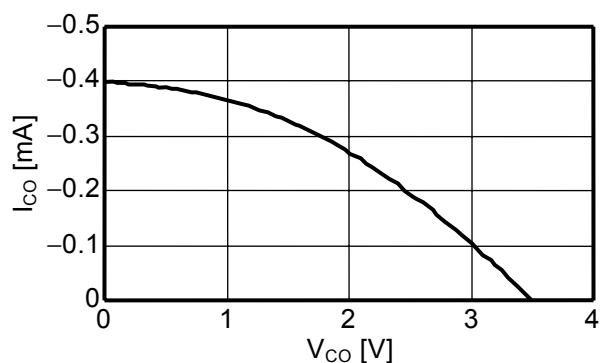


负载短路检测延迟时间—电源电压特性

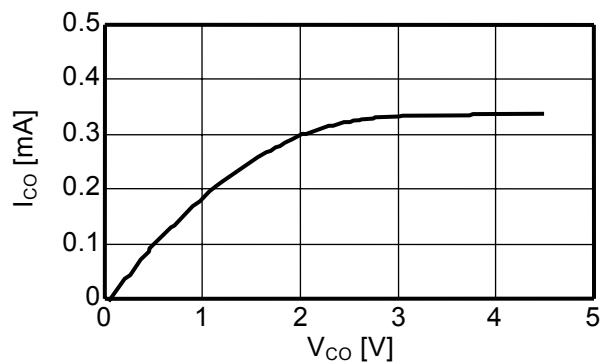


6. CO端子 / DO端子的输出电流特性($T_a = 25^\circ\text{C}$)

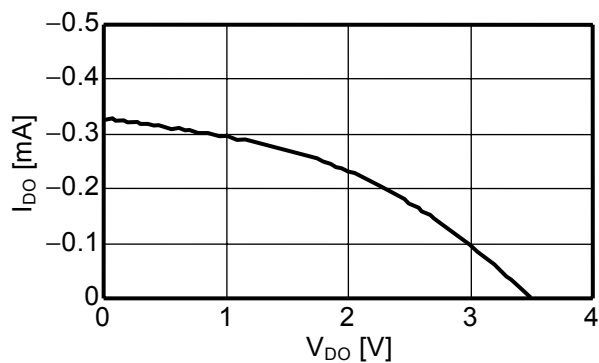
CO端子源电流特性

 $V_{DD} = 3.5\text{ V}$, $V_M = V_{SS} = 0\text{ V}$ 

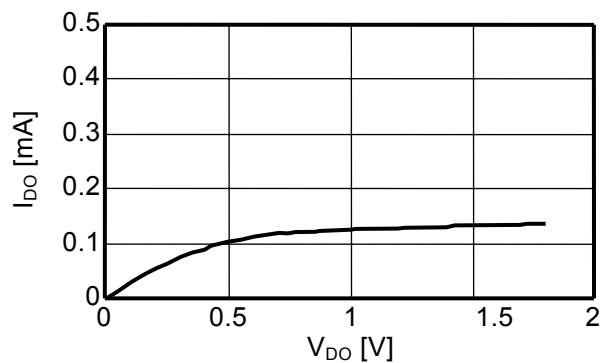
CO端子吸收电流特性

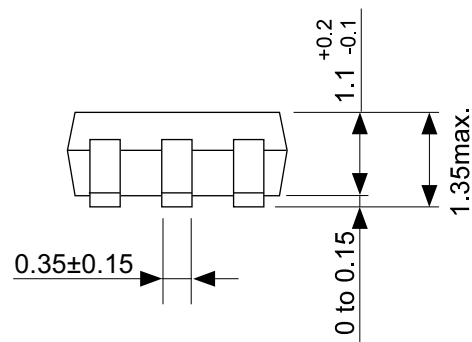
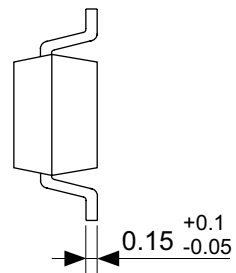
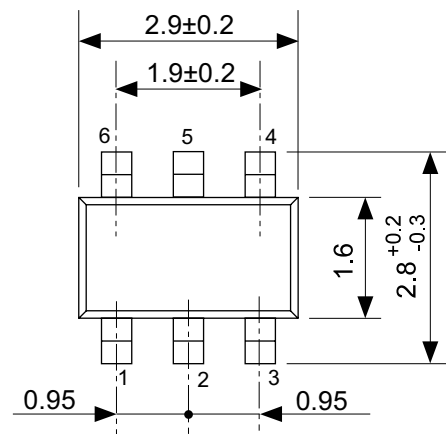
 $V_{DD} = 4.5\text{ V}$, $V_M = V_{SS} = 0\text{ V}$ 

DO端子源电流特性

 $V_{DD} = 3.5\text{ V}$, $V_M = V_{SS} = 0\text{ V}$ 

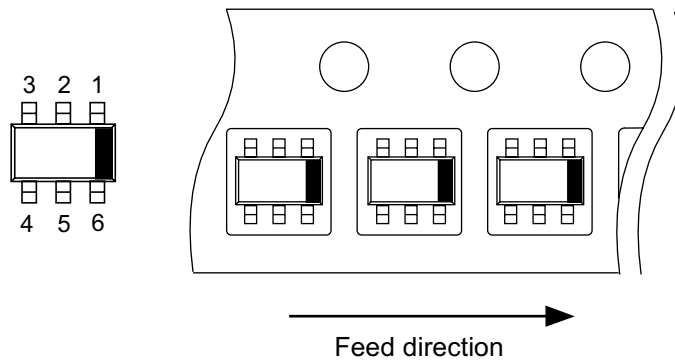
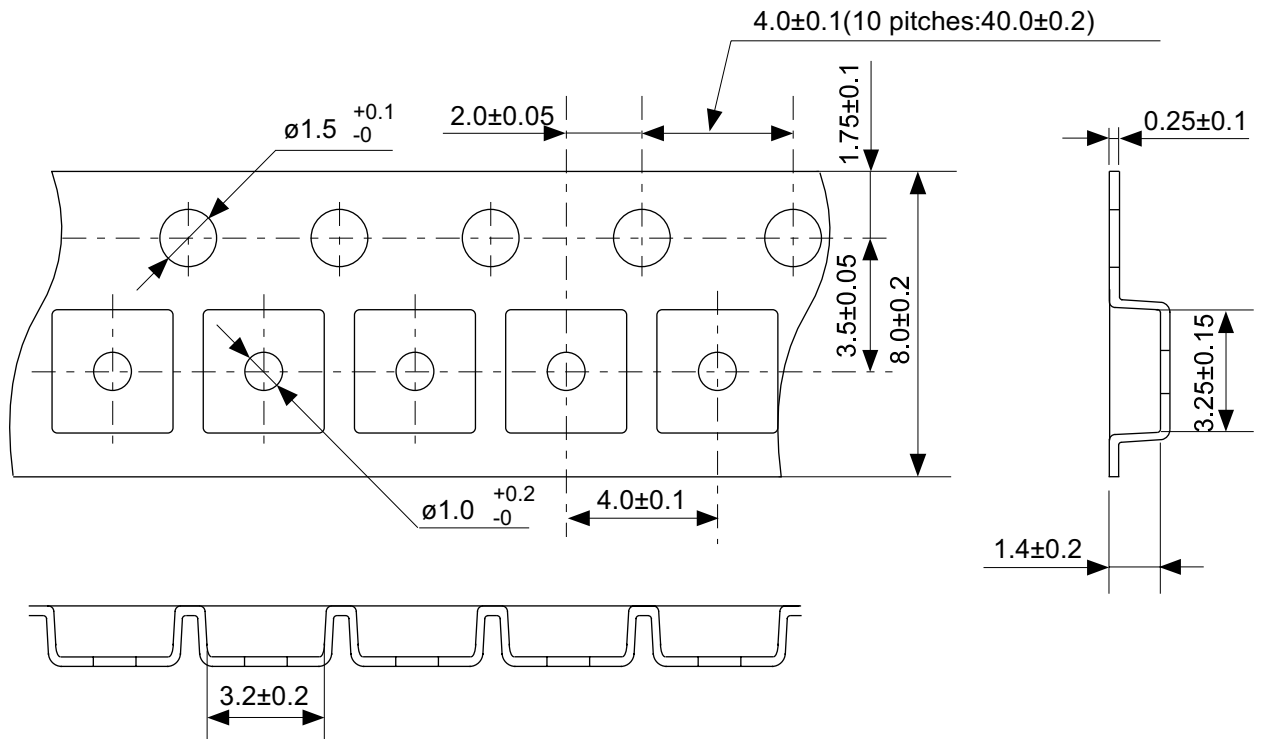
DO端子吸收电流特性

 $V_{DD} = 1.8\text{ V}$, $V_M = V_{SS} = 0\text{ V}$ 



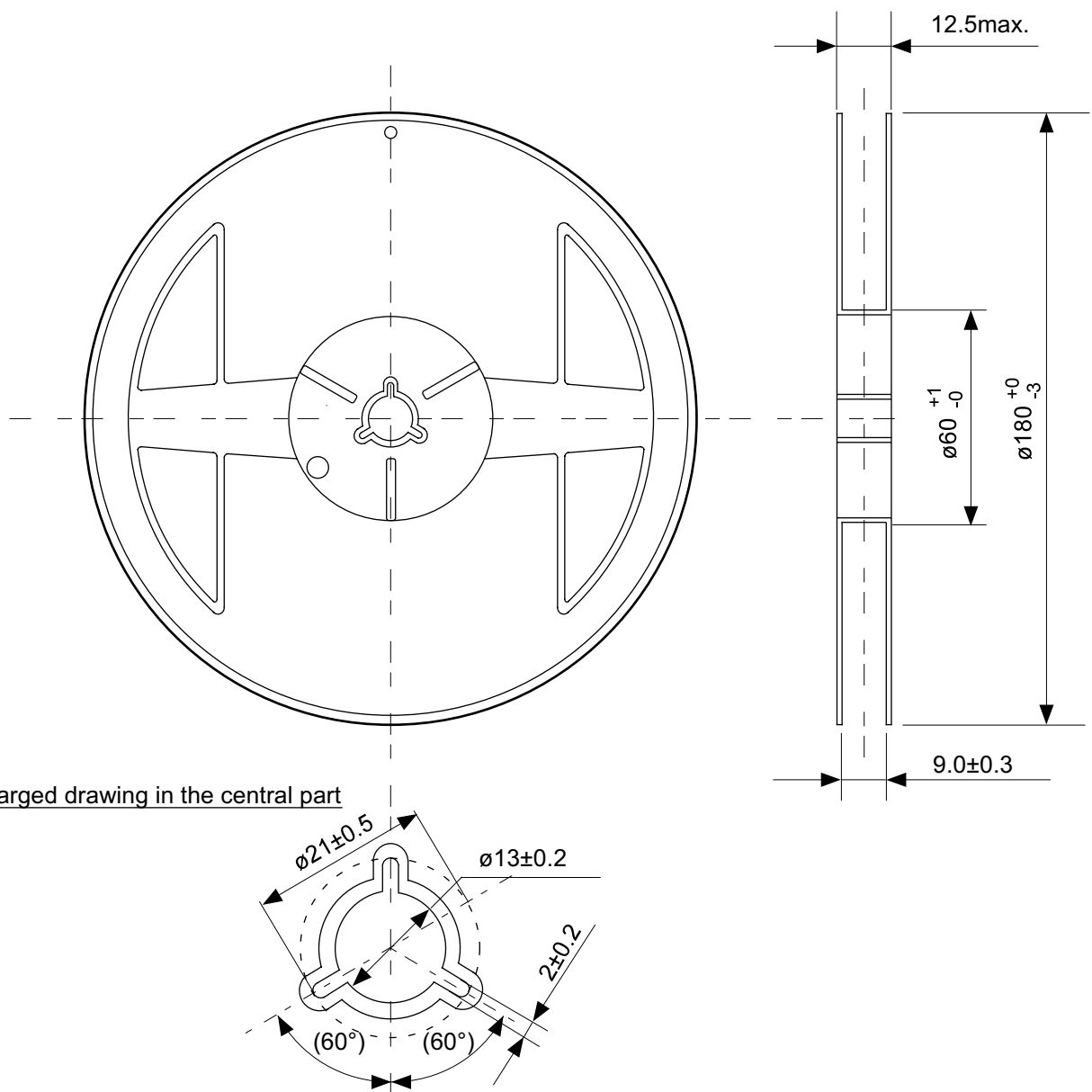
No. MP006-A-P-SD-1.1

TITLE	SOT236-A-PKG Dimensions
No.	MP006-A-P-SD-1.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	



No. MP006-A-C-SD-3.1

TITLE	SOT236-A-Carrier Tape
No.	MP006-A-C-SD-3.1
SCALE	
UNIT	mm
Seiko Instruments Inc.	



Enlarged drawing in the central part

No. MP006-A-R-SD-2.1

TITLE	SOT236-A-Reel		
No.	MP006-A-R-SD-2.1		
SCALE		QTY	3,000
UNIT	mm		
Seiko Instruments Inc.			



Seiko Instruments Inc.
www.sii-ic.com

- 本资料内容，随着产品的改进，可能会有未经预告的更改。
- 本资料所记载的设计图等因第三者的工业所有权而引发之诸问题，本公司不承担其责任。另外，应用电路示例为产品的代表性应用说明，并非保证批量生产的设计。
- 本资料所记载产品，如属外汇交易及外国贸易法中规定的限制货物（或劳务）时，基于该法律规定，需得到日本国政府的出口许可。
- 本资料内容未经本公司许可，严禁以其他目的加以转载或复制等。
- 本资料所记载的产品，未经本公司书面许可，不得作为健康器械、医疗器械、防灾器械、瓦斯关联器械、车辆器械、航空器械及车载器械等对人体产生影响的器械或装置部件使用。
- 本公司致力于提高质量与信赖性，但是半导体产品有可能会有一定的概率产生故障或误工作。为防止因故障或误工作而产生的人身事故、火灾事故、社会性损害等，请注意冗长设计、火势蔓延对策设计、防止误工作设计等安全设计。