

G3VM-41LR4 MOS FET继电器

世界最小※SSOP包装
实现低 $C \times R = 10\text{pF} \cdot \Omega$ 的新型MOS FET继电器
负载电压40V型

・可抑制输出信号衰减的导通电阻 $=2\Omega$ （标准）。

※2002年10月起，请向本公司咨询。

符合RoHS（详细情况参见<http://www.omron.co.jp/ecb/>。）

⚠ 请参见
第6页的「共通注意事项」。

■用途示例

- ・半导体检查设备
- ・计测仪器
- ・宽带
- ・数据记录仪

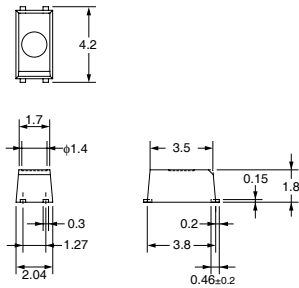
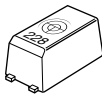
■种类（关于不满1500个的订购，请向您的欧姆龙代表进一步咨询。）

接点结构	端子种类	负载电压	型号	捆包数量
1a	表面安装端子	AC40V峰值	G3VM-41LR4	—
			G3VM-41LR4（TR）	1,500

■外形尺寸

（单位：mm）

G3VM-41LR4



※标记内容与实际商品有所不同。

非指定的尺寸公差为 $\pm 0.1\text{mm}$ 。

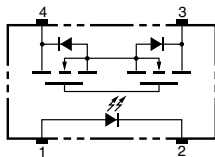
CAD文件

G3VM_17

质量：0.03g

■端子布置/内部接线图（俯视图）

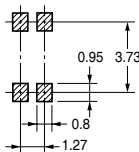
G3VM-41LR4



■安装衬垫尺寸（推荐值）（俯视图）

（单位：mm）

G3VM-41LR4



■绝对最大额定 (Ta=25℃)

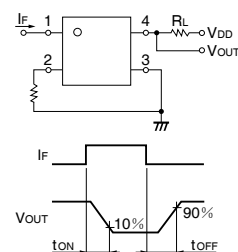
项目		符号	额定	单位	条件
输入侧	LED正向电流	I _F	50	mA	
	反复峰值LED正向电流	I _{FP}	1	A	100μs脉冲、100pps
	直流正向电流降低比率	ΔI _F /℃	－0.5	mA/℃	Ta≧25℃
	LED反向电流	V _R	5	V	
	粘合部位温度	T _J	125	℃	
输出侧	输出耐压	V _{OFF}	40	V	
	连续负载电流	I _O	250	mA	
	导通电流降比率	ΔI _{ON} /℃	－0.8	mA/℃	Ta≧25℃
	粘合部位温度	T _J	125	℃	
	输入输出间耐压（注1）		V _{I-O}	1500	V _{rms}
使用环境温度		Ta	－20～＋85	℃	不结冰、凝露
贮藏温度		T _{stg}	－40～＋125	℃	不结冰、凝露
焊接温度条件		—	260	℃	10s

(注1): 测量输入输出间的耐压时, 分别对LED针脚、受光测针脚统一地施加电压。

■电气性能 (Ta=25℃)

项目	符号	最小	标准	最大	单位	条件
输入侧	LED正向电压	V _F	1.0	1.15	1.3	V
	反向电流	I _R	—	—	10	μA
	端子间电容	C _T	—	15	—	pF
	触发LED正向电流	I _{FT}	—	—	4	mA
输出侧	最大输出导通电阻	R _{ON}	—	2	3	Ω
	开路时漏电流	I _{LEAK}	—	—	1.0	pA
	端子间电容	C _{OFF}	—	5	7	pF
	输入输出间电容	C _{I-O}	—	0.8	—	pF
输入输出间电容绝缘电阻		R _{I-O}	1000	—	—	MΩ
动作时间		t _{ON}	—	—	0.5	ms
回复时间		t _{OFF}	—	—	0.5	ms

(注2): 动作・回复时间



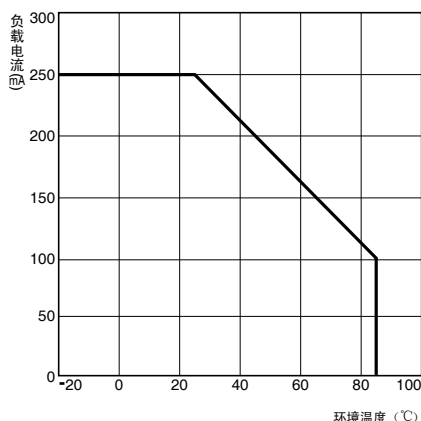
■推荐动作条件

为了保证继电器的正确动作和回复, 请在以下条件下使用。

项目	符号	最小	标准	最大	单位
输出耐压	V _{DD}	—	—	32	V
动作LED正向电流	I _F	10	—	30	mA
连续负载电流	I _O	—	—	250	mA
动作温度	T _a	25	—	60	℃

■参考数据

负载电流—环境温度
G3VM-41LR4



■请正确使用

• 共通注意事项、请参见第6页。