APT32F1031 数据手册 V1.0

相关文档

APT32F103x 使用手册

版权所有©深圳市爱普特微电子有限公司

本资料内容为深圳市爱普特微电子有限公司在现有数据资料基础上慎重且力求准确无误编制而成，本资料中所记载的实例以正确的使用方法和标准操作为前提，使用方在应用该等实例时请充分考虑外部诸条件，深圳市爱普特微电子有限公司不担保或确认该等实例在使用方的适用性、适当性或完整性，深圳市爱普特微电子有限公司亦不对使用方因使用本资料所有内容而可能或已经带来的风险或后果承担任何法律责任。基于使本资料的内容更加完善等原因，公司保留未经预告的修改权。

历史版本说明

版本	修改日期	修改概要
P0.0	2022-10-11	初版
P0.1	2022-11-10	1. 修改页脚公司LOGO，修改封装信息，修改产品型号，修改封装，增加资源概要。 2. 修改默认调试口为PA05和PA12 3. 增加SOP28封装信息
P0.2	2022-11-15	1. 修改格式等小问题 2. 增加TSSOP20以及SOP28封装尺寸图
V0.0	2022-12-22	增加SSOP28封装尺寸图，并发布正式版
V0.1	2023-02-07	SRAM特性修改，更新封装图
V0.2	2023-06-06	删除 SSOP24,TSSOP20,QFN20 封装
V0.3	2023-06-12	删除 SSOP28 封装
V0.4	2023-07-31	1. 删除表 2-1 多余行 2. 补全 TBD 测试数据 3. 删除 IM_131K 信息 4. 修改默认调试口为 PA06 和 PA07
V1.0	2023-08-29	1. 删除 QFN32 图片中多出来的 SPI 字样 2. 更新低压复位监测特性表格

1 概述

1.1 APT32F1031介绍

APT32F1031 是由爱普特微电子推出的基于平头哥半导体 (T-HEAD Semiconductor) RISC-V 内核开发的 32 位高性能低成本单片机。APT32F1031 单片机面向的应用为工业控制，触控家电，消费电子设备，可穿戴设备等应用。

- RISC-V 32位CPU内核(1.55DMIPS)，支持单周期乘法、高速指令缓存、内存保护和SWD调试
- 独立硬件除法器
- 片载80Kbytes 程序闪存，独立3Kbytes数据闪存
- 内含8Kbytes SRAM，可用于堆栈，数据存储
- 工作温度： – 40 to 85°C
- 工作电压范围： 1.8 to 5.5V
- 最高工作频率：48MHz
- RISC-V CLIC中断控制器：支持动态配置的可嵌套中断
- 增强的时钟和功耗控制器（SYSCON）
- 独立看门狗定时器（IWDT）
- 窗口看门狗定时器（WWDT）
- 1 x 6ch DMA控制器 （DMA）
- 1x16位增强型定时器/计数器(EPT)，每个TIMER支持7路PWM输出功能，其中6路可配置为互补带死区
- 1x 16位通用定时器/计数器（GPT），支持2路PWM输出功能
- 1x 16位计数器(COUNTERA)，支持自动重载功能以及单次或者循环计数功能（载波发生器）
- 4x 16位基本计时TIMER （Basic Timer）
- 1x 16位低功耗TIMER（LPT）
- 1x 16位RTC
- 串行通信接口：1x I2C，3x UART，1xUSART，1x SPI，1 x SIO
- 多达24路的12位ADC，支持内部/外部VREF输入
- 支持96bit UID功能
- 最多支持30个GPIO，所有GPIO均可配置为外部中断
- 支持三种工作模式：RUN，SLEEP，和DEEP-SLEEP模式
- 多达25路的触摸按键控制器
- 4 个大电流驱动管脚(每个管脚支持灌入最大电流为120mA)

1.2 主要特性

1.2.1 处理器（CPU）

- 支持RISC-V RV32E[M]C 指令集
- 16个32位通用寄存器
- 高效的2级执行流水线
- 单周期32位x32位的硬件整形乘法阵列（结果只支持32位）
- SWD (Serial Wire Debug)调试接口

1.2.2 硬件除法器（HWDIV）

- 有符号或者无符号32位整数除法运算
- 支持32位被除数和32位除数，输出32位商和余数
- 5个HCLK周期运算时间
- 支持除数零溢出错误中断

1.2.3 存储（Memory）

- 80Kbytes的内部程序闪存，支持ISP保护，保护区域的大小可配置，支持硬件CRC校验
- 3Kbytes的独立数据闪存，数据闪存编程不影响程序运行
- User Option配置
    - 外部复位管脚使能配置
    - 看门狗缺省使能状态配置
    - 代码安全性配置
- 专用烧写接口，支持快速的量产烧录（需配合专用烧写器）
- 多达8Kbytes的内部SRAM，支持硬件CRC校验
- 小端(little-endian)存储方式

1.2.4 可嵌套中断控制器（CLIC）

- 支持48个中断源（IRQ[47:0]）
- 每个中断源具有独立的中断向量号
- 每个中断源具有独立可编程的中断优先级设置、中断类型、中断触发方式、中断使能控制
- 在中断处理过程中，支持优先级的动态调整
- 独立的中断唤醒和中断使能配置

1.2.5 系统控制器(SYSCON)

- 外部晶振400KHz 到 24MHz (EMCLK: External Main Clock，外部主时钟)，支持独立的32.768K配置项
- 内部主振 2.097MHz / 4.194MHz / 5.556MHz (default) 三个option选择 (1%偏差@典型值，IMCLK: Internal Main Clock，内部主时钟)
- 内部高速振荡器 24MHz/48MHz (1%偏差@典型值，HFCLK: High Frequency Clock，内部高速时钟)
- 内部辅振 27KHz (5%偏差@典型值，ISCLK: Internal Sub Clock，内部辅时钟)
- 内部振荡器均支持软件微调
- 支持低功耗模式 (SLEEP/DEEP-SLEEP)
- 低功耗模式下支持可编程的功耗优化
- 可编程的时钟分频器
- 外部晶振失效监测（外部晶振失效时，支持自动切换到内部主振）
- 外部晶振抖动滤波处理
- 外部中断输入数字滤波控制，支持中断触发的异步计数
- FLASH和SRAM校验错误管理，可配置重试或者系统复位
- 复位源检测和管理 (RSTID)

1.2.6 独立看门狗定时器（IWDT：Independent Watchdog Timer）

- 复位时间可配置：缺省8秒
- 可配置复位前报警中断
- 独立工作在内部辅晶振下的可编程18位递减计数器（27KHz时钟）

1.2.7 16位增强型定时器/计数器（EPT：Enhance Purpose Timer）

- 三种计数模式：递增、递减、递增递减
- 每个TIMER有7路PWM输出，包括4路波形产生控制单元，支持4路独立输出或者3组互补输出
- 支持互补输出，死区控制，斩波输出，紧急模式输出
- 支持紧急模式输出：软锁止和硬锁止模式
    - 外部输入EPIx
    - 系统错误，LVD中断触发
- 支持特殊寄存器保护
- 支持单次触发模式和外部脉冲计数模式
- 4个数字比较器可触发多种同步和波形输出
- 可以工作在捕捉模式，最多支持4个比较值捕获
- 支持ETCB事件联动

- PCLK工作时钟

1.2.8 16位通用定时器/计数器（GPT：General Purpose Timer）

- 三种计数模式：递增、递减、递增递减
- 每个TIMER支持两个输出通道，每个通道可配置为PWM波形输出控制
- 支持捕获模式，最多4个捕获值
- 支持ETCB事件联动
- PCLK工作时钟

1.2.9 载波频率发生器 (CNTA：Counter A)

- 1个16位的计数器，支持自动重载功能以及单次或者循环计数功能
- 软件/硬件可选择的载波频率输出使能/禁止控制
- 在一个周期波形内，输出高/低电平脉冲宽度可配置
- 输出极性可配置
- 可以用于驱动扬声器或者远程IR数据传输

1.2.10 基础计时器 (BT：Basic Timer)

- 4个16位的递增计数器，支持自动重载功能
- 一个比较值寄存器，支持PWM波形输出，其中BT2和BT3不支持PWM输出
- 支持单次触发模式
- 支持比较值Match中断、周期中断和溢出中断
- 支持ETCB事件联动
- PCLK工作时钟

1.2.11 低功耗定时器/计数器 (LPT：Low Power Timer)

- 16位的递增计数器，支持自动重载功能
- 一个16位比较值寄存器，支持PWM输出
- 3位预分频选择，可支持1、2、4、8、16、32、64、128分频
- 支持多种计数时钟源：ISCLK、IMCLK、EMCLK、PCLK或者外部CLK
- 支持Toggle或者PWM输出功能
- 支持单次触发模式
- 支持周期中断和MATCH中断
- 支持ETCB事件联动

1.2.12 时钟定时器（RTC：Real Time Counter）

- 仅POR复位有效，支持写保护
- 计时功能：支持时（12或24小时制）、分、秒和子秒，BCD格式
- 日历功能：支持年、月、日和星期，BCD格式；自动闰年识别
- 支持可选的时钟源：外部晶振EMCLK（支持32.768KHz）、内部主振IMCLK和内部副振ISCLK。
- 支持2个可编程闹钟
- 支持周期定时中断
- 数字校准功能
- 支持ETCB事件联动
- 可编程频率输出（通过CLO输出）

1.2.13 窗口看门狗（WWDT：Window Watchdog）

- 基于PCLK工作
- 支持复位前报警中断
- 可通过软件触发复位操作
- 计数器刷新窗口限制功能

1.2.14 通用异步收发器（UART）

- 3个通道
- 8位数据长度，支持校验位(奇偶校验，0/1校验)
- 单独的8x8位收发FIFO
- 可编程的分数波特率发生器

1.2.15 同步异步收发器（USART）

- 1个通道
- 支持5、6、7和8位数据长度
- 单独的8x8位收发FIFO
- 可编程的波特率
- 校验位，帧检测和缓存溢出错误报告
- 支持Loop-back模式
- 支持同步全双工模式
- 支持LIN总线协议： LIN1.2或者LIN2.0
- 支持智能卡协议： ISO7816-3兼容

1.2.16 同步串行总线（I2C）

- 1个通道
- 支持多主机I2C总线，支持主机或者从机工作模式。
- 标准模式100Kbit/s，高速模式可达400Kbit/s，超高速模式可达1Mbit/s
- 兼容串行8位数据传输和双向数据传输
- 7位或者10位寻址
- 可编程SDA保持时间
- 自动总线恢复功能
- 单独的8x8位收发FIFO

1.2.17 同步外设接口（SPI）

- 1个通道
- 可编程的数据帧长度：4到16位
- 支持主机和从机模式
- 时钟预分频可编程
- 支持单线收发模式
- 单独的8x16位收发FIFO

1.2.18 串行输入输出接口（SIO）

- 1个通道，单线通讯接口，双向数据传输
- 自定义通讯协议和波形输出
- 输出模式下，支持16个Pattern的连续输出
- 接收模式下，支持连续32bit或者pattern的接收，支持硬件采样和自动抽取，支持输入滤波

1.2.19 12位模数转换器（12bit AD Converter）

- 多达24个模拟输入通道供选择，参考电压支持VDD、外部管脚、INTVREF或者FVR
- ADC输入支持外部ADCIN、GND、1/5VDD和内部高精度电压参考源(INTVREF)
- 支持最快1MSPS转换速度
- 可配置采样保持时间
- 支持连续转换模式和硬件自动比较转换结果
- 支持多序列转换模式， 最高可达16个转换序列， 可灵活配置转换通道，转换顺序，转换次数，序列优先级
- 支持ETCB事件联动

1.2.20 内部电压参考源（INTVREF：Internal Voltage Reference）

- 作为ADC的采样通道校准输入
- 作为ADC的VREF输入（ADC必须工作在低速状态下）
- 参考电压：1.0V

1.2.21 内部固定电压源（FVR: Fixed Voltage Reference）

- 作为ADC的VREF输入
- 参考电压：2.048V/4.096V

1.2.22 电容触摸按键（TKEY：Touch Key Sensor）

- 基于电荷转移原理的自电容检测模拟前端
- 支持扫描频率扩频，随机化配置，提高抗干扰性能
- 支持25个扫描通道
- 支持序列扫描，序列最大支持25个配置单元
- 每个通道独立可编程的灵敏度调节
- 多种扫描触发模式
- 支持硬件自动按键检测和系统唤醒

1.2.23 校验控制器（CRC）

- 支持基于Byte, Half-word, Word的写操作
- 可选择的CRC多项式包括：
    - CRC-CCITT：$X^{16} + X^{12} + X^5 + 1$
    - CRC-16：$X^{16} + X^{15} + X^2 + 1$
    - CRC-32：$X^{32} + X^{26} + X^{23} + X^{22} + X^{16} + X^{12} + X^{11} + X^{10} + X^8 + X^7 + X^5 + X^4 + X^3 + X^2 + X + 1$
- 可编程种子值
- 输入数据和输出数据(CRC校验和)可以转换成补码形式操作
- 可编程的按位反转设置（LSB优先或者MSB优先）

1.2.24 事件触发选择控制器（ETCB: Event Trigger Cross Bar）

- 支持可配置的片内模块间互联触发
- 最大支持8个触发通道
- 每个通道支持64个Source输入选择
- 每个通道支持64个Target输出选择
- 每个通道均支持软件触发

1.2.25 通用IO (GPIO)

- 32管脚：最多30 个GPIO
- 推挽输出和开漏输出可配置，上下拉电阻可配置
- 输出可独立配置驱动能力和斜率
- 支持输出状态监测
- 通讯口支持TTL电平输入Buffer配置（TTL1/TTL2）
- 所有管脚都支持外部中断功能

1.2.26 两个低功耗模式

- SLEEP: 关闭选择的系统时钟和CPU时钟
- DEEP-SLEEP: 关闭所有系统时钟和CPU时钟
- 可配置的DEEP-SLEEP唤醒源：外部中断、iWDT中断、LPT中断、LVD中断、RTC中断或者触摸按键中断

1.2.27 上电复位（POR：Power On Reset）

1.2.28 低电压检测（LVD：Low Voltage Detector）

- 可配置低电压复位功能，可选8个电压值 (1.9V/2.2V/2.5V/2.8V/3.1/3.4/3.7/4.0).
- 可配置低电压中断，可选8个检测电压值 (2.1V/2.4V/2.7V/3.0V/3.3/3.6/3.9/LVDIN)

1.2.29 工作电压范围

- 1.8V to 5.5V

1.2.30 工作频率范围

- 外部主晶振：32KHz ~ 24 MHz
- 内部振荡器：IMOSC：5.556 MHz（max）/ HFOSC：48 MHz（max）
- 内部辅振：27KHz

1.2.31 工作温度范围

- – 40 to 85°C

1.2.32 封装

- LQFP32
- QFN32
- SOP28

1.3 资源概要

Table 1-1 APT32F1031资源特性比较

ITEM	APT32F1031	
	32 Pin 封装	28 Pin 封装
FLASH (Kbytes) (1)	80+3	80+3
SRAM (Kbytes)	8	8
增强型定时器(EPT)	1	1
16位通用定时器(GPT)	1	1
16位低功耗定时器(LPT)	1	1
16位基础定时器(BT)	4	4
CNTA	1	1
RTC	1	1
UART	3	3
USART	1	1
SPI	1	1
I^2C	1	1
SIO	1	1
IWDT	1	1
WWDT	1	1
ADC输入通道	24	20
TOUCH通道	25 CH	21 CH
GPIOs (HS)(2)	30(4)	26(4)
CPU频率	48MHz	48MHz
工作电压	1.8V ~ 5.5V	1.8V ~ 5.5V

NOTE: (1) FLASH 包含程序闪存和数据闪存两部分

(2) HS 意为大电流驱动 IO (High Sink Current IO)

1.4 模块框图

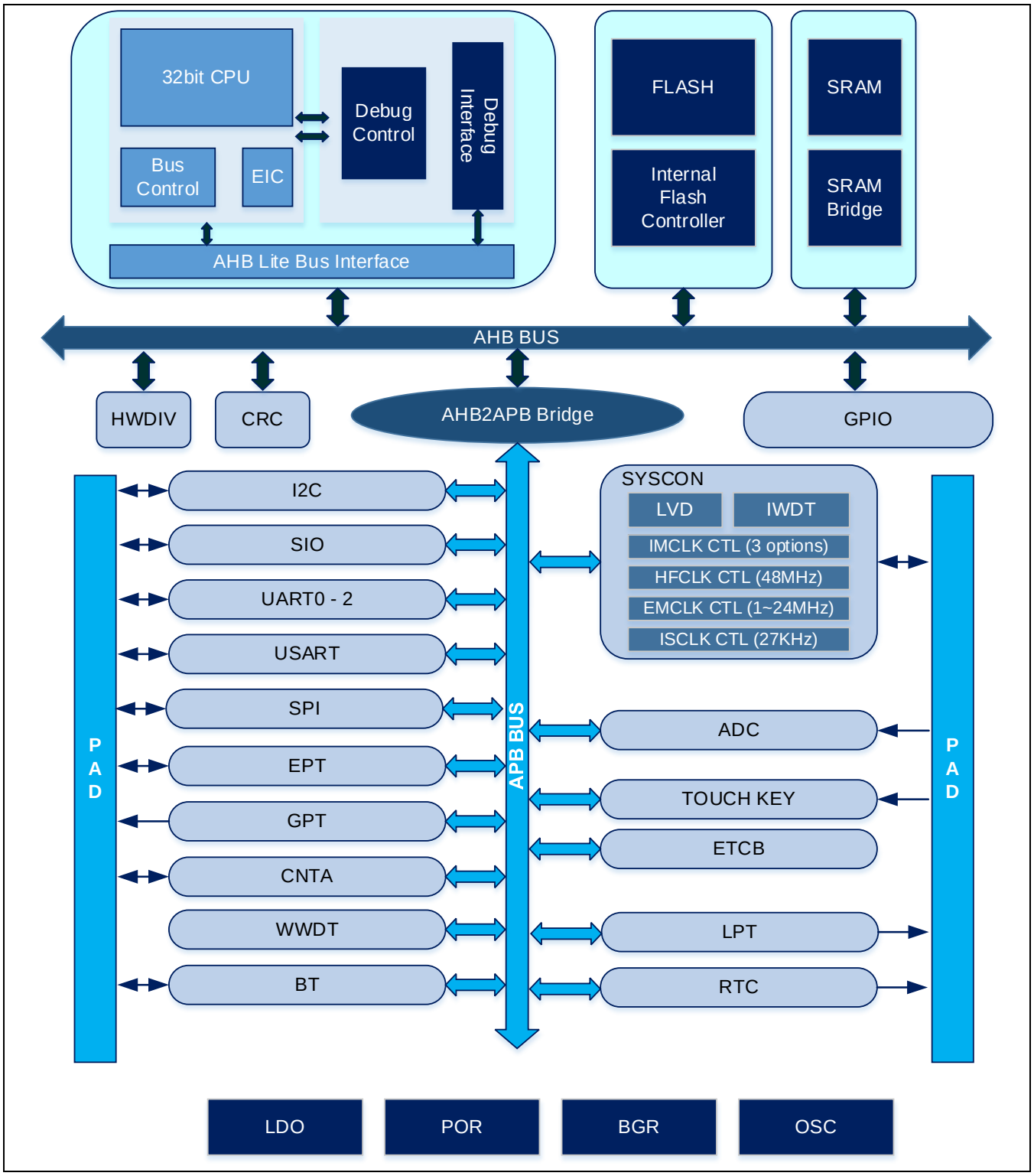


Figure 1-1 APT32F1031模块框图

2 管脚配置

2.1 概要

本章节描述APT32F1031产品的管脚功能信息。

包含：

- 管脚映射图
- 管脚分配表
- 重映射管脚
- 管脚描述
- Pad电路类型

2.2 管脚定义图

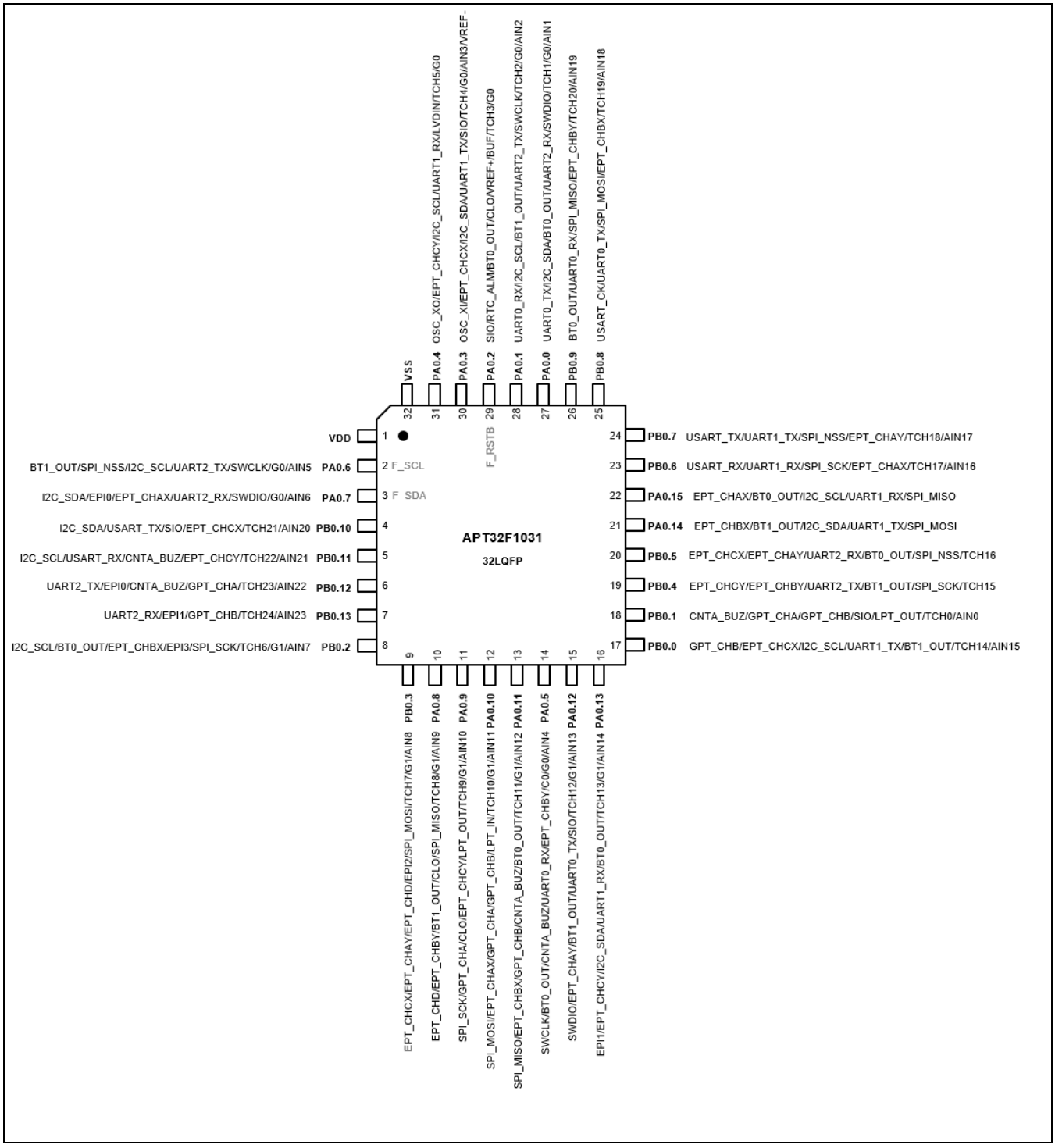


Figure 2-1 管脚定义图(32LQFP)

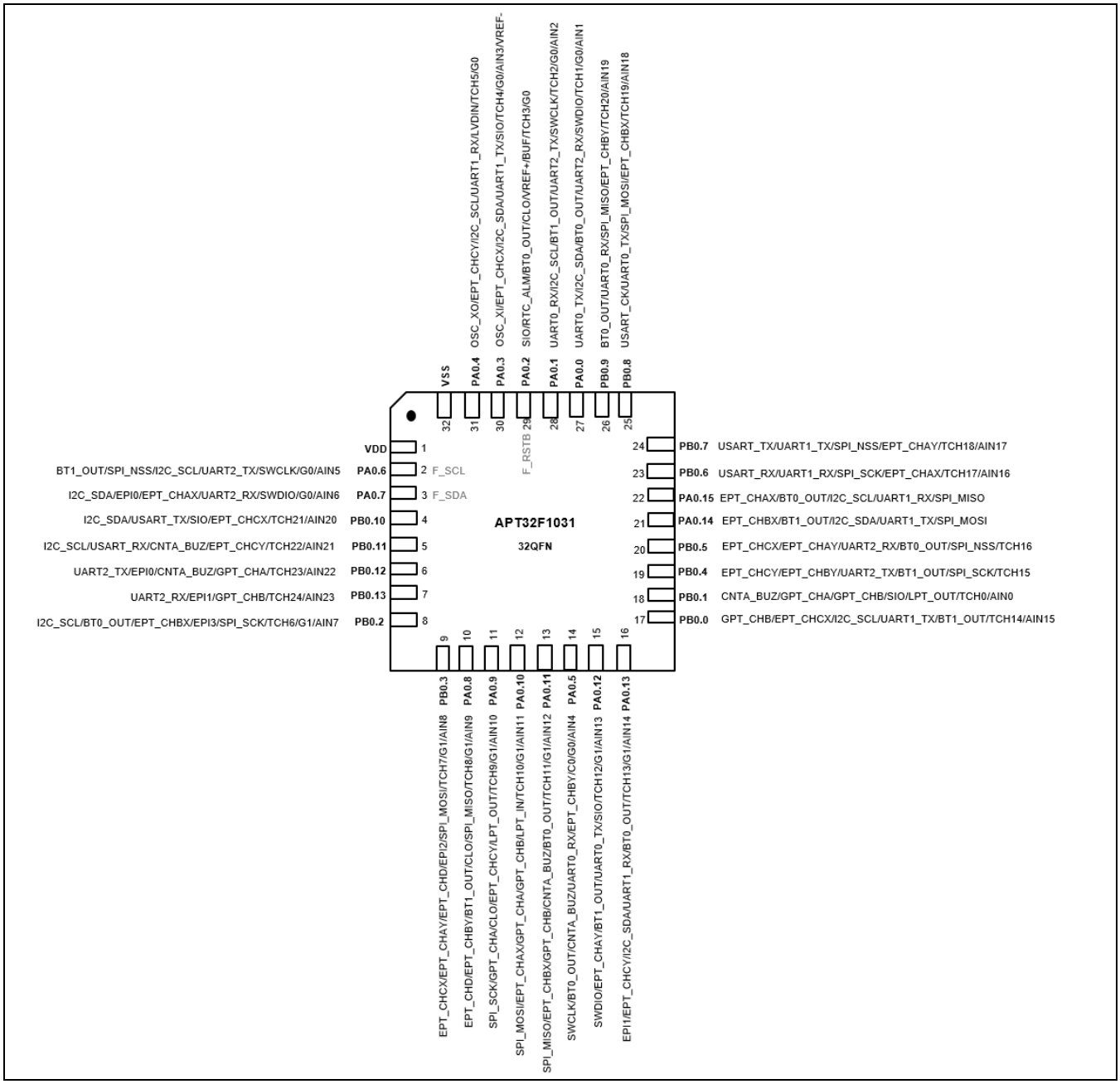


Figure 2-2 管脚定义图(32QFN)

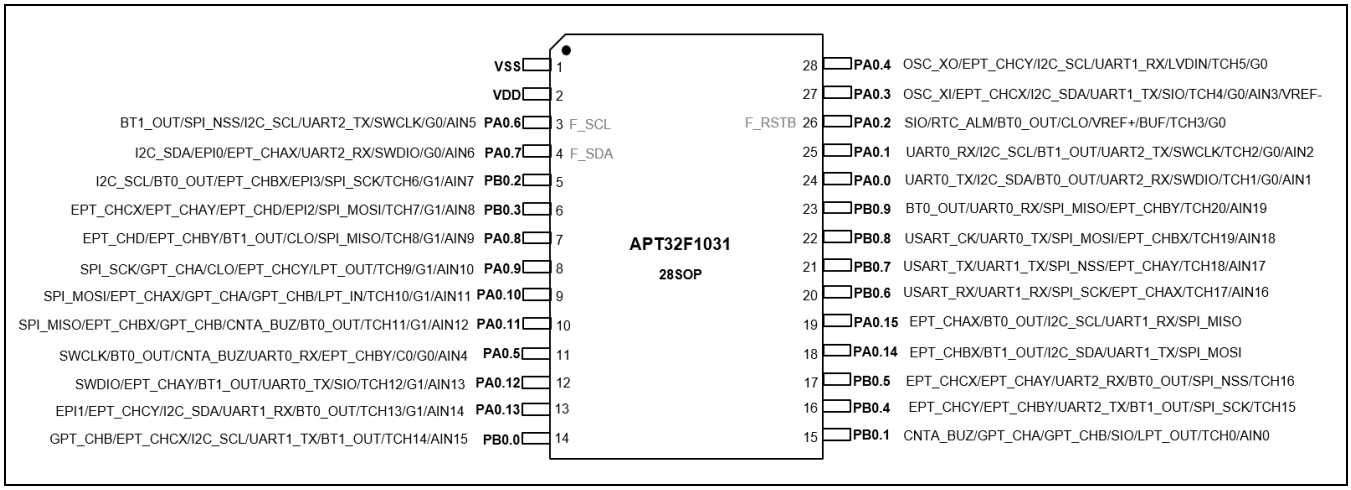


Figure 2-3 管脚定义图(28SOP)

2.3 管脚功能分配

Table 2-1 描述了管脚功能的详细分配。

- *UP*: 上拉使能; *DN*: 下拉使能; *IO*: 双向; *I*: 输入; *O*: 输出; *P*: 电源; *G*: 地; *Z*: 高阻

Table 2-1 管脚功能分配

Pin Name												Default	PU/PD	Reset Status
32LQFP/QFN	28SOP	AF0	AF1	AF2	AF3	AF4	AF5	AF6	AF7	ADC	EXI			
1	2	VDD	-	-	-	-	-	-	-	-	VDD	PWR	-	P
2	3	PA0.6(TTL2)	BT1_OUT	SPI_NSS	I2C_SCL	UART2_TX	SWCLK	-	G0	AIN5	EXI6	SWD	UP	I
3	4	PA0.7(TTL2)	I2C_SDA	EPI0	EPT_CHAX	UART2_RX	SWDIO	-	G0	AIN6	EXI7	SWD	UP	I
4		PB0.10	I2C_SDA	USART_TX	SIO	EPT_CHCX	-	TCH21	-	AIN20	EXI10	IO	-	Z
5		PB0.11	I2C_SCL	USART_RX	CNTA_BUZ	EPT_CHCY	-	TCH22	-	AIN21	EXI11	IO	-	Z
6		PB0.12	UART2_TX	EPI0	CNTA_BUZ	GPT_CHA	-	TCH23	-	AIN22	EXI12	IO	-	Z
7		PB0.13	UART2_RX	EPI1	-	GPT_CHB	-	TCH24	-	AIN23	EXI13	IO	-	Z
8	5	PB0.2(TTL)(HS)	I2C_SCL	BT0_OUT	EPT_CHBX	EPI3	SPI_SCK	TCH6	G1	AIN7	EXI2	IO	-	Z
9	6	PB0.3(HS)	EPT_CHCX	EPT_CHAY	EPT_CHD	EPI2	SPI_MOSI	TCH7	G1	AIN8	EXI3	IO	-	Z
10	7	PA0.8(HS)	EPT_CHD	EPT_CHBY	BT1_OUT	CLO	SPI_MISO	TCH8	G1	AIN9	EXI8	IO	-	Z
11	8	PA0.9(HS)	SPI_SCK	GPT_CHA	CLO	EPT_CHCY	LPT_OUT	TCH9	G1	AIN10	EXI9	IO	-	Z
12	9	PA0.10	SPI_MOSI	EPT_CHAX	GPT_CHA	GPT_CHB	LPT_IN	TCH10	G1	AIN11	EXI10	IO	-	Z
13	10	PA0.11	SPI_MISO	EPT_CHBX	GPT_CHB	CNTA_BUZ	BT0_OUT	TCH11	G1	AIN12	EXI11	IO	-	Z
14	11	PA0.5	SWCLK	BT0_OUT	CNTA_BUZ	UART0_RX	EPT_CHBY	C0	G0	AIN4	EXI5	IO	-	Z
15	12	PA0.12	SWDIO	EPT_CHAY	BT1_OUT	UART0_TX	SIO	TCH12	G1	AIN13	EXI12	IO	-	Z
16	13	PA0.13(TTL2)	EPI1	EPT_CHCY	I2C_SDA	UART1_RX	BT0_OUT	TCH13	G1	AIN14	EXI13	IO	-	Z
17	14	PB0.0(TTL2)	GPT_CHB	EPT_CHCX	I2C_SCL	UART1_TX	BT1_OUT	TCH14	-	AIN15	EXI0	IO	-	Z
18	15	PB0.1	CNTA_BUZ	GPT_CHA	GPT_CHB	SIO	LPT_OUT	TCH0	-	AIN0	EXI1	IO	-	Z
19	16	PB0.4	EPT_CHCY	EPT_CHBY	UART2_TX	BT1_OUT	SPI_SCK	TCH15	-	-	EXI4	IO	-	Z
20	17	PB0.5	EPT_CHCX	EPT_CHAY	UART2_RX	BT0_OUT	SPI_NSS	TCH16	-	-	EXI5	IO	-	Z
21	18	PA0.14(TTL2)	EPT_CHBX	BT1_OUT	I2C_SDA	UART1_TX	SPI_MOSI	-	-	-	EXI14	IO	-	Z
22	19	PA0.15(TTL2)	EPT_CHAX	BT0_OUT	I2C_SCL	UART1_RX	SPI_MISO	-	-	-	EXI15	IO	-	Z
23	20	PB0.6	USART_RX	UART1_RX	SPI_SCK	EPT_CHAX	-	TCH17	-	AIN16	EXI6	IO	-	Z
24	21	PB0.7	USART_TX	UART1_TX	SPI_NSS	EPT_CHAY	-	TCH18	-	AIN17	EXI7	IO	-	Z
25	22	PB0.8	USART_CK	UART0_TX	SPI_MOSI	EPT_CHBX	-	TCH19	-	AIN18	EXI8	IO	-	Z
26	23	PB0.9	BT0_OUT	UART0_RX	SPI_MISO	EPT_CHBY	-	TCH20	-	AIN19	EXI9	IO	-	Z
27	24	PA0.0(TTL)	UART0_TX	I2C_SDA	BT0_OUT	UART2_RX	SWDIO	TCH1	G0	AIN1	EXI0	IO	-	Z
28	25	PA0.1(TTL)	UART0_RX	I2C_SCL	BT1_OUT	UART2_TX	SWCLK	TCH2	G0	AIN2	EXI1	IO	-	Z
29	26	PA0.2	SIO	RTC_ALM	BT0_OUT	CLO	VREF+/BUF	TCH3	G0	-	EXI2	IO	-	Z
30	27	PA0.3(TTL)	OSC_XI	EPT_CHCX	I2C_SDA	UART1_TX	SIO	TCH4	G0	AIN3/VREF-	EXI3	IO	-	Z

31	28	PA0.4(TTL)	OSC_XO	EPT_CHCY	I2C_SCL	UART1_RX	LVDIN	TCH5	G0	-	EXI4	IO	-	Z
32	1	VSS	-	-	-	-	-	-	-	-	VSS	GND	-	P

注意：

1) 外部复位功能和PA0.2管脚复用，可以使用User Option功能选择配置
2) F_SCLK, F_SDAT, F_RSTB为外部闪存烧录工具接口信号
3) 每个IO管脚只要配置成数字IO功能，都可以使用EXI功能来触发中断
4) **总共有三组可选SWD接口，SWD管脚可以使用烧片机进行重映射，默认接口为 PA0.6 和 PA0.7，带内部上拉。调试过程中，请勿将SWD的AF功能修改成其它AF功能，否则将丢失调试连接并无法再连接调试器**。
5) TTL Mode一列中，S表示该管脚只支持TTL1电平，B表示支持TTL1和TTL2两种电平，配置方法参考GPIO章节
6) 标有(HS)符号的IO为大电流驱动口 (High Sink Current IO)，支持120mA的灌电流，配方法参考GPIO章节
7) 标注G0或G1口的管脚除了上表中的AF功能，还可以配置为下表中的功能，由SYSCON_IOMAP0/1[CFGVALn]决定。具体请参看《APT32F103x系列使用手册》SYSCON IO重定义章节的描述。

Table 2-2 G0和G1的IOMAP

CFGVAL	Group0 (G0)	Group1(G1)
0	I2C_SCL	UART0_RX
1	I2C_SDA	UART0_TX
2	GPT_CHA	EPT_CHAX
3	GPT_CHB	EPT_CHBX
4	SPI_MOSI	EPT_CHCX
5	SPI_MISO	EPT_CHAY
6	SPI_SCK	EPT_CHBY
7	SPI_NSS	EPT_CHCY

2.4 功能管脚映射

每个外设的相关功能都可以通过GPIO的AF功能设置进行选择，一些复用功能有重映射的管脚，方便用户在各种不同应用下使用各种不同的功能。

在进行管脚配置的时候，有几个注意事项：

1) 对于输出功能，如果多个管脚都被配置成同一个功能，那么所有这些管脚都会输出相同的信号。

2) 对于输入功能，如果多个管脚都被配置成同一个功能，那么AF编号小的管脚有更高的优先权。例如，当PA0.5和PA0.1都被配置成RX时，只有PA0.1(AF1)是RX，而PA0.5(AF4)的RX配置无效。

2.5 管脚功能说明

本段落描述了以下管脚的功能：

- 电源管脚
- 系统功能管脚
- 普通模块功能管脚
- 调试接口管脚
- 闪存烧录工具管脚

注意：

1) D: 数字; A: 模拟
2) I/O: 双向; I: 输入; O: 输出
3) P: 电源; G: 地
4) Z: 高阻

2.5.1 电源管脚

Table 2-3 电源管脚说明

模块	管脚名称	I/O	管脚说明	D/A
电源	VDD	-	芯片电源	-
	VSS	-	芯片地	-

2.5.2 系统功能管脚

Table 2-4 系统功能管脚说明

模块	管脚名称	I/O	管脚说明	D/A
系统	RSTB	I	硬件复位输入，当PA0.2选择RESETB时，内部带有上拉电阻。	D
	XIN	I	外部主晶振的输入	A
	XOUT	O	外部主晶振的输出	A
	CLO	O	内部系统时钟输出	D

2.5.3 普通模块功能管脚

Table 2-5 普通模块功能管脚说明

模块	管脚名称	I/O	管脚说明	D/A
GPIO	PA0.x	I/O	通用IO A	D
	PB0.x	I/O	通用IO B	D
EPT	EPT_CHAX	O	EPT的通道A的X输出	D
	EPT_CHAY	O	EPT的通道A的Y输出	D
	EPT_CHBX	O	EPT的通道B的X输出	D
	EPT_CHBY	O	EPT的通道B的Y输出	D
	EPT_CHCX	O	EPT的通道C的X输出	D
	EPT_CHCY	O	EPT的通道C的Y输出	D
	EPT_CHD	O	EPT的通道D输出	D
	EPIx	I	EPT的紧急情况触发信号	D
GPT	GPT_CHA	O	GPT的通道A输出	D
	GPT_CHB	O	GPT的通道B输出	D
BT	BTx_OUT	O	BT输出	D
CNTA	CNTA_BUZ	O	计数器A的载波频率输出	D
LPT	LPT_OUT	O	LPT的波形输出	D
	LPT_IN	I	LPT的外部输入	D
RTC	RTC_ALM	O	RTC的定时脉冲输出	D
I2C	I2C_SCL	I	I2C串行时钟	D
	I2C_SDA	I/O	I2C串行数据	D
UART	UARTx_RX	I	UART串行数据接收	D
	UARTx_TX	O	UART串行数据发送	D
USART	USART_CK	I/O	USART串行时钟	D
	USART_RX	I	USART串行数据接收	D
	USART_TX	O	USART串行数据发送	D
SPI	SPI_NSS	I/O	SPI片选信号	D
	SPI_SCK	I/O	SPI同步时钟信号	D
	SPI_MOSI	O	SPI数据输出端口	D
	SPI_MISO	I	SPI数据输入端口	D
SIO	SIO	I/O	SIO数据输入输出端口	D

ADC	AINx	I	ADC模拟输入通道	A
	VREF+/-	I	ADC外部参考电压输入信号	A
TOUCH	TCHx	I/O	触摸按键扫描通道	A
	C0	I/O	触摸按键参考电容管脚	A

2.5.4 调试接口管脚

Table 2-6 调试接口管脚说明

模块	管脚名称	I/O	管脚说明	D/A
SWD	SWCLK（PA0.6）	I	串行时钟，内部上拉	D
	SWDIO（PA0.7）	I/O	串行数据输入/输出，内部上拉	D

2.5.5 闪存烧录工具管脚

Table 2-7 闪存烧录工具管脚说明

模块	管脚名称	I/O	管脚说明	D/A
FLASH	F_SCL	I	串行时钟	D
	F_SDA	I/O	串行数据	D
	F_RSTB	I	复位	D
	VDD	P	电源 (建议在VDD和VSS之间接入0.1uF的去耦电容)	A
	VSS	G	地	A

3 电气特性

3.1 参数标识说明

①：量产测试保证

②：应用评估

③：设计保证

3.2 极限参数

器件在超过下述 “极限参数” 条件下工作可能会造成永久损坏。 器件只有在说明书所规定的条件范围内才能确保正常工作，在“极限参数” 条件下工作会影响器件的可靠性。

Table 3-1 极限参数

参数	符号	条件	数值	单位
工作电压	V_{DD}	–	–0.3 to 6.5	V
输入电压	V_{IN}	–	–0.3 to V_{DD} + 0.3	V
输出电压	V_O	所有端口	–0.3 to V_{DD} + 0.3	V
IO驱动电流	I_{SINK1}	单个普通IO灌入	15	mA
		单个强驱动IO灌入	120	mA
	I_{SINK2}	全部IO灌入	200	mA
	I_{SOURCE}	单个IO拉出	15	mA
工作环境温度	T_A	–	–40 to 85	°C
储存温度	T_{STG}	–	–65 to 150	°C

3.3 推荐工作条件

器件需要在推荐的工作条件下才能正常工作。 本章所列电气特性参数需要在推荐条件下才能得到确保。器件在超出推荐条件以外的工作条件下工作可能会降低其可靠性，甚至造成器件损坏。

Table 3-2 推荐工作条件

参数	符号	条件	数值	单位
工作电压	V_{DD}	–	1.8 to 5.5	V
工作环境温度	T_A	–	–40 to 85	°C

3.4 I/O 端口特性

Table 3-3 I/O 端口特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
输入高电压	V_{IH0}①	所有端口，非TTL模式 V_{DD} = 1.8V to 5.5V	0.8 V_{DD}	–	V_{DD}	V
	V_{IH1}①	TTL1模式 (PA0.0, PA0.1, PA0.3, PA0.4, PA0.6, PA0.7, PA0.13~PA0.15, PB0.0, PB0.2) V_{DD} = 5.0V	2.2	–	V_{DD}	V
		TTL1模式 (PA0.0, PA0.1, PA0.3, PA0.4, PA0.6, PA0.7, PA0.13~PA0.15, PB0.0, PB0.2) V_{DD} = 3.0V	1.5	–	V_{DD}	V
	V_{IH2}①	TTL2模式 (PA0.6, PA0.7, PA0.13~PA0.15, PB0.0) V_{DD} = 5.0V	1.3	–	V_{DD}	V
		TTL2模式 (PA0.6, PA0.7, PA0.13~PA0.15, PB0.0) V_{DD} = 3.0V	1.1	–	V_{DD}	V
输入低电压	V_{IL0}①	所有端口，非TTL模式 V_{DD} = 1.8V to 5.5V	–	–	0.2 V_{DD}	V
	V_{IL1}①	TTL1模式 (PA0.0, PA0.1, PA0.3, PA0.4, PA0.6, PA0.7, PA0.13~PA0.15, PB0.0, PB0.2) V_{DD} = 5.0V	–	–	0.9	V
		TTL1模式 (PA0.0, PA0.1, PA0.3, PA0.4, PA0.6, PA0.7, PA0.13~PA0.15, PB0.0, PB0.2) V_{DD} = 3.0V	–	–	0.5	V
	V_{IL2}①	TTL2模式 (PA0.6, PA0.7, PA0.13~PA0.15, PB0.0) V_{DD} = 5.0V	–	–	0.5	V
		TTL2模式 (PA0.6, PA0.7, PA0.13~PA0.15, PB0.0) V_{DD} = 3.0V	–	–	0.4	V
输出高电压	V_{OH}①	I_{OH} = -15mA, V_{DD} = 5V	V_{DD} – 1.0	–	–	V
输出低电压	V_{OL1}①	I_{OL1} = 15mA , V_{DD} = 5V （所有端口）	–	–	1	V

	V_{OL2}②	I_{OL2} = 120mA , V_{DD} = 5V (PA1.6 ~ PA1.8，PA1.11 ~ PA1.13, PB0.5 ~ PB0.8强下拉驱动模式)	–	–	1	V
恒流驱动电流	I_{OC}①	V_{DD} = 5V, V_{OH} < 4V (PA0.6 ~ PA0.15, PA1.0 ~ PA1.2, PB0.3, PB0.4, PC0.1恒流源模式)	–	10	–	mA
高输入漏电流	I_{LIH}①	所有端口, V_{IN} = V_{DD}	–	–	1	uA
低输入漏电流	I_{LIL}①	所有端口, V_{IN} = 0	–	–	–1	uA
上拉电阻	R_{PU}①	V_{DD} = 5V, V_{IN} = 0V	25	50	75	kΩ
下拉电阻	R_{PD}①	V_{DD} = 5V, V_{IN} = 5V	25	50	75	kΩ

NOTE: ① 量产测试

② 应用评估

3.4.1 (VDD – VOH)② @ VDD = 5.0 V

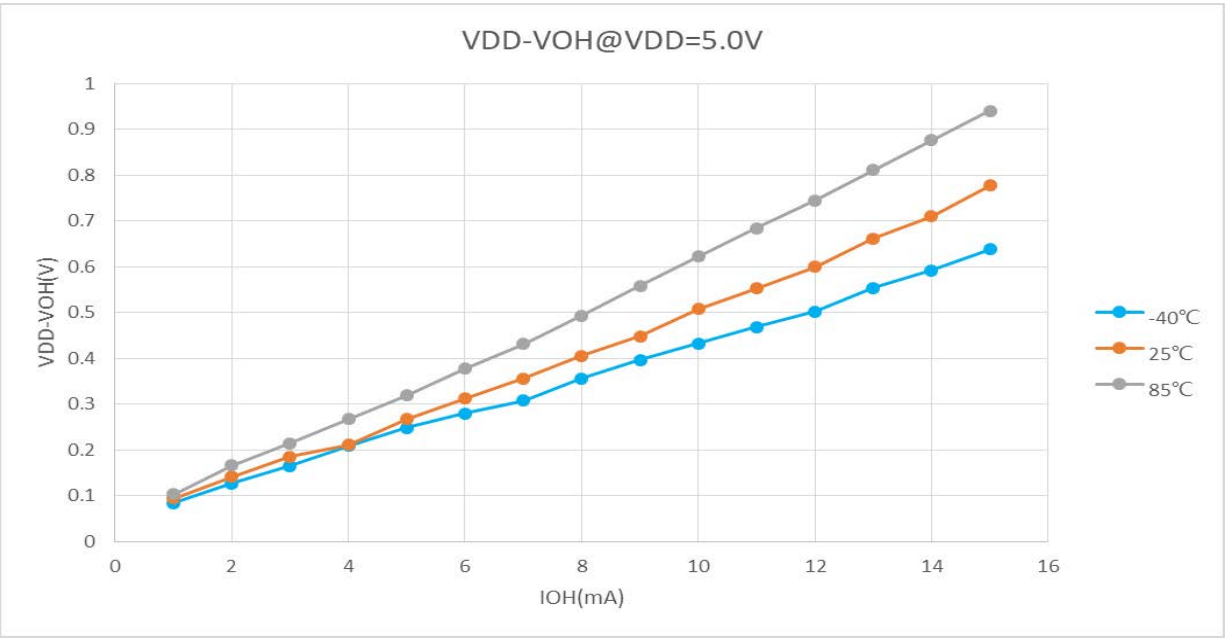


Figure 3-1 (VDD-VOH) 温度曲线

3.4.2 VOL② @ VDD = 5.0 V (standard ports)

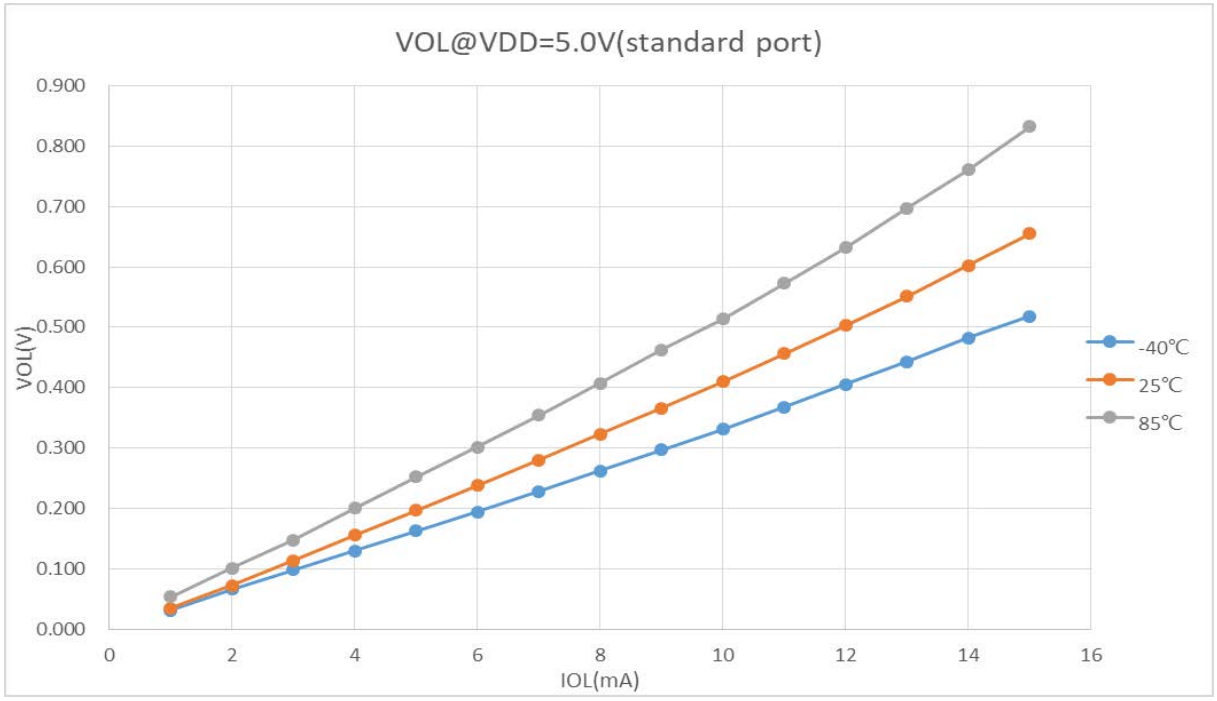


Figure 3-2 VOL(standard ports) 温度曲线

3.4.3 VOL② @ VDD = 5.0 V (highsink ports)

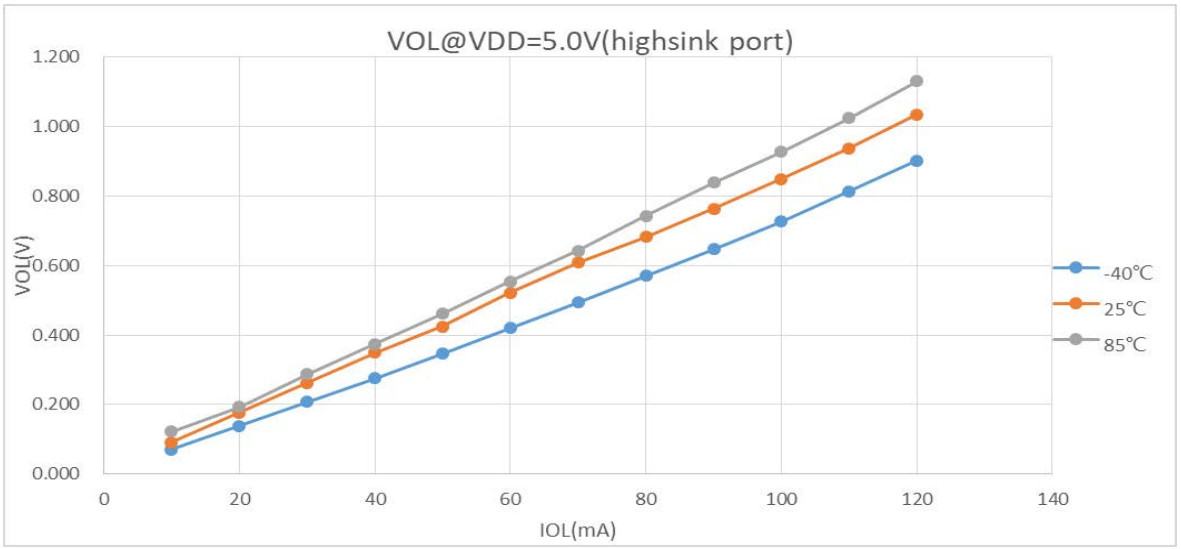


Figure 3-3 VOL(highsink ports) 温度曲线

3.5 I/O 端口交流特性

Table 3-4 I/O 端口交流特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
输入最大频率	IOF_{IN}②	所有端口	–	10	–	MHz
输出最大频率	IOF_{OUT}②	所有端口	–	10	–	MHZ

NOTE: ② 应用评估

3.6 输入复位特性

Table 3-5 输入复位特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
最小低压脉宽	T_{NRST}②	-	100	300	500	nS
nRESET 迟滞电压	V_{hyst}②	上升/下降		1		V

NOTE: ② 应用评估

输入复位信号的滤波器宽度为 100ns 至 500 ns。
如果输入复位信号宽度低于 100ns 将被认为无效信号（不复位）。
如果输入复位信号宽度高于 500ns 将被认为有效信号（复位）。

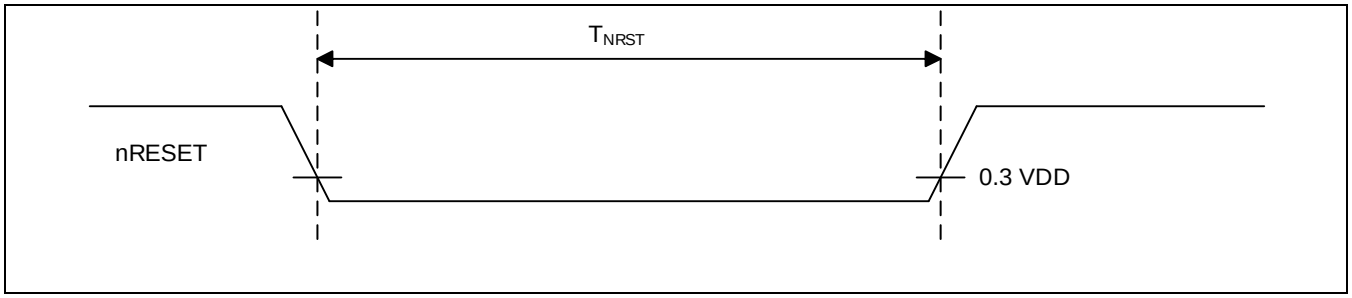


Figure 3-4 nRESET 输入时序

3.7 上电复位特性

Table 3-6 上电复位特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
上电电源变化速率	SR_{VDD}③	-	0.1	-	-	V/mS

NOTE: ③ 设计保证，不在量产中测试

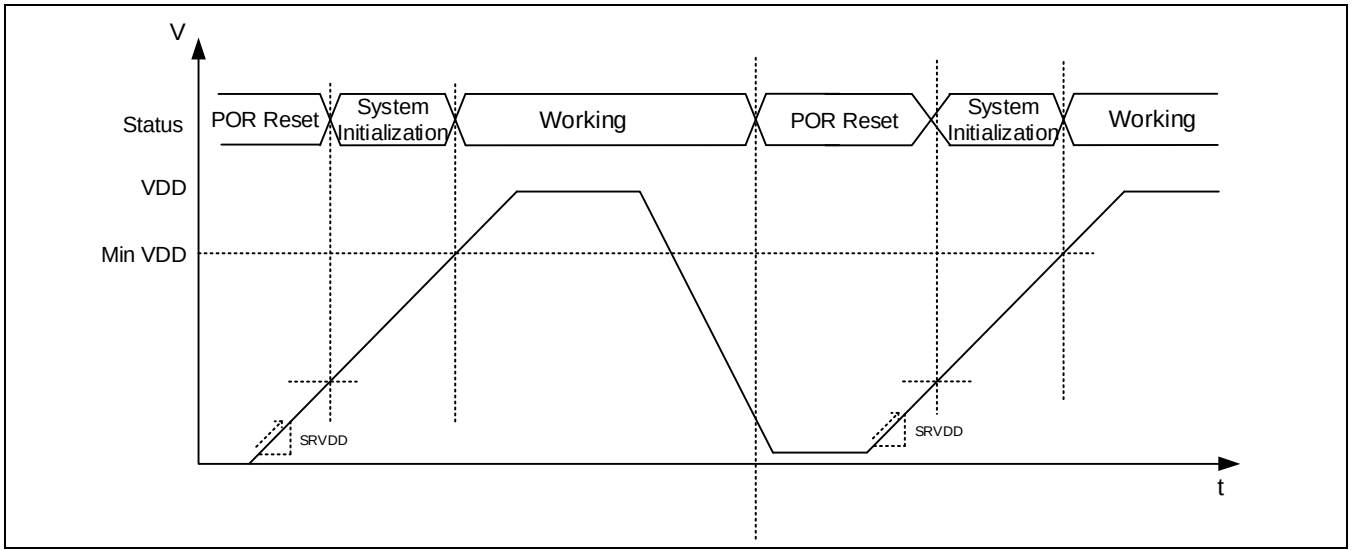


Figure 3-5 上电和掉电示意图

3.8 外部中断输入特性

Table 3-7 外部中断输入特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
中断输入高脉宽	t_{INTH}②	V_{DD} = 5.0V	15	30	45	nS
中断输入低脉宽	t_{INTL}②	V_{DD} = 5.0V	15	30	45	nS

NOTE: ② 应用评估

外部中断信号的滤波器宽度为 15ns 至 45 ns。
如果外部中断信号宽度低于 15ns 将被认为无效信号。
如果外部中断信号宽度高于 45ns 将被认为有效信号。

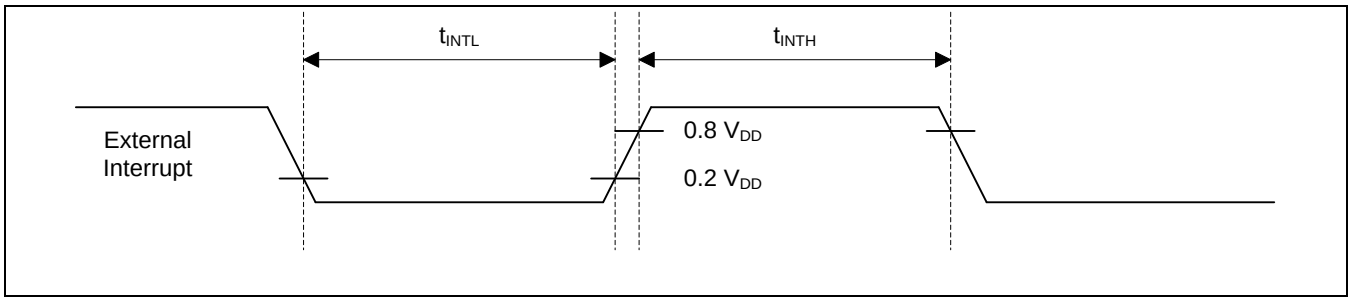


Figure 3-6 外部中断输入时序

3.9 振荡器特性

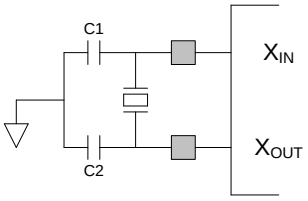
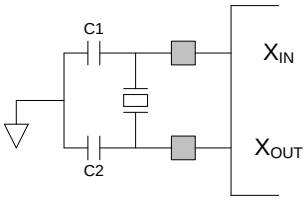
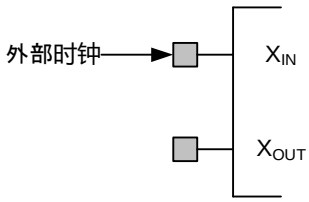
系统中包括三种振荡器：

- 外部主振荡器
- 内部主振荡器
- 内部副振荡器

3.9.1 外部主振荡器

Table 3-8 外部主振荡器特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
振荡器频率	F_{EMOSC}③	–	0.4	–	24	Mhz
内部反馈电阻	R_{FD}③	XIN 端口	2	4	10	MΩ
稳定时间(1)	T_{STA}③	–	–	20	–	ms
外接晶振（普通模式）	–③		0.4	–	24	MHz
外接晶振（低频模式）	–③		–	32.768	–	KHz
外部时钟	–③		0.4	–	24	MHz

NOTE: ③ 设计保证，不在量产中测试。

(1) 实际的稳定时间需要再加上SYSCON_[OSTR]中时钟稳定等待时间

3.9.2 内部主振荡器特性

Table 3-9 内部主振荡器特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
振荡器频率	F_{IMOSC}①	IM0	–	5.556	–	MHz
		IM1	–	4.194	–	MHz
		IM2	–	2.097	–	MHz
占空比	T_{OD}②	–	40	50	60	%
校准后精度	T_{ACC}①	T_A = 27°C	-1	–	+1	%
	T_{ACC}①	IM0 T_A = –40 to 85°C	-8	–	8	%
		IM1 T_A = –40 to 85°C	-8	–	8	%
		IM2 T_A = –40 to 85°C	-8	–	8	%
稳定时间	T_{STA}③	电源电压达到最低工作值后	–	–	10	Clk

NOTE: ① 量产测试

② 应用评估

③ 设计保证，不在量产中测试

3.9.2.1 IM0/1频率温度曲线

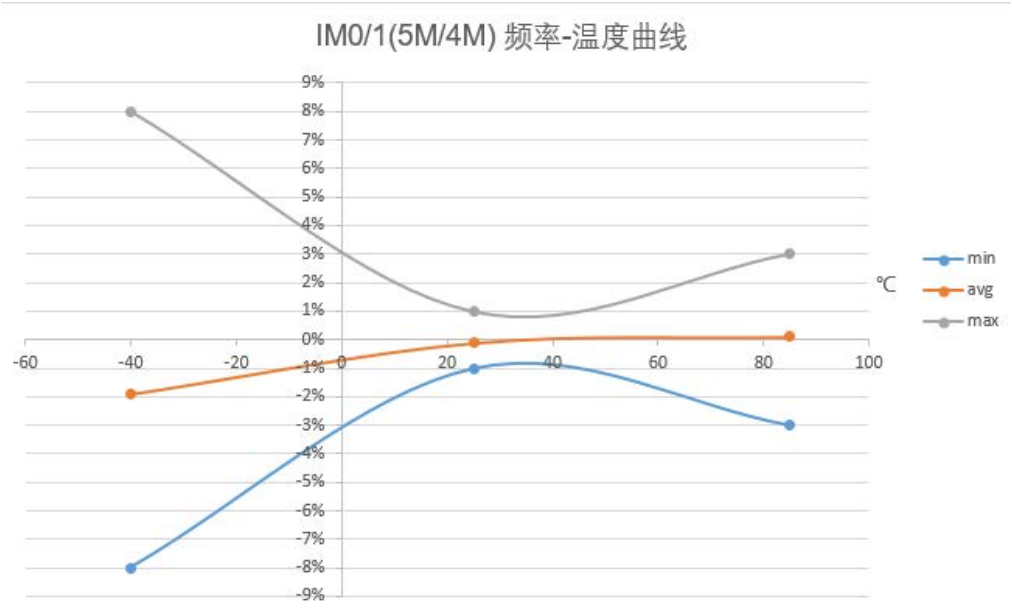


Figure 3-7 IM0/1频率-温度曲线

3.9.2.2 IM2频率温度曲线

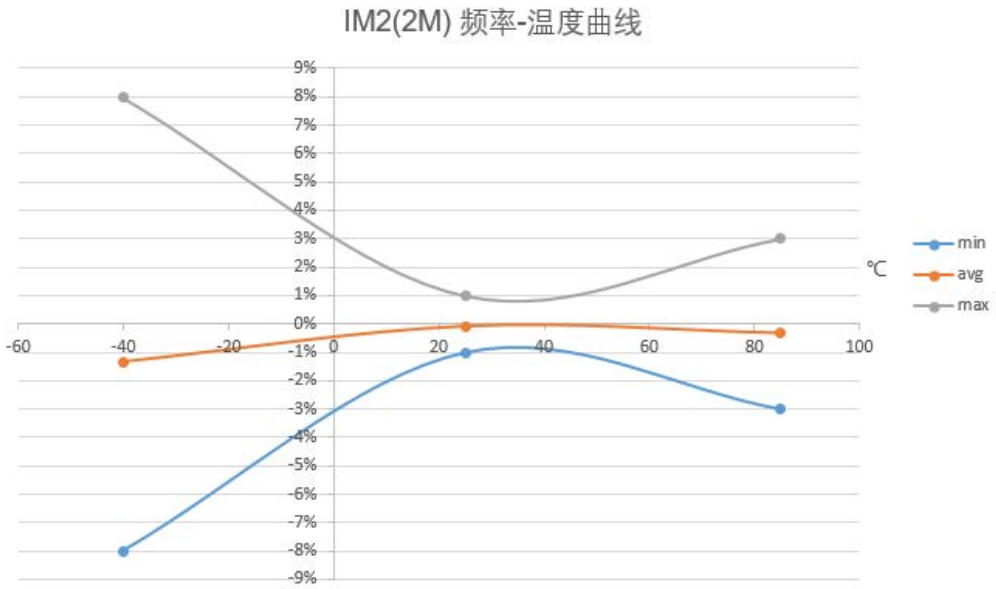


Figure 3-8 IM2频率-温度曲线

3.9.3 内部高速振荡器特性

Table 3-10 内部高速振荡器特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
振荡器频率	F_{HFOSC}①	模式1	–	24	–	Mhz
		模式2	–	48	–	Mhz
占空比	T_{OD}②	–	40	50	60	%
校准后精度	T_{ACC}①	T_A = 27°C	-1	–	+1	%
	T_{ACC}①	T_A = –40 to 85°C	-8	–	8	%
稳定时间	T_{STA}③	电源电压达到最低工作值后	–	–	10	Clk

NOTE: ① 量产测试。
② 应用评估
③ 设计保证，不在量产中测试

3.9.3.1 HFOSC(48M)频率温度曲线

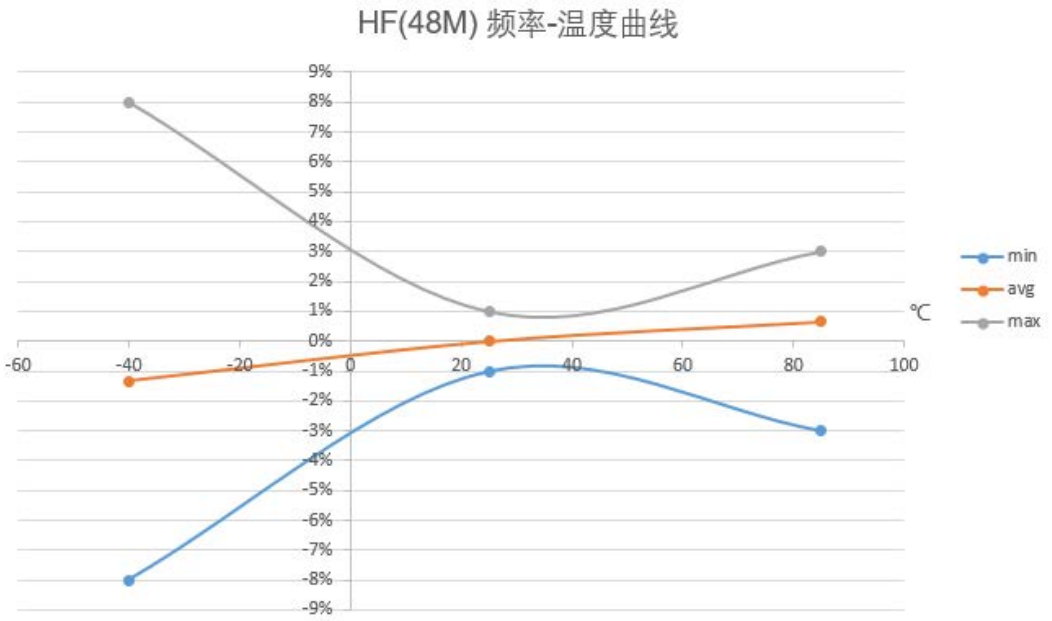


Figure 3-9 HFOSC(48M)频率-温度曲线

内部副振荡器特性

Table 3-11 内部副振荡器特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
振荡器频率	F_{ISOSC}①	–	–	27	–	KHz
占空比	T_{OD}②	–	40	50	60	%
校准后精度	T_{ACC}①	T_A = 27°C	-1	–	+1	%
	T_{ACC}①	T_A = –40 to 85°C	-8	–	8	%
稳定时间	T_{STA}③	电源电压达到最低工作值后	–	–	10	Clk

NOTE: ① 量产测试。
② 应用评估。
③ 设计保证，不在量产中测试。

3.9.3.2 ISOSC频率温度曲线

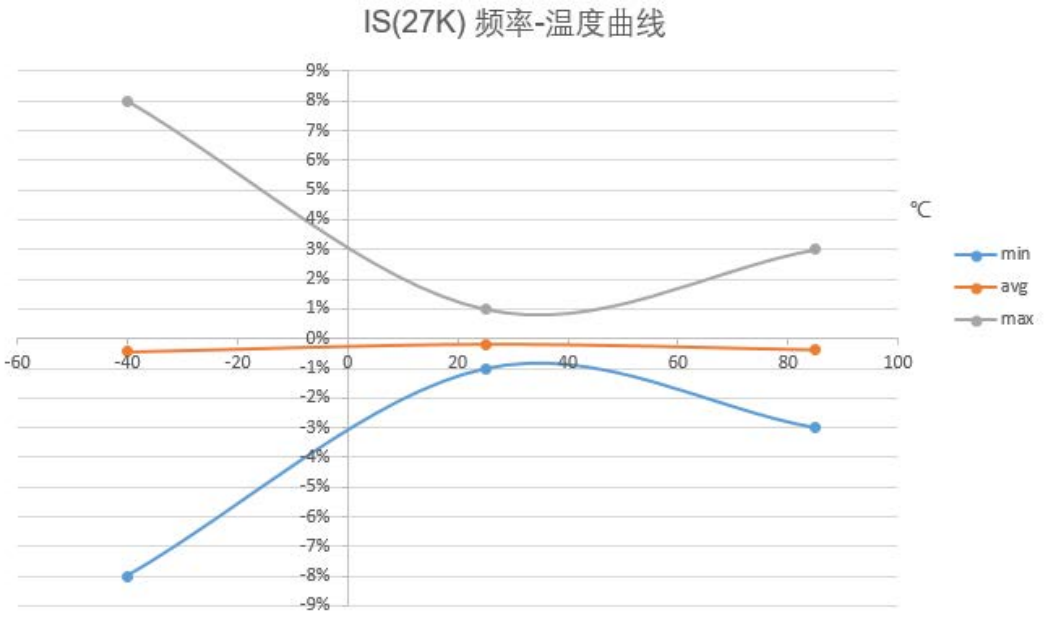


Figure 3-10 ISOSC频率-温度曲线

3.10 工作电流

Table 3-12 工作电流

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	说明	条件	V_{DD}	状态名称	最小值	典型值	最大值	单位
工作电流	I_{DD1}②	正常工作	T_A = 25°C SYSCLK = 48MHz	5V	RUN	–	2.7	–	mA
				3.3V		–	2.67	–	
			T_A = 25°C SYSCLK = 5.556MHz	5V		–	0.89	–	
				3.3V		–	0.85	–	
	I_{DD2}②	CPU 时钟关闭	T_A = 25°C SYSCLK = 48MHz	5V	SLEEP	–	0.68	–	mA
				3.3V		–	0.67	–	
			T_A = 25°C SYSCLK = 5.556MHz	5V		–	0.22	–	
				3.3V		–	0.21	–	
	I_{DD30}①	所有时钟及模拟模块关闭	T_A = −40°C	5V	DEEP SLEEP	–	6.5	70	uA
			T_A = 25°C	5V		–	30	70	
			T_A = 85°C	5V		–	145	700	
	I_{DD31}②	RTC使用32KHz EMOSC工作，除RTC外所有时钟及模拟模块关闭	T_A = 25°C	5V	DEEP SLEEP with RTC	–	55	–	uA
			T_A = 25°C	3.3V		–	36	–	
	I_{DD32}②	RTC使用27KHz ISOSC工作，除RTC外所有时钟及模拟模块关闭	T_A = 25°C	5V	DEEP SLEEP with RTC	–	33	–	uA
			T_A = 25°C	3.3V		–	28	–	

NOTE: ① 量产测试

② 应用评估

工作电流不包括 I/O 端口的上拉、下拉电流.

3.11 低压复位监测特性

Table 3-13 低压复位检测特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
低压复位电压 (V_{DD} 下降沿)	Vthrf①	–	1.8	1.9	2.0	V
		–	2.1	2.2	2.3	
		–	2.35	2.5	2.65	
		–	2.65	2.8	2.95	
		–	2.95	3.1	3.25	
		–	3.2	3.4	3.6	
		–	3.5	3.7	3.9	
		–	3.8	4.0	4.2	
低压监测电压 (V_{DD} 下降沿)	Vthdf①	–	2.0	2.1	2.2	
		–	2.25	2.4	2.55	
		–	2.55	2.7	2.85	
		–	2.85	3.0	3.15	
		–	3.15	3.3	3.45	
		–	3.4	3.6	3.8	
		–	3.7	3.9	4.1	
		–	0.9	1.0 (LVDIN)	1.1	
迟滞电压	ΔV_{LVD}②	–	–	200	–	mV
工作电流	I_{CC}②	–	–	9	–	uA
关断电流	I_{PD}③	–	–	0.1	–	uA

NOTE: ① 量产测试

② 应用评估

③ 设计保证，不在量产中测试

3.12 12位模/数转换器特性

Table 3-14 12位模/数转换器特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
精度	–	–	–	12	–	Bit
工作电压	V_{ADC}②(1)	–	1.8(3)	5	5.5	V
基准参考电压	V_{REF}②	V_{REF} <V_{ADC}	2	5	5.5	V
输入电压范围	V_{AIN}②	–	0	–	V_{REF}	V
转换速率	F_S②	–	–	–	1	MHz
微分非线性	DNL②	F_S = 0.5MHz V_{ADC} = 5V	–	–	±2.0	LSB
积分非线性	INL②		–	–	±4.0	
偏移误差①	TOPOFF②		–	–	±10.0	
	BOTOFF②		–	–	±10.0	
工作电流	I_{OP}②	–	–	1	–	mA
关断电流	I_{PD}③	–	–	1	–	μA
ADC时钟频率	F_{ADC}②	–			24	MHz
ADC转换周期	T_{conv}②	T_{sample} = 8	–	24	–	T_{ADC}
外部输入阻抗	R_{AIN}②(2)	F_{ADC} = 1MHz V_{ADC} = 5V T_{sample} = 8	–	–	50	K

NOTE: ① 量产测试

② 应用评估

③ 设计保证，不在量产中测试

(1) 低压工作时， ADC 速度受到限制。1.8V 工作时，ADC 时钟频率应小于 500KHz。

(2) ADC 的输入阻抗和 ADC 的工作时钟频率以及采样周期数有关。主频减半或采样周期翻倍都可以使输入阻抗翻倍，即如果 F_{ADC} = 0.5MHz 或 T_{sample} = 16，R=100K。

C_{ADC}为内部采样保持电容，该电容的充电时间需要满足 T_C=10 x (R_{ADC}+R_{AIN}) x C_{ADC}。其中 R_{ADC}为采样开关电阻，最大值 1K；C_{ADC}为内部采样保持电容，最大值 5pF。

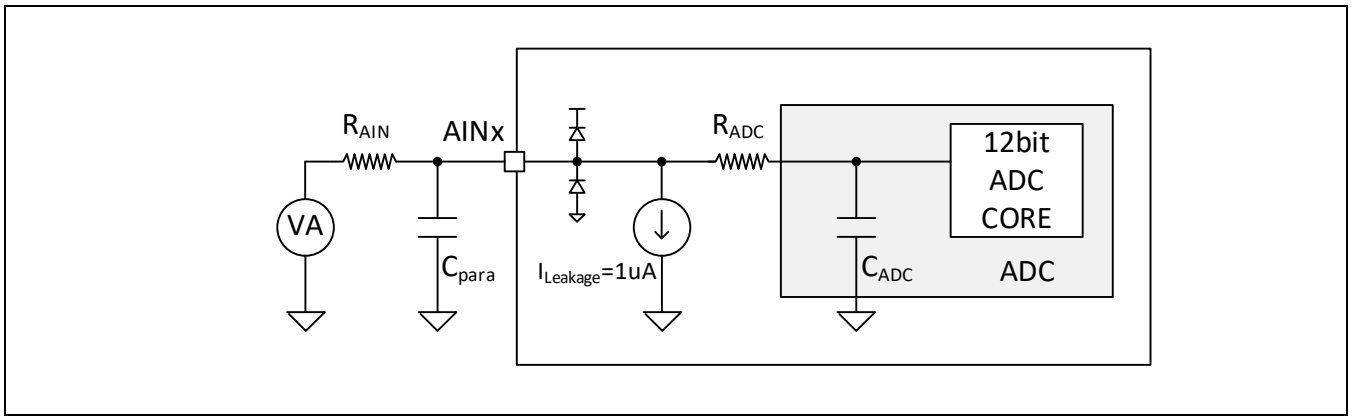


Figure 3-11 ADC采样连接图

3.13 内部固定参考电压特性

Table 3-15 内部固定参考电压源特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
低参考电压	FVR_L①	$V_{DD} > FVR_L$	–	2.048	–	V
高参考电压	FVR_H①	$V_{DD} > FVR_H$	–	4.096	–	V
低参考电压精度	Vaccl1①	V_{DD} = 5.0V T_A = 25°C	–1	2.048	1	%
	Vaccl2①	V_{DD} > 2.7V T_A = –40 to 85°C	–3	2.048	3	%
高参考电压精度	Vacch1①	V_{DD} = 5V T_A = 25°C	–1	4.096	1	%
	Vacch2①	V_{DD} = 5V T_A = –40 to 85°C	–3	4.096	3	%

NOTE: ① 量产测试
② 应用评估

3.13.1.1 FVR电压温度曲线

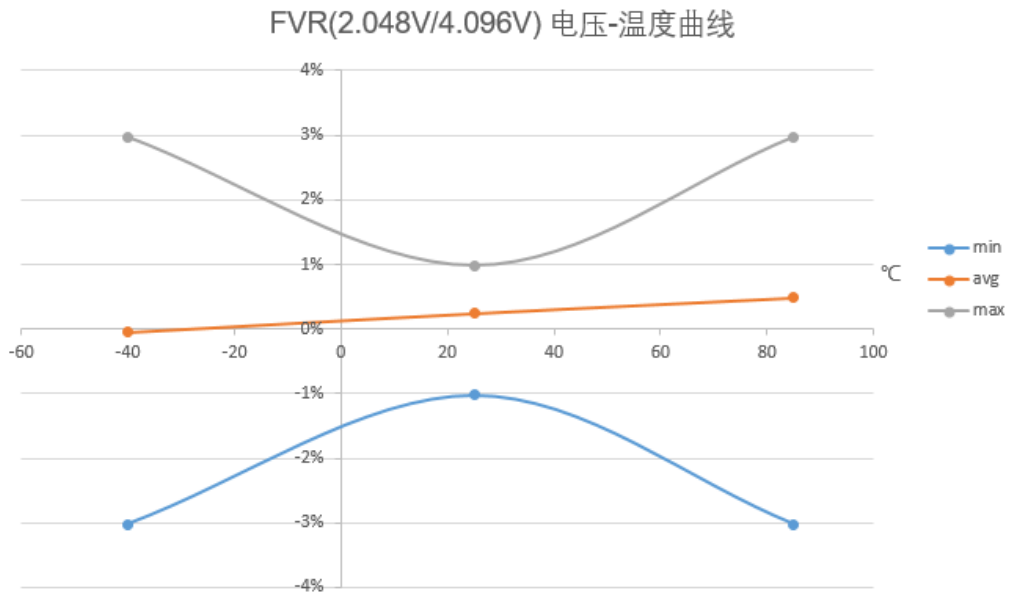


Figure 3-12 FVR电压-温度曲线

3.14 内部INTVREF参考电压特性

Table 3-16 内部INTVREF参考电压源特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
INTVREF参考电压	$V_{INTVREF}$②	–	–	1.0	–	V
INTVREF精度	Vacc1②	T_A = 25°C	–1%	1.0	1%	V
	Vacc2②	T_A = –40 to 85°C	–2%	1.0	2%	V

NOTE: ② 应用评估

3.15 存储器特性

Table 3-17 RAM和寄存器的特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
数据保持电压	V_{DDDR}③(1)	深睡眠模式	0.8	–	V_{DD}	V

NOTE: ③ 设计保证，不在量产中测试。

(1) 保证 RAM 中的数据不丢失的最低电压值（深睡眠模式下），或者是保持寄存器的状态的最低电压值（深睡眠模式下）。

Table 3-18 FLASH内存的特性

(T_A = –40 to 85°C, V_{DD} = 1.8V to 5.5V)

参数	符号	条件	最小值	典型值	最大值	单位
编程单元	F_{WSIZE}	–	–	4	–	Byte
页面大小	F_{PSIZE}	–	–	256	–	Byte
	F_{DSIZE}	–	–	64	–	Byte
编程时间（1Word）	F_{tprog}③	–	20	–	–	us
页擦除时间	F_{tpera}③	–	2	–	–	ms
全芯片擦除时间	F_{tmera}③	–	10	–	–	ms
DFLASH擦写次数	F_{dfnwe}②	单一page	100,000	–	–	Times
PFLASH擦写次数	F_{pfnwe}②	单一page	100,000	–	–	Times
PFLASH总高压次数(1)	F_{pftnwe}②		–	–	2,000,000	Times
数据保持时间	F_{tdr}③	–	10	–	–	Years
功耗（编程或擦除时）	F_{idd}③	–	–	–	5	mA

NOTE: ② 应用评估

③ 设计保证，不在量产中测试

(1) 一个page擦写一次算一次

3.16 静电防护（ESD）特性

Table 3-19 静电防护特性

参数	符号	模型	最小值	典型值	最大值	单位
静电防护耐压	V_{ESD}	HBM	4000	–	–	V
		MM	200	–	–	V
		CDM	500	–	–	V

4 封装尺寸

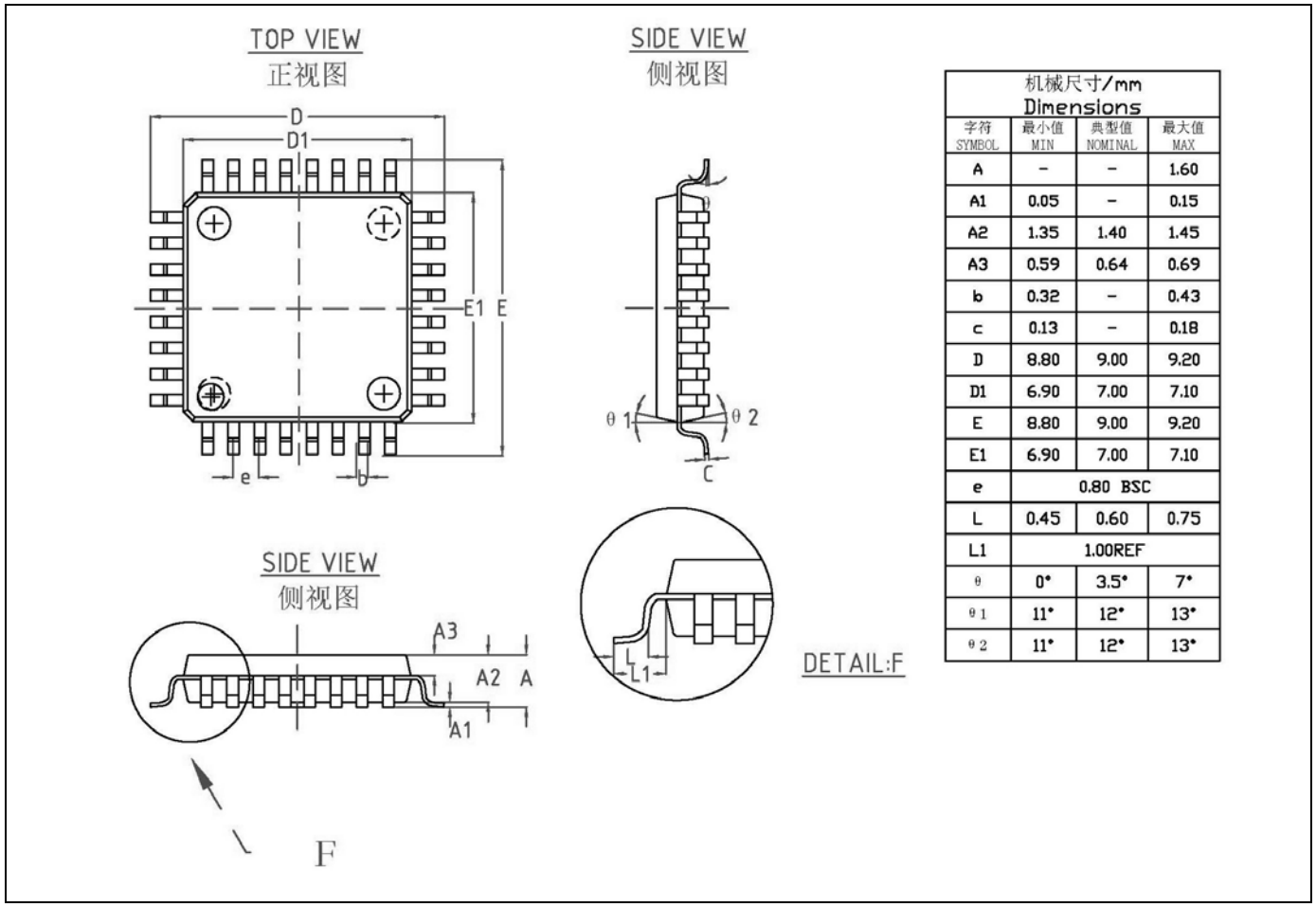
4.1 APT32F1031支持封装类型

LQFP32

QFN32

SOP28

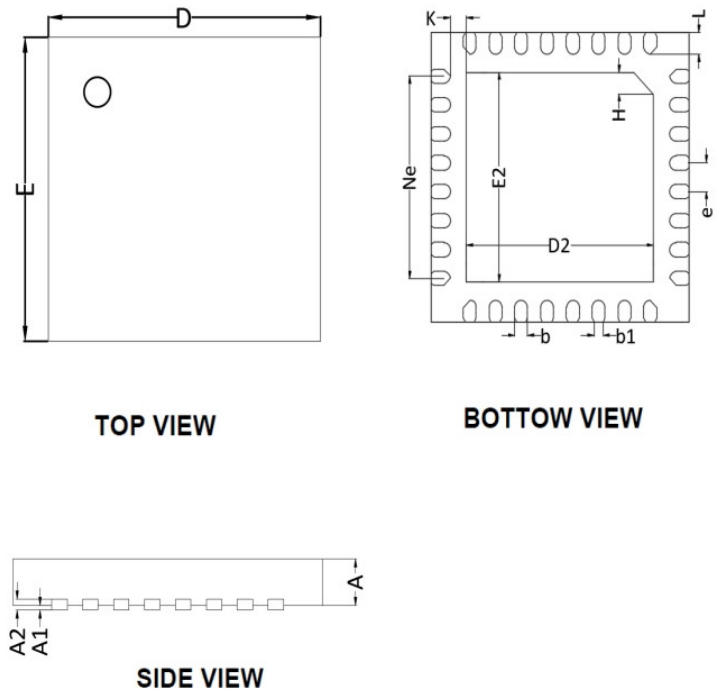
4.2 LQFP32



机械尺寸/mm Dimensions			
字符 SYMBOL	最小值 MIN	典型值 NOMINAL	最大值 MAX
A	–	–	1.60
A1	0.05	–	0.15
A2	1.35	1.40	1.45
A3	0.59	0.64	0.69
b	0.32	–	0.43
c	0.13	–	0.18
D	8.80	9.00	9.20
D1	6.90	7.00	7.10
E	8.80	9.00	9.20
E1	6.90	7.00	7.10
e	0.80 BSC		
L	0.45	0.60	0.75
L1	1.00REF		
θ	0°	3.5°	7°
θ1	11°	12°	13°
θ2	11°	12°	13°

Figure 4-1 32-LQFP封装尺寸

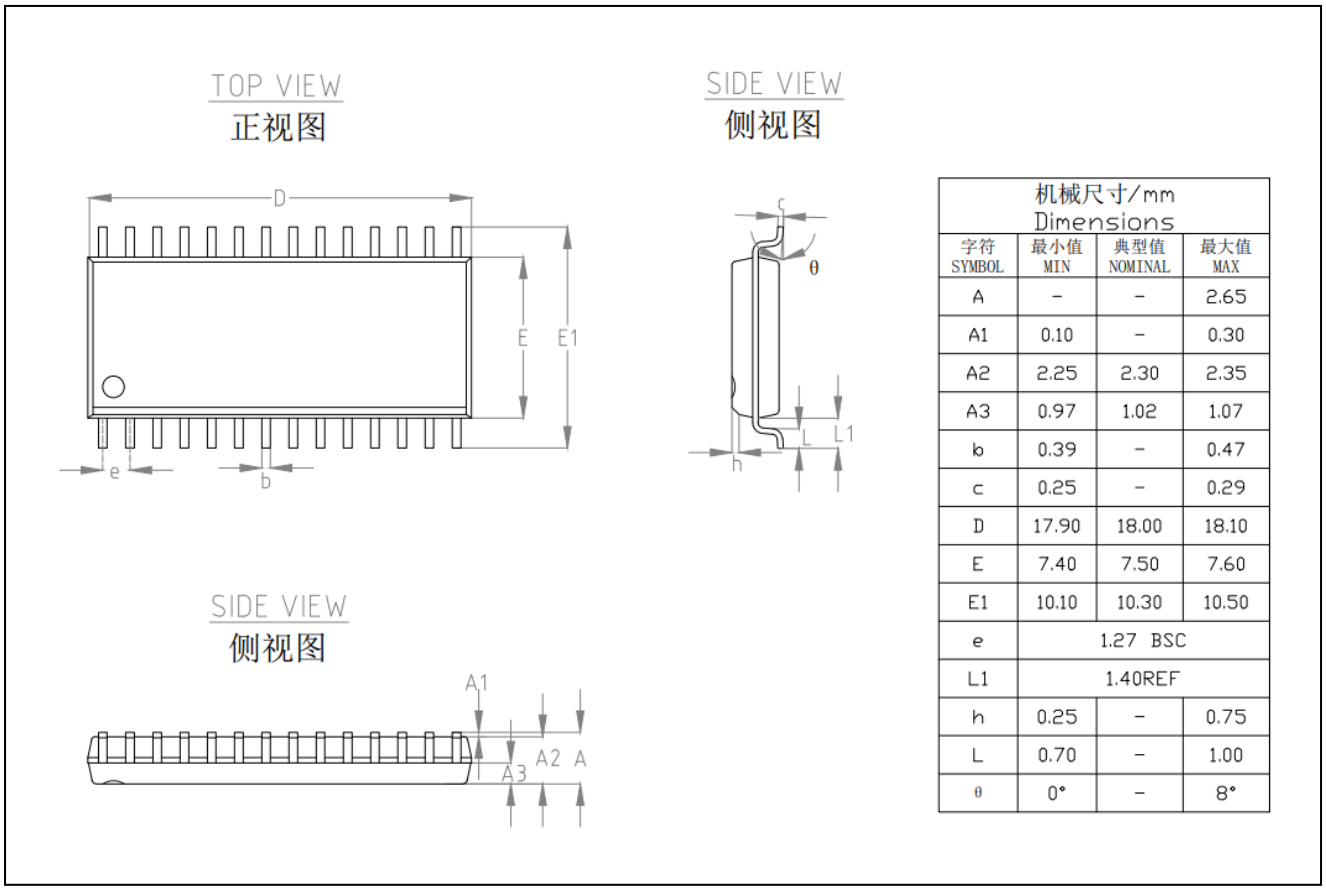
4.3 QFN32



COMMON DIMENSIONS (UNITS OF MEASURE=MILLIMETER)			
SYMBOL	MILLMETER		
	MIN	NOM	MAX
A	0.50	0.55	0.60
A1	0.00	0.02	0.05
A2	0.152 REF		
D	3.90	4.00	4.10
E	3.90	4.00	4.10
D2	2.80	2.90	3.00
E2	2.80	2.90	3.00
Ne	2.80 BSC		
e	0.40 BSC		
H	0.30 REF		
L	0.25	0.30	0.35
K	0.20	0.25	0.30
b	0.15	0.20	0.25
b1	0.14REF		

Figure 4-2 32-QFN封装尺寸

4.4 SOP28



机械尺寸/mm Dimensions			
字符 SYMBOL	最小值 MIN	典型值 NOMINAL	最大值 MAX
A	–	–	2.65
A1	0.10	–	0.30
A2	2.25	2.30	2.35
A3	0.97	1.02	1.07
b	0.39	–	0.47
c	0.25	–	0.29
D	17.90	18.00	18.10
E	7.40	7.50	7.60
E1	10.10	10.30	10.50
e	1.27 BSC		
L1	1.40REF		
h	0.25	–	0.75
L	0.70	–	1.00
θ	0°	–	8°

Figure 4-3 28-SOP封装尺寸

5 订购信息

5.1 产品命名规范

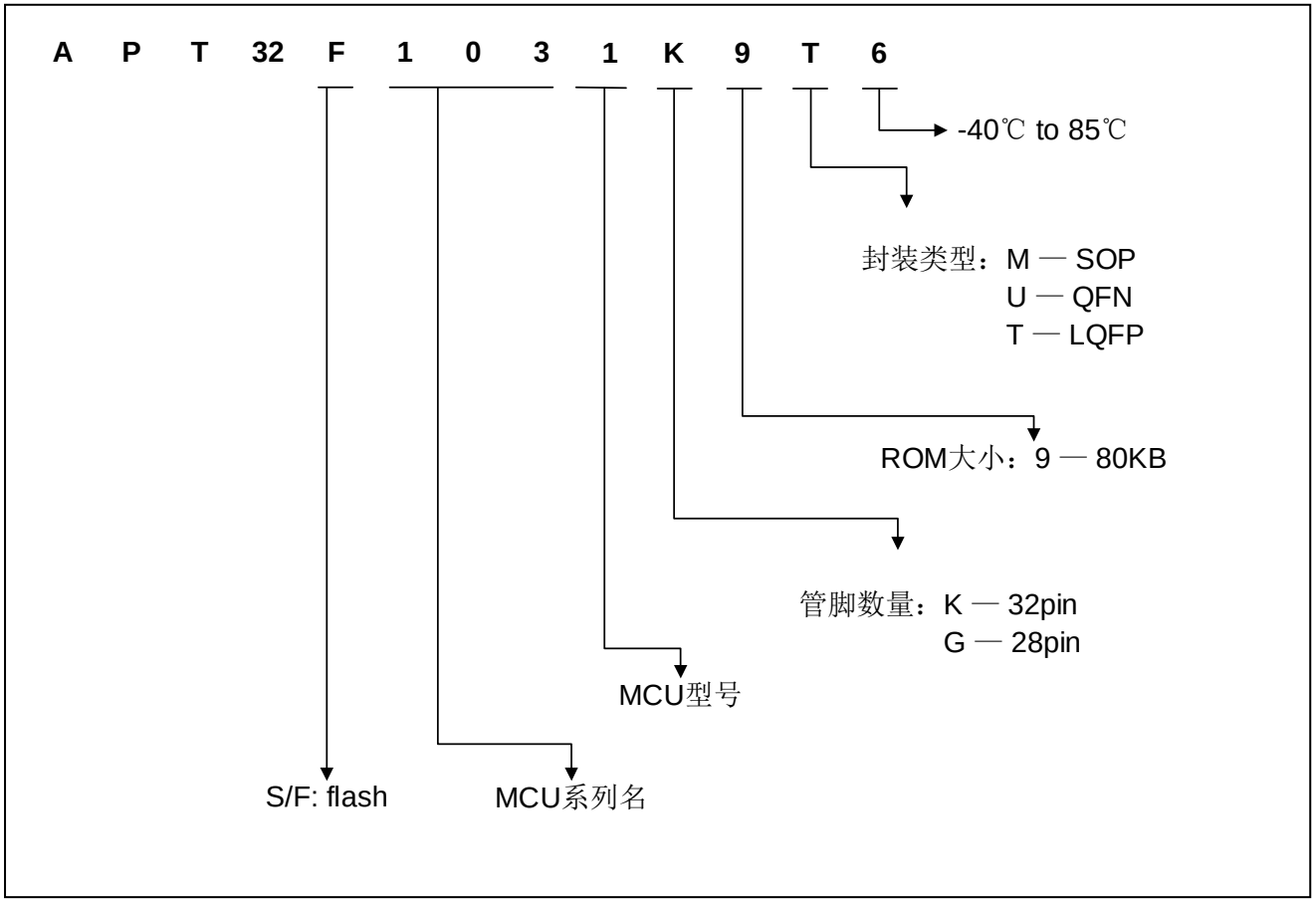


Figure 5-1 产品命名规范

5.2 系列产品订购型号

Table 5-1 APT32F1031产品订购型号说明

系列	型号详细
1031	APT32F1031K9T6 APT32F1031K9U6 APT32F1031G9M6